

**МИНИСТЕРСТВО ОБРАЗОВАНИЯ РЕСПУБЛИКИ БЕЛАРУСЬ
УЧРЕЖДЕНИЕ ОБРАЗОВАНИЯ «БРЕСТСКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»
КАФЕДРА ИНТЕЛЛЕКТУАЛЬНЫХ ИНФОРМАЦИОННЫХ ТЕХНОЛОГИЙ**

**Лабораторный практикум по дисциплине
«Метрология, стандартизация и сертификация
в информационных технологиях»**

ПРОВЕРКА СТРУКТУРЫ МОДУЛЯ

**для студентов специальности
«Автоматизированные системы обработки информации»**

Брест 2024

Данный лабораторный практикум предназначен для использования студентами в процессе выполнения лабораторной работы по дисциплине «Метрология, стандартизация и сертификация в информационных технологиях» по теме «Проверка структуры программных модуля». Лабораторный практикум включает постановку задач на выполнение лабораторной работы, основные понятия и методику для разработки тестов для проверки структуры программных модулей. Приведен пример разработки тестов. В приложениях лабораторного практикума приведены варианты исходных данных и схем алгоритмов для индивидуального выполнения лабораторной работы студентами.

Табл. 6., список лит. 2 назв., 56 рис.

Составители: В. И. Хвещук, доцент, к. т. н.
Г. Л. Муравьев, доцент, к. т. н.
Т. Н. Гирель, ст. преподаватель

Рецензенты: заведующий кафедрой прикладной математики и информатики,
к. ф-м. н. БрГУ им. А. С. Пушкина Д. В. Грицук

СОДЕРЖАНИЕ

1 ПОСТАНОВКА ЗАДАЧ	4
2 ТЕСТИРОВАНИЕ СТРУКТУРЫ ПРОГРАММНЫХ МОДУЛЕЙ	5
2.1 ОСНОВНЫЕ ПОНЯТИЯ	5
2.2 МЕТОДИКА РАЗРАБОТКИ ТЕСТОВ ДЛЯ ПРОВЕРКИ СТРУКТУРЫ МОДУЛЯ.....	6
2.3 ПРИМЕР РАЗРАБОТКИ ТЕСТОВ ДЛЯ ПРОВЕРКИ СТРУКТУРЫ МОДУЛЯ	7
ПРИЛОЖЕНИЕ П1. ТАБЛИЦЫ ВАРИАНТОВ ИСХОДНЫХ ДАННЫХ.....	11
ПРИЛОЖЕНИЕ П2. ВАРИАНТЫ СХЕМ АЛГОРИТМОВ МОДУЛЕЙ.....	15

1 ПОСТАНОВКА ЗАДАЧ

ЦЕЛЬ

Сформировать знания и практические умения необходимые для разработки тестов для проверки структуры отдельных программных модулей системы обработки данных (СОД).

ЗАДАЧИ:

1. Изучить постановки задач и исходные данные на лабораторную работу.
2. Разработать набор маршрутов для проверки структуры модулей на основе критерия минимального покрытия графа программы.
3. Разработать набор маршрутов для проверки структуры модулей на основе критерия максимального покрытия графа программы.
4. Разработать тесты для созданных маршрутов проверки.
5. Проанализировать маршруты проверки и определить нереализуемые маршруты.
6. Выбрать критерий и упорядочить наборы разработанных тестов.
7. Оформить и защитить работу у преподавателя.

ИСХОДНЫЕ ДАННЫЕ

Индивидуальный вариант значений входных параметров для данной лабораторной работы, который выдает преподаватель, включает следующие параметры:

1. Вариант схемы алгоритма модуля для разработки тестов.
2. Исходные данные для схемы алгоритма модуля (см. приложение 1).
3. Критерии для разработки наборов тестов (минимального покрытия, максимального покрытия).
4. Критерии для упорядочения тестов (по времени выполнения, по количеству логических операторов).

ПОРЯДОК ВЫПОЛНЕНИЯ РАБОТЫ:

1. Изучить теоретическую часть лабораторной работы (см. п. 2).
2. Ответить на контрольные вопросы.
3. Решить задачи, перечисленные выше.
4. Оформить результаты выполнения лабораторной работы.
5. Защитить у преподавателя результаты выполнения лабораторной работы.

РЕЗУЛЬТАТ ВЫПОЛНЕНИЯ РАБОТЫ

Отчет по лабораторной работе должен содержать следующие результаты:

1. Постановка задач на лабораторную работу.
2. Индивидуальный вариант значений входных параметров и схема алгоритма модуля для разработки тестов.
3. Описание тестов (пример см. таблицу 2.1).
4. Результаты анализа и упорядочения тестов (см. таблицу 2.2).

ПРИМЕЧАНИЕ

В качестве основы для разработки тестов для проверки структуры модуля используется схема алгоритма модуля, которая представляется в виде совокупности блоков (начальный, конечный, логический, вычислительный) и линий, которые представляют передачи управления. Например, см. рисунок 2.1.

2 ТЕСТИРОВАНИЕ СТРУКТУРЫ ПРОГРАММНЫХ МОДУЛЕЙ

2.1 ОСНОВНЫЕ ПОНЯТИЯ

Тестирование программы отдельного модуля предполагает выполнение следующей последовательности проверок [1,2]:

1. **Проверка интерфейса модуля.** Интерфейс модуля тестируется для проверки правильности ввода-вывода тестовой информации. Если нет уверенности в правильном вводе-выводе данных, нет смысла проводить другие тесты.
2. **Проверка внутренних структур данных.** Проверка внутренних структур данных гарантирует целостность сохраняемых данных.
3. **Проверка структуры программного модуля** предназначена для выявления ошибок в схеме принятия решений и логике функционирования модуля. Должна быть проверена корректность структуры модуля и их основные конструктивные компоненты: циклы, логические операторы и т. д. Проверке подлежат маршруты обработки информации в модуле и правильность их реализации в зависимости от исходных данных. Полнота проверки определяется критериями выделения маршрутов для тестирования и степенью покрытия маршрутов исполнения программы.
4. **Проверка вычислений и преобразований данных программным модулем** служит для обнаружения ошибок в вычислительной части программы. Для этого выделяются компоненты программного модуля и маршруты обработки данных, содержащие вычисления и преобразования переменных. В состав теста входят наборы значений исходных переменных во всей области их определения. Особо выделяются комбинации переменных в критических и особых точках, а также сочетания противоречивых и искаженных данных. Эталонами служат результаты предварительных расчетов по формулам, заложенным в модуле.
5. **Проверка полноты функций**, выполняемых модулем, предназначена для выявления ошибок в разработанной программе относительно функций, заданных в программной спецификации. Тестированию подлежат реализация всех функций, определенных спецификацией, и характеристики интерфейса. Для проверки функций используются результаты тестирования структуры и вычислений, которые дополняются тестами для проверки неконтролировавшихся функций.

В рамках данной лабораторной работы рассматривается только тестирование структуры отдельного модуля. Необходимые понятия и определения следующие.

Оценку качества структуры программы можно проводить на основе показателя **корректность структуры программы** [2]. Для оценки этого показателя наиболее часто используются несколько частных показателей — критериев выделения маршрутов программы для тестирования — критерии K1, K2 или K3 [2], которые различаются степенью охвата тестами структуры программы и необходимыми ресурсами для их реализации.

Критерий выделения маршрутов программы для тестирования — это критерий, который определяет полноту покрытия графа программы маршрутами проверки. Например [2]:

- **Критерий K1** — покрытие графа программы минимальным количеством маршрутов, охватывающих каждую дугу хотя бы один раз (минимальное покрытие). Согласно критерию K1 должны быть разработаны тесты, которые обеспечивают покрытие всех блоков решений в программе. При этом каждое решение должно принять значение истина и ложь, а также должна исполниться каждая логическая ветвь программы.

▪ **Критерий К3** — покрытие графа программы маршрутами при всех возможных комбинациях дуг (максимальное или полное покрытие). Согласно критерию k_2 должны быть разработаны тесты, обеспечивающие выполнение всех возможных комбинаций результатов условий в каждом решении. Этот критерий является наиболее полным.

Критерии приведены в порядке углубления тестовых проверок, увеличения объема тестов и достигаемой степени корректности программ.

Проверку корректности структуры программы будем проводить статически (ручным способом) на основе схемы алгоритма программы модуля, которая задается в качестве исходных данных для лабораторной работы.

Граф программы. Для удобства рассмотрения схем алгоритмов программ используется их представление в виде графа программы. Для этого необходимо заменить блоки (операторы) схемы на вершины графа.

Маршрут проверки — это совокупность конкретных вершин и дуг на графе программы, которые выполняются в рамках данного маршрута. Некоторые маршруты могут оказаться нереализуемыми из-за несовместимости условий, которые последовательно анализируются в разных вершинах маршрута. Эти маршруты отбраковываются.

Тест — это отдельная проверка программы модуля, которая определяется следующими компонентами: маршрутом проверки; совокупностью значений входных данных модуля (**входной набор теста**), определяющих выполнение программы по данному маршруту; совокупностью значений выходных данных модуля (**эталон** для проверки — **выходной набор теста**), рассчитанных для данного маршрута на основе входного набора.

Упорядочение тестов. Для упорядочения разработанных тестов для проверки модуля можно использовать следующие критерии: по длительности исполнения или по числу команд в маршруте, по количеству условных операторов в маршруте, по вероятности исполнения маршрута и другие. По первому критерию первичной проверке подвергаются маршруты, наиболее длинные либо по числу команд, либо по времени исполнения. По второму критерию приоритет отдается маршрутам наиболее сложным по числу условий. По третьему критерию в первую очередь выполняются маршруты с наибольшей вероятностью их реализации.

2.2 МЕТОДИКА РАЗРАБОТКИ ТЕСТОВ ДЛЯ ПРОВЕРКИ СТРУКТУРЫ МОДУЛЯ

Методика разработки тестов для проверки структуры модуля включает последовательность следующих этапов:

1. **Выбор критерия выделения маршрутов для проверки.** Эти критерии определяют полноту проверки структуры модуля. Тестирование структуры программы предполагает разработку групп тестов в соответствии с выбранным критерием полноты проверки структуры программы, который позволяет в той или иной степени проверить прохождение различных маршрутов программы.
2. **Разработка набора маршрутов.** В соответствии с выбранным критерием разрабатывается соответствующее множество маршрутов для проверки структуры программы. Каждый маршрут определяется в виде последовательности проверяемых вершин и дуг графа программы.
3. **Разработка тестов.** Для каждого маршрута разрабатывается свой тест: подбирается конкретный набор значений входных данных для данного маршрута; рассчитывается соответствующий набор выходных данных (эталон), которые соответствуют заданному маршруту.

4. **Анализ маршрутов и отбраковка нереализуемых маршрутов.** Каждый маршрут анализируется на предмет его реализуемости. Для этой цели рассматриваются логические выражения в логических операторах анализируемого маршрута. В случае, если обнаруживаются несовместимые логические выражения в разных вершинах маршрута, например, $X > 2$ и $X < 1$ (X не может одновременно быть больше двух и меньше единицы), то такой маршрут является нереализуемым и выбрасывается из дальнейшего рассмотрения.
5. **Выбор критерии для упорядочения тестов.** Критерий (критерии) выбирается на основе анализа результатов разработки тестов и наличия необходимой информации для их применения. При отсутствии упорядоченного анализа структуры модуля некоторое число маршрутов в модуле может оказаться пропущенным при проверке.
6. **Упорядочение тестов.** Оно выполняется для тестов в соответствии с выбранным критерием упорядочения маршрутов.

2.3 ПРИМЕР РАЗРАБОТКИ ТЕСТОВ ДЛЯ ПРОВЕРКИ СТРУКТУРЫ МОДУЛЯ

Процесс разработки набора тестов для проверки структуры программы отдельного модуля рассмотрим для модуля, схема алгоритма которого представлена на рисунке 2.1. Обозначения блоков в результирующих таблицах (таблица 2.1. и таблица 2.2) приведены с использованием их представления на схеме алгоритма.

Этап 1. Выбор критериев выделения маршрутов для покрытия графа программы. Процесс разработки маршрутов рассмотрим для двух вариантов критериев – минимального и максимального покрытия графа программы, которые определены в п. 2.1.

Этап 2. Разработка маршрутов. В соответствии с перечисленными выше критериями разработано два набора маршрутов проверки, которые представлены в таблице 2.1. Первая группа маршрутов (критерий K1) включает 4 маршрута. Эти маршруты минимальным образом покрывают граф программы. Для этого критерия повторная проверка дуг не оценивается и считается избыточной.

Вторая группа представлена 12 маршрутами (критерий K2). В этой группе представлены все возможные комбинации дуг в маршрутах.

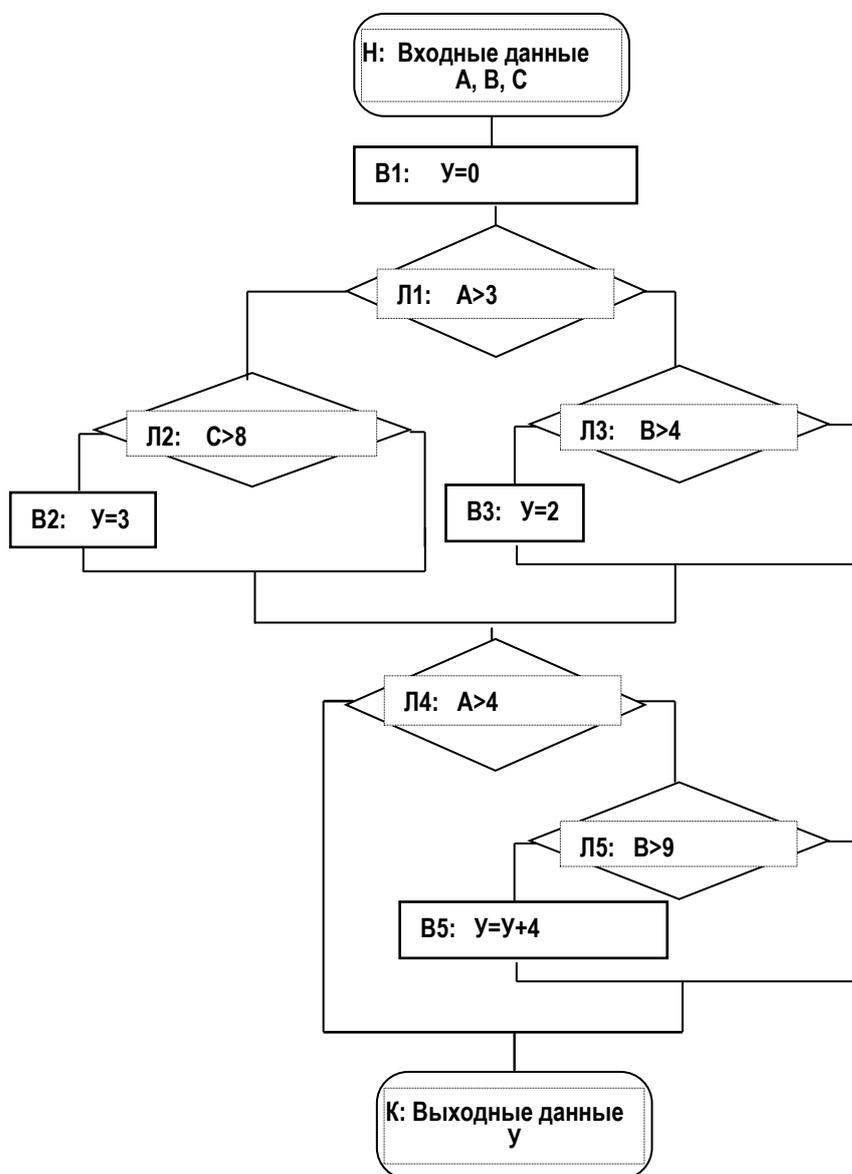
Для каждого маршрута из рассмотренных групп в таблице описания тестов приводится:

1. Определение элементов маршрута проверки в виде последовательности блоков (операторов) схемы алгоритма, которые вошли в маршрут. Рекомендуется его представлять в виде наименований блоков из схемы алгоритма, через которые он проходит. Например, В1-Л1-Л3-Л4-Л5-К и т. д. При этом использованы следующие обозначения:
 - ВN – символ В обозначает вычислительный блок, а N – порядковый номер этого блока;
 - ЛN – символ Л обозначает логический блок, а N – порядковый номер этого блока;
 - Н и К – соответственно начальный и конечный блоки схемы алгоритма.
2. Документирование логических условий по маршруту, которые используются в логических блоках. Эта информация используется для определения нереализуемых маршрутов.

Этап 3. Разработка тестов. Для каждого маршрута разрабатывается отдельный

тест, который включает определение следующей информации:

1. Присвоение тесту идентификатора (каждому тесту присваивается порядковый номер).
2. Подбор набора значений для входных данных модуля, которые определяют реализацию данного маршрута.
3. Расчет значений выходных данных модуля (эталон) для данного набора входных данных.



Примечание:

В качестве исходных данных модуля использованы переменные A, B, C. В качестве выходных данных определена переменная Y. На рисунке 2.2 использованы следующие обозначения:

- **V1, ..., V5** – обозначения блоков (операторов), в которых выполняются расчеты. Для каждого отдельного блока представлены расчетные формулы для выполнения вычислений;
- **L1, ..., L5** – обозначения логических блоков (операторов), в которых выполняются логические операции. Логическое выражение задается в виде логического выражения над входными данными.

Рисунок 2.1 — Пример схемы алгоритма программы модуля

Этап 4. Анализ и отбраковка нереализуемых маршрутов. В первой группе тестов (критерий К1) нереализуемых маршрутов не выявлено. Для второго набора тестов было выявлено четыре маршрута (см. таблицу 2.1), 3, 4, 7 и 8 для которых выявлены — несовместимые логические условия $A \leq 3$ и $A > 4$. Перечисленные маршруты отбракованы, т. е. выброшены из дальнейшего рассмотрения.

Этап 5. Выбор критерия для упорядочения тестов. Для упорядочения маршрутов использованы следующие критерии: упорядочение по количеству логических операторов и по длительности выполнения маршрута. Значения этих критериев (количество логических и вычислительных операторов для каждого маршрута) приведены в таблице 2.2.

Этап 6. Упорядочение тестов. Результаты упорядочения разработанного набора тестов приведены в таблице 2.2. Как представлено в таблице 2.2, количество логических блоков для всех вариантов тестов равно четырем. Поэтому упорядочение тестов по этому параметру не имеет смысла. Упорядочение выполнено по второму критерию (количество вычислительных блоков) и представлено в графе «Последовательность выполнения тестов» (см. таблицу 2.2).

Результат разработки тестов для двух групп маршрутов представлен в таблице 2.1.

Таблица 2.1 — Описание тестов для проверки структуры модуля

Критерий покрытия графа программы	Входные данные (входной набор теста)			Выходные данные (эталон)	Проверяемые условия на маршруте	Определение маршрута проверки	Номер теста
	A	B	C				
К1	5	10		0	$A > 3, B > 4, A > 4, B > 9$	Н-В1-Л1-Л3-Л4-Л5-К	1
	5	4		6	$A > 3, B = < 4, A > 4, B = < 9$	Н-В1-Л1-Л3-В3-Л4-Л5-В5-К	2
	3		9	0	$A = < 3, C > 8, A = < 4$	Н-В1-Л1-Л2-Л4-К	3
	3		9	3	$A = < 3, C = < 8, A = < 4$	Н-В1-Л1-Л2-В2-Л4-К	4
К2	5	5		0	$A > 3, B > 4, A > 4, B > 9$	Н-В1-Л1-Л3-Л4-Л5-К	1
	5	4		2	$A > 3, B = < 4, A > 4, B > 9$	Н-В1-Л1-Л3-В3-Л4-Л5-К	2
				0	$A = < 3, C > 8, A > 4, B > 9$	Н-В1-Л1-Л2-Л4-Л5-К	3
				0	$A = < 3, C = < 8, A > 4, B > 9$	Н-В1-Л1-Л2-В2-Л4-Л5-К	4
	2	5		4	$A > 3, B > 4, A > 4, B = < 9$	Н-В1-Л1-Л3-Л4-Л5-В5-К	5
	5	4		0	$A > 3, B = < 4, A > 4, B = < 9$	Н-В1-Л1-Л3-В3-Л4-Л5-В5-К	6
				4	$A = < 3, C > 8, A > 4, B = < 9$	Н-В1-Л1-Л2-Л4-Л5-В5-К	7
				6	$A = < 3, C = < 8, A > 4, B = < 9$	Н-В1-Л1-Л2-В2-Л4-Л5-В5-К	8
	4	5		0	$A > 3, B > 4, A = < 4$	Н-В1-Л1-Л3-Л4-Л5-В5-К	9
	4	4	9	2	$A > 3, B = < 4, A = < 4$	Н-В1-Л1-Л3-В3-Л4-Л5-В5-К	10
	2		9	0	$A = < 3, C > 8, A = < 4$	Н-В1-Л1-Л3-Л4-Л5-В5-К	11
	3		8	3	$A = < 3, C = < 8, A = < 4$	Н-В1-Л1-Л3-В3-Л4-Л5-В5-К	12

Таблица 2.2 — Результаты анализа и упорядочения тестов

Номер теста из табл. 2.1	Маршрут проверки	Количество логических блоков в маршруте	Количество вычислительных блоков в маршруте	Последовательность выполнения теста
1	Н-В1-Л1-Л3-Л4-Л5-К	4	1	8
2	Н-В1-Л1-Л3-В3- Л4-Л5-К	4	2	4
5	Н-В1-Л1-Л3-Л4-Л5-В5-К	4	2	5
6	Н-В1-Л1-Л3-В3- Л4-Л5-В5-К	4	3	1
9	Н-В1-Л1-Л3-Л4-Л5-В5-К	4	2	6
10	Н-В1-Л1-Л3-В3- Л4-Л5-В5-К	4	3	2
11	Н-В1-Л1-Л3-Л4-Л5-В5-К	4	2	7
12	Н-В1-Л1-Л3-В3- Л4-Л5-В5-К	4	3	3

СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ

1. Орлов, С. А. Технология разработки программного обеспечения: учебник для вузов / Орлов С. А. – СПб. : Питер, 2004. – 527 с.
2. Липаев, В. В. Тестирование программ / Липаев В. В. – М. : Статистика, 1995. – 254 с.

ПРИЛОЖЕНИЕ П 1. ТАБЛИЦЫ ВАРИАНТОВ ИСХОДНЫХ ДАННЫХ

Таблица П 1.1 — Таблица исходных данных для заполнения схем алгоритмов модулей (для вариантов А1–А14)

Вариант	Входные данные				ЛОГИЧЕСКИЕ ОПЕРАТОРЫ (обозначения блоков и логических выражений)							ОПЕРАТОРЫ ВЫЧИСЛЕНИЯ (обозначения блоков и формул для расчета)							Выходные данные (эталон)					
					Л1	Л2	Л3	Л4	Л5	Л6	Л7	В1	В2	В3	В4	В5	В6	В7						
А1	А	А	В	С	Д	А>1	В=4	С<5	Д=А	В<4	В>3	С>12	Х,У,З,Р=1	Х=10	У=Х+2	З=10	Р=З+2	.	.	Х	У	З	Р	
А2	А	А	В	С	Д	А<2	С=3	С<4	Д>5	В=6	Д<4	В>7	Х,У,З,Р=2	У=4	Х=У-1	З=Р*Х	Р=У+З	.	.	Х	У	З	Р	
А3	А	А	В	С	Д	С>3	А<4	Д=5	В>6	В<5	Д<7	А=8	Х,У,З,Р=3	З=З*2	З=З-2	Х=5	У=5	Р=-1	.	.	Х	У	З	Р
А4	А	А	В	С	Д	Д<4	В<5	В>6	А=7	С<8	С>9	Д=3	Х,У,З,Р=4	Р=Р+У	У=У*2	У=У+Х	З=Х+У	.	.	Х	У	З	Р	
А5	А	А	В	С	Д	В>5	А<3	В<4	Д>5	А=6	С<7	С>8	Х,У,З,Р=5	Р=У+З	Х=У*З	У=У*2	З=Х	.	.	Х	У	З	Р	
А6	А	А	В	С	Д	С<6	С>4	С=3	Д>5	А>6	В=7	В<8	Х,У,З,Р=6	З=У	У=Х+3	Х=Х<3	У=У+3	З=0	Р=-2	Х	У	З	Р	
А7	А	А	В	С	Д	Д>7	Д>1	В2>	В=3	А<4	А>5	С=6	Х,У,З,Р=7	Х=2*Х	У=3-У	Х=Р+З	Р=14	.	.	Х	У	З	Р	
А8	А	А	В	С	Д	А<8	А=2	С<3	С>4	Д=5	В>6	Д>7	Х,У,З,Р=8	У=3-З	Р=Х	З=У-1	У=Х+З	.	.	Х	У	З	Р	
А9	А	А	В	С	Д	В>9	Д<5	В=7	Д>6	А<5	С<4	С=3	Х,У,З,Р=9	У=У*2	Х=10	У=Р+3	У=Х	З=0	Р=-3	Х	У	З	Р	
А10	А	А	В	С	Д	С<10	С>8	А>7	С=6	В<5	В>6	Д>4	Х,У,З,Р=10	Х=4-З	У=З+1	Р=12	З=2*З	.	.	Х	У	З	Р	
А11	А	А	В	С	Д	А>11	Д>2	А<3	Д<1	Д=8	В>4	С>5	Х,У,З,Р=11	З=2+У	З=Х+У	Р=Р*3	У=12	.	.	Х	У	З	Р	
А12	А	А	В	С	Д	В<12	В>13	С>2	Д=3	С>4	В=5	А<6	Х,У,З,Р=12	З=13	У=14	У=Х+З	Р=У+Х	.	.	Х	У	З	Р	
А13	А	А	В	С	Д	С<14	С=6	Д>2	Д=3	С>4	В=5	А<6	Х,У,З,Р=14	Х=Х+З	У=14	У=Х+З	Р=У+Х	.	.	Х	У	З	Р	

Таблица П 1.2 — Таблица исходных данных для заполнения схем алгоритмов модулей (для вариантов В1–В14)

Вариант	Входные данные				ЛОГИЧЕСКИЕ ОПЕРАТОРЫ (обозначения блоков и логических выражений)							ОПЕРАТОРЫ ВЫЧИСЛЕНИЯ (обозначения блоков и формул для расчета)							Выходные данные (эталон)			
					Л1	Л2	Л3	Л4	Л5	Л6	Л7	В1	В2	В3	В4	В5	В6	В7				
В1	A	B	C	D	A>1	B=4	C<5	D=A	B<4	B>3	C>12	X,Y,Z,R=1 5	X=10	Y=X+2	Z=10	R=Z+2	Z=0	R=-1	X	Y	Z	R
В2	A	B	C	D	A<2	C=3	C<4	D>5	B=6	D<4	B>7	X,Y,Z,R=1 6	Y=4	X=Y-1	Z=R*X	R=Y+Z	Z=0	R=2	X	Y	Z	R
В3	A	B	C	D	C>3	A<4	D=5	B=6	B<5	D<7	A=8	X,Y,Z,R=1 7	Z=Z ²	Z=Z-2	X=5	Y=5	Z=0	R=3	X	Y	Z	R
В4	A	B	C	D	D<4	B<5	B>6	A=7	C<8	C>9	D=3	X,Y,Z,R=1 8	R=R+Y	Y=y ²	Y=Y+X	Z=X+Y	R=-4	.	X	Y	Z	R
В5	A	B	C	D	B>5	A<3	B<4	D>5	A=6	C<7	C>8	X,Y,Z,R=1 9	R=Y+Z	X=Y*Z	Y=Y*2	Z=X	Z=0	R=5	X	Y	Z	R
В6	A	B	C	D	C<6	C>4	C=3	D>5	A=6	B=7	B<8	X,Y,Z,R=2 0	Z=Y	Y=X+3	X=X-3	Y=Y+3	Z=0	R=-1	X	Y	Z	R
В7	A	B	C	D	D>7	D>1	B>2	B=3	A<4	A>5	C=6	X,Y,Z,R=2 1	X=2*X	Y=3-Y	X=R+Z	R=14	R=-2	.	X	Y	Z	R
В8	A	B	C	D	A<8	A=2	C<3	C>4	D=5	B>6	D>7	X,Y,Z,R=2 2	Y=3-Z	R=X	Z=Y-1	Y=X+Z	Z=0	R=3	X	Y	Z	R
В9	A	B	C	D	B>9	D<5	B=7	D>6	A<5	C<4	C=3	X,Y,Z,R=2 3	Y=Y*2	X=10	Y=R+3	Y=X	Z=0	R=-4	X	Y	Z	R
В10	A	B	C	D	C<10	C<8	A>7	C=6	B<5	B>6	D>4	X,Y,Z,R=2 4	X=4-Z	Y=Z+1	R=12	Z=2*Z	R=-5	.	X	Y	Z	R
В11	A	B	C	D	A>11	D>2	A<3	D<1	D=8	B<4	C<5	X,Y,Z,R=2 5	Z=2+Y	Z=X+Y	R=R*3	Y=12	Z=0	R=-1	X	Y	Z	R
В12	A	B	C	D	B<12	B>13	C>2	D=3	C>4	B=5	A<6	X,Y,Z,R=2 6	Z=13	Y=X+Z	R=Y+X	Z=0	R=2	X	Y	Z	R	
В13	A	B	C	D	C<14	C=6	A>7	C=6	B<5	B>6	D>4	X,Y,Z, R=28	X=X+Z	Y=16	Y=Y+3	Z=0	R=7	X	Y	Z	R	

Таблица П 1.3 — Таблица исходных данных для заполнения схем алгоритмов модулей (для вариантов С1–С14)

Вариант	Входные данные				ЛОГИЧЕСКИЕ ОПЕРАТОРЫ (обозначения блоков и логических выражений)							ОПЕРАТОРЫ ВЫЧИСЛЕНИЯ (обозначения блоков и формул для расчета)							Выходные данные (эталон)			
					Л1	Л2	Л3	Л4	Л5	Л6	Л7	В1	В2	В3	В4	В5	В6	В7				
С1	A	A	A	A	A>1	B=4	C<5	D=A	A<4	B>3	C>12	X,Y,Z,R=1	X=10	Y=X+2	Z=10	R=Z+2	R=-1	.	X	Y	Z	R
С2	B	A	A	B	A<2	C=3	C<4	D>5	B=6	D<4	B>7	X,Y,Z,R=2	Y=4	X=Y-1	Z=R*X	R=Y+Z	Z=0	R=-2	X	Y	Z	R
С3	C	A	A	B	C>3	A<4	D=5	B>6	B<5	D<7	A=8	X,Y,Z,R=3	Z=Z ²	Z=Z=2	X=5	Y=5	R=3	.	X	Y	Z	R
С4	D	A	A	C	D<4	B<5	B>6	A=7	C<8	C>9	D=3	X,Y,Z,R=4	R=R+Y	Y=y ²	Y=Y+X	Z=X+Y	R=4	.	X	Y	Z	R
С5	A	A	A	B	B>5	A<3	B<4	D>5	A=6	C<7	C>8	X,Y,Z,R=5	R=Y+Z	X=Y*Z	Y=Y*2	Z=X	Z=0	R=5	X	Y	Z	R
С6	B	A	A	C	C<6	C>4	C<3	D>5	A>6	B=7	B<8	X,Y,Z,R=6	Z=Y	Y=X+3	X=X-3	Y=Y+3	Z=0	R=6	X	Y	Z	R
С7	C	A	A	D	D>7	D>1	B2>	B=3	A<4	A>5	C=6	X,Y,Z,R=7	X=2*X	Y=3-Y	X=R+Z	R=14	Z=0	R=-1	X	Y	Z	R
С8	D	A	A	B	A=8	A=2	C<3	C>4	D=5	B>6	D>7	X,Y,Z,R=8	Y=3-Z	R=X	Z=Y-1	Y=X+Z	Z=0	R=2	X	Y	Z	R
С9	A	A	A	C	B>9	D<5	B=7	D>6	A<5	C<4	C<3	X,Y,Z,R=9	Y=Y*2	X=10	Y=R+3	Y=X	Z=0	R=3	X	Y	Z	R
С10	B	A	A	D	C<10	C>8	A>7	C=6	B<5	B>6	D>4	X,Y,Z,R=10	X=4-Z	Y=Z+1	R=12	Z=2*Z	Z=0	R=4	X	Y	Z	R
С11	C	A	A	B	A>11	D>2	A=3	D<1	D=8	B>4	C>5	X,Y,Z,R=11	Z=2+Y	Z=X+Y	R=R*3	Y=12	Z=0	R=5	X	Y	Z	R
С12	D	A	A	C	B<12	B>13	C>2	D=3	C>4	B=5	A<6	X,Y,Z,R=12	Z=13	Y=14	Y=X+Z	R=Y+X	Z=0	R=6	X	Y	Z	R
С13	A	B	B	D	A>13	B>2	A<3	B<1	D=4	D>5	B=6	X,Y,Z,R=13	Y=4-Z	Y=3+R	X=11	X=15	Z=0	R=-1	X	Y	Z	R

Таблица П 1.4 — Таблица исходных данных для заполнения схем алгоритмов модулей (для вариантов D1–D14)

Вариант	Входные данные				ЛОГИЧЕСКИЕ ОПЕРАТОРЫ (обозначения блоков и логических выражений)							ОПЕРАТОРЫ ВЫЧИСЛЕНИЯ (обозначения блоков и формул для расчета)							Выходные данные (этапон)			
					Л1	Л2	Л3	Л4	Л5	Л6	Л7	В1	В2	В3	В4	В5	В6	В7				
D1	A	B	C	D	A>1	B=4	C<5	D=A	A<4	B>3	C>12	X,Y,Z,R=15	X=10	Y=X+2	Z=10	R=Z+2	Z=0	R=-1	X	Y	Z	R
D2	A	B	C	D	A<2	C=3	C<4	D>5	B=6	D<4	B>7	X,Y,Z,R=16	Y=4	X=Y-1	Z=R*X	R=Y+Z	Z=0	R=-2	X	Y	Z	R
D3	A	B	C	D	C<3	A<4	D=5	B=6	B<5	D<7	A=8	X,Y,Z,R=17	Z=Z*2	Z=Z=2	X=5	Y=5	Z=0	R=-3	X	Y	Z	R
D4	A	B	C	D	D<4	B<5	B>6	A=7	C<8	C>9	D=3	X,Y,Z,R=18	R=R+Y	Y=Y*2	Y=Y+X	Z=X+Y	Z=0	R=4	X	Y	Z	R
D5	A	B	C	D	B<5	A<3	B<4	D=5	A=6	C<7	C=8	X,Y,Z,R=19	R=Y+Z	X=Y*Z	Y=Y*2	Z=X	Z=0	R=-5	X	Y	Z	R
D6	A	B	C	D	C<6	C>4	C=3	D>5	A>6	B=7	B<8	X,Y,Z,R=20	Z=Y	Y=X+3	X=X-3	Y=Y+3	Z=0	R=6	X	Y	Z	R
D7	A	B	C	D	D>7	D>1	B2>	B=3	A<4	A>5	C=6	X,Y,Z,R=21	X=2*X	Y=3*Y	X=R+Z	R=14	Z=0	R=-1	X	Y	Z	R
D8	A	B	C	D	A<8	A=2	C<3	C>4	D=5	B>6	D>7	X,Y,Z,R=22	Y=3-Z	R=X	Z=Y-1	Y=X+Z	Z=0	R=2	X	Y	Z	R
D9	A	B	C	D	B>9	D<5	B=7	D>6	A<5	C<4	C=3	X,Y,Z,R=23	Y=Y*2	X=10	Y=R+3	Y=X	Z=0	R=-3	X	Y	Z	R
D10	A	B	C	D	C<10	C=8	A>7	C=6	B<5	B>6	D>4	X,Y,Z,R=24	X=4-Z	Y=Z+1	R=12	Z=2*Z	Z=0	R=4	X	Y	Z	R
D11	A	B	C	D	A>11	D>2	A=3	D<1	D=8	B>4	C>5	X,Y,Z,R=25	Z=2+Y	Z=X+Y	R=R*3	Y=12	Z=0	R=-5	X	Y	Z	R
D12	A	B	C	D	B<12	B>13	C>2	D=3	C>4	B=5	A<6	X,Y,Z,R=26	Z=13	Y=14	Y=X+Z	R=Y+X	Z=0	R=-6	X	Y	Z	R
D13	A	B	C	D	A>13	B>2	A<3	B<1	D=4	D>5	B=6	X,Y,Z,R=27	Y=4-Z	Y=3+R	X=11	X=15	Z=0	R=-1	X	Y	Z	R

ПРИЛОЖЕНИЕ П 2. ВАРИАНТЫ СХЕМ АЛГОРИТМОВ МОДУЛЕЙ

В данном приложении приведены схемы алгоритмов модулей для выполнения лабораторной работы на тему «Тестирование структуры программы модуля». Каждая отдельная схема идентифицируется уникальным номером (вариантом). Варианты схем пронумерованы следующим образом: **A1, A2, ..., A13** (13 вариантов); **B1, B2, ..., B13** (13 вариантов); **C1, C2, ..., C13** (13 вариантов); **D1, D2, ..., D13** (13 вариантов).

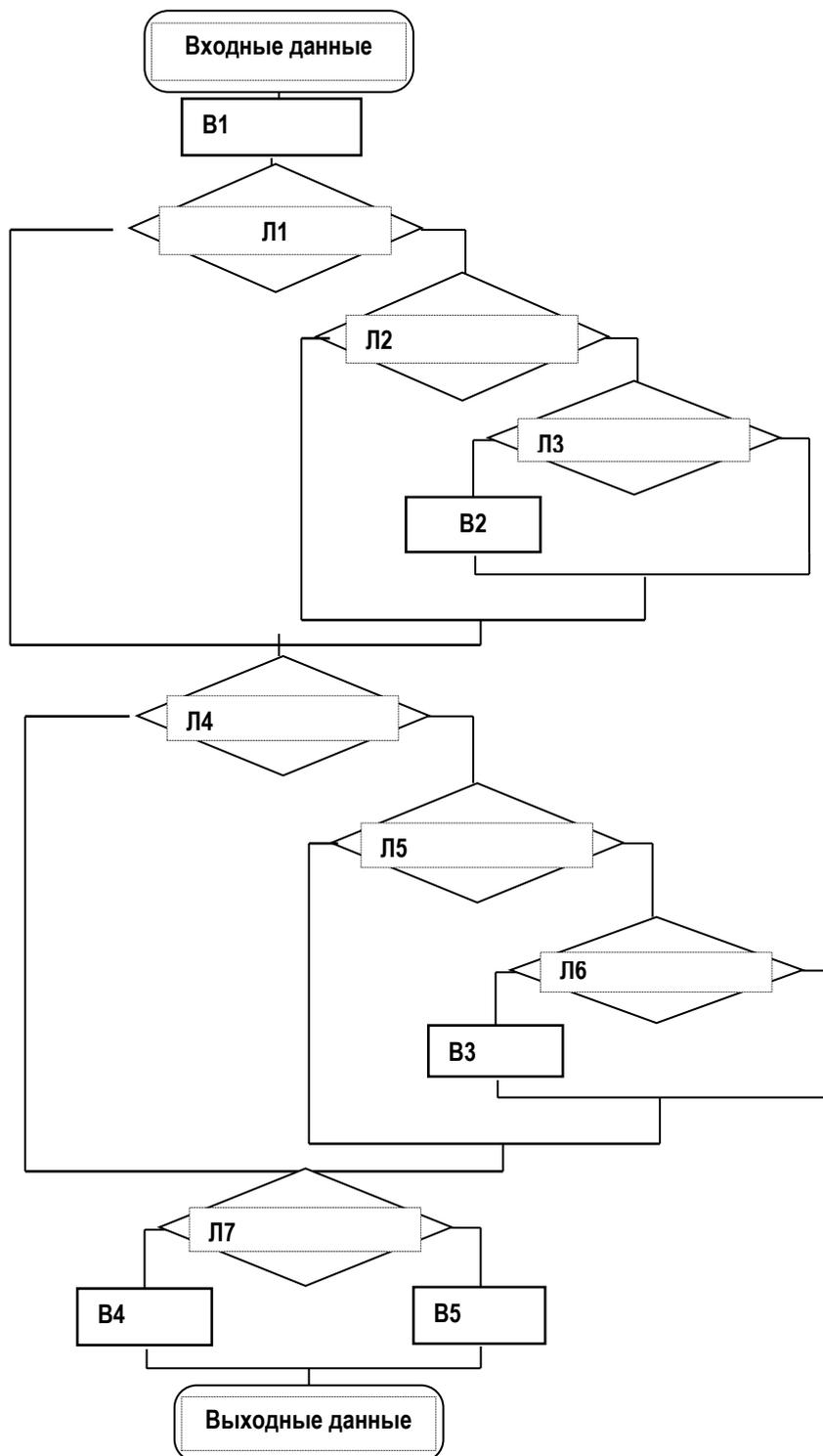
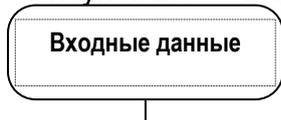


Рисунок 2.1 — Вариант А1



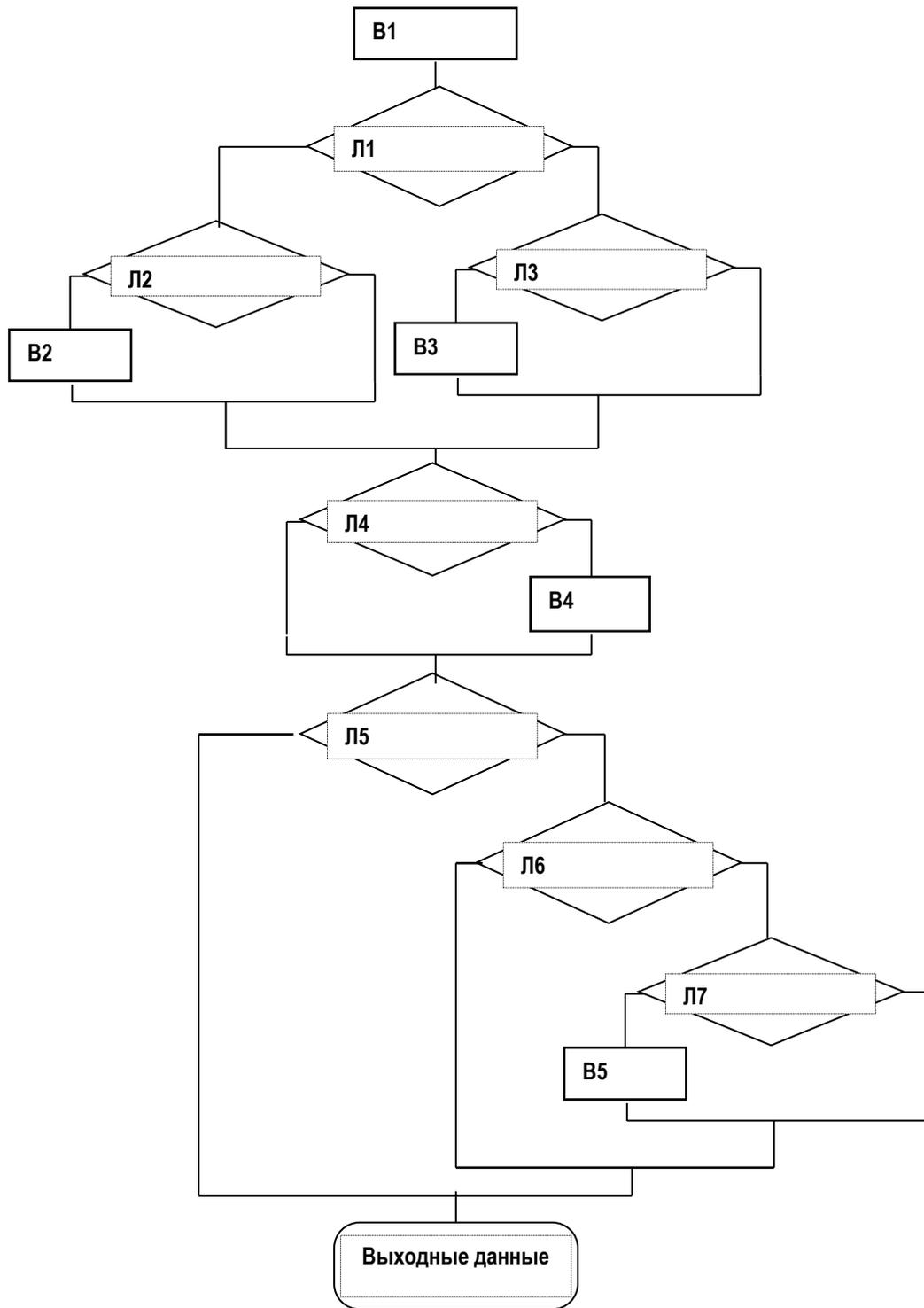


Рисунок 2.2 — Вариант А2

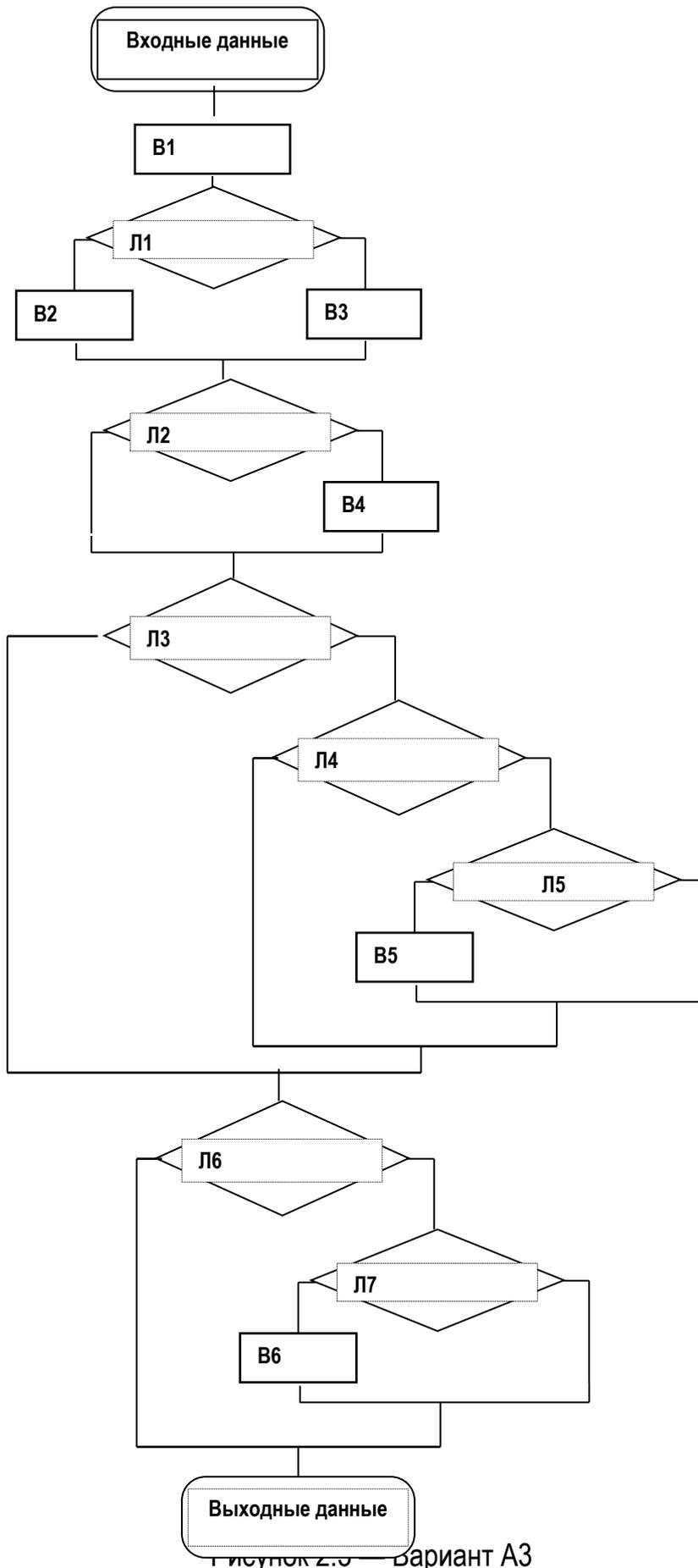


Рисунок 2.9 — Вариант А3



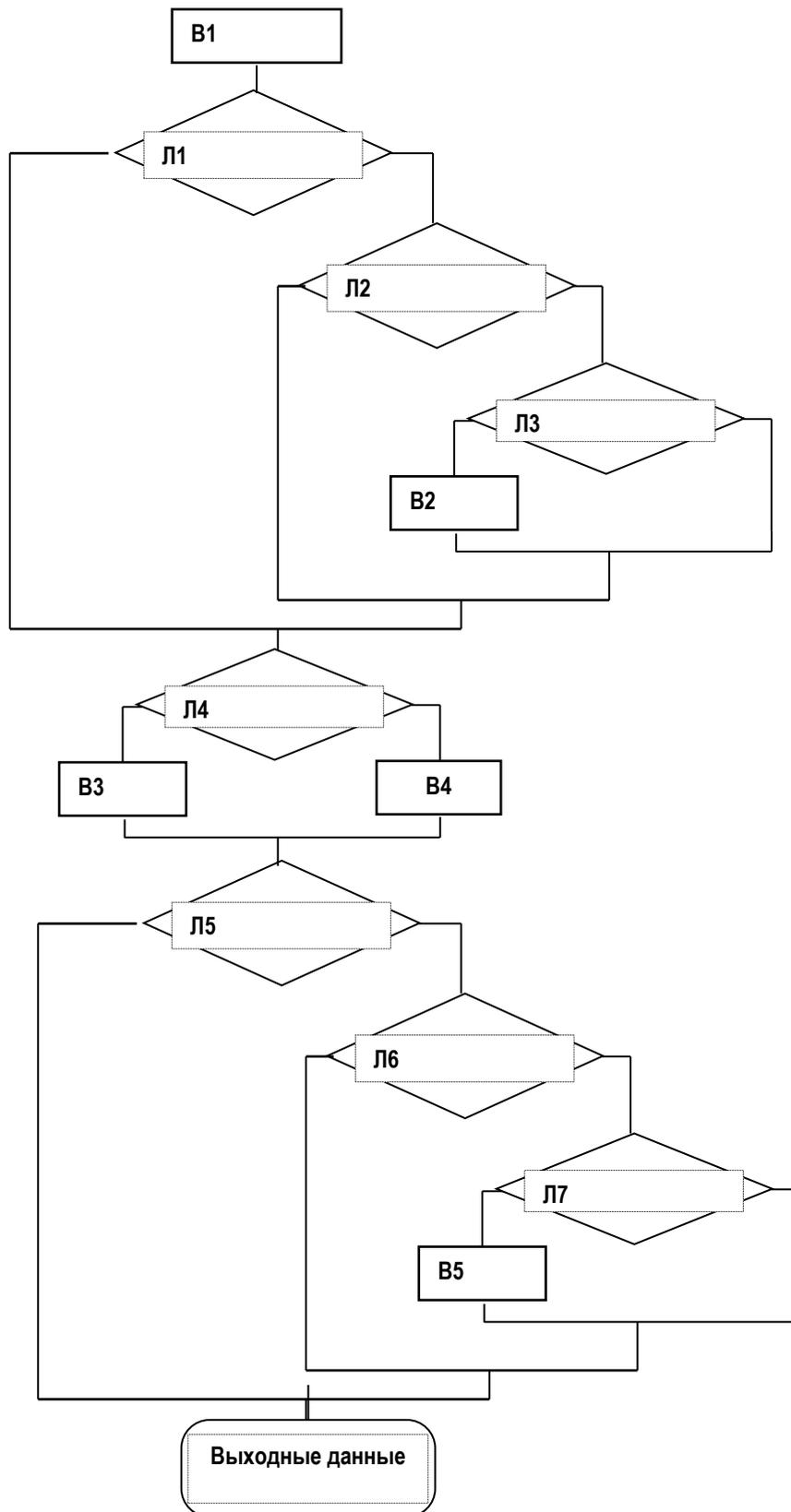


Рисунок 2.4 — Вариант А4



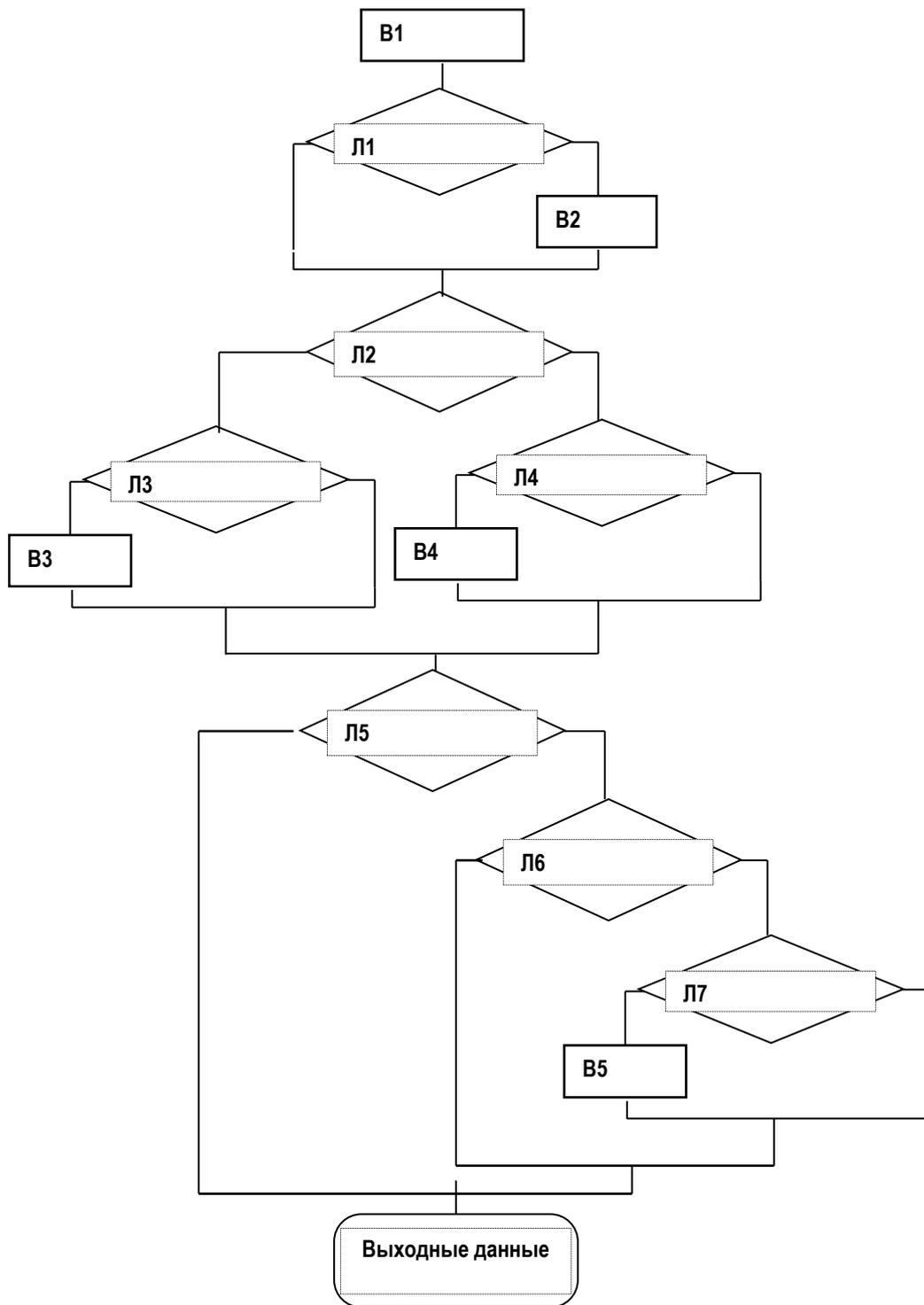
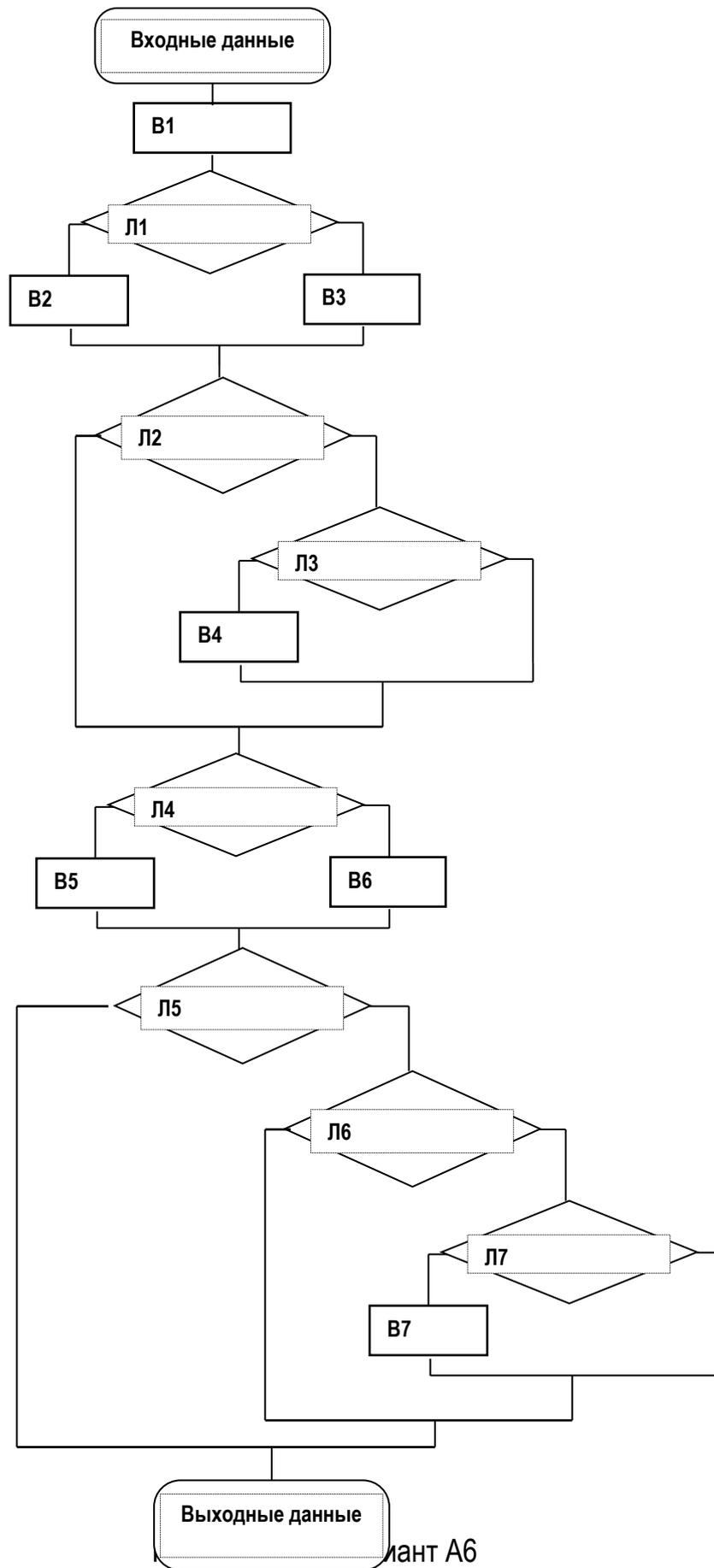


Рисунок 2.5 — Вариант А5



вариант А6



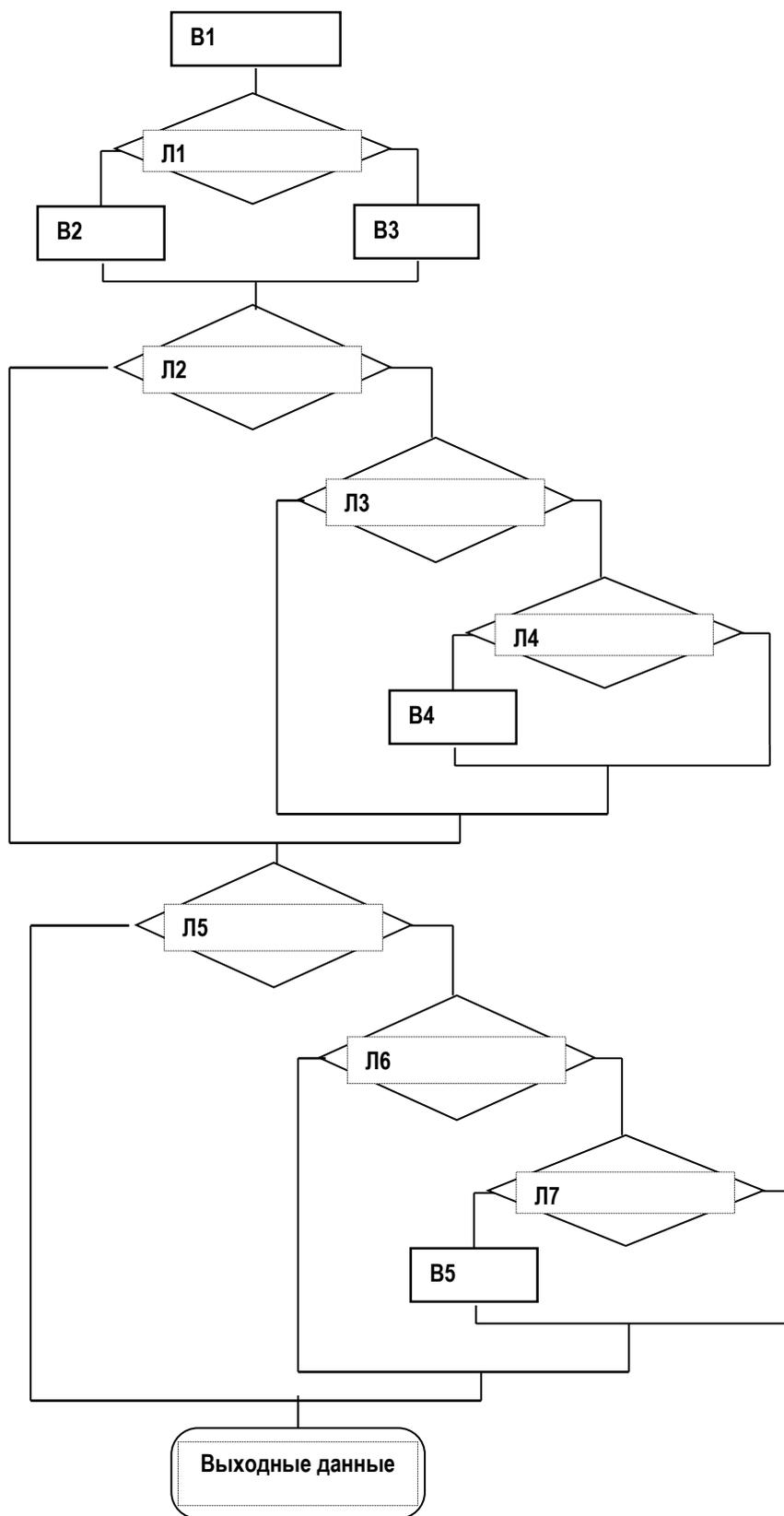


Рисунок 2.7 — Вариант А7



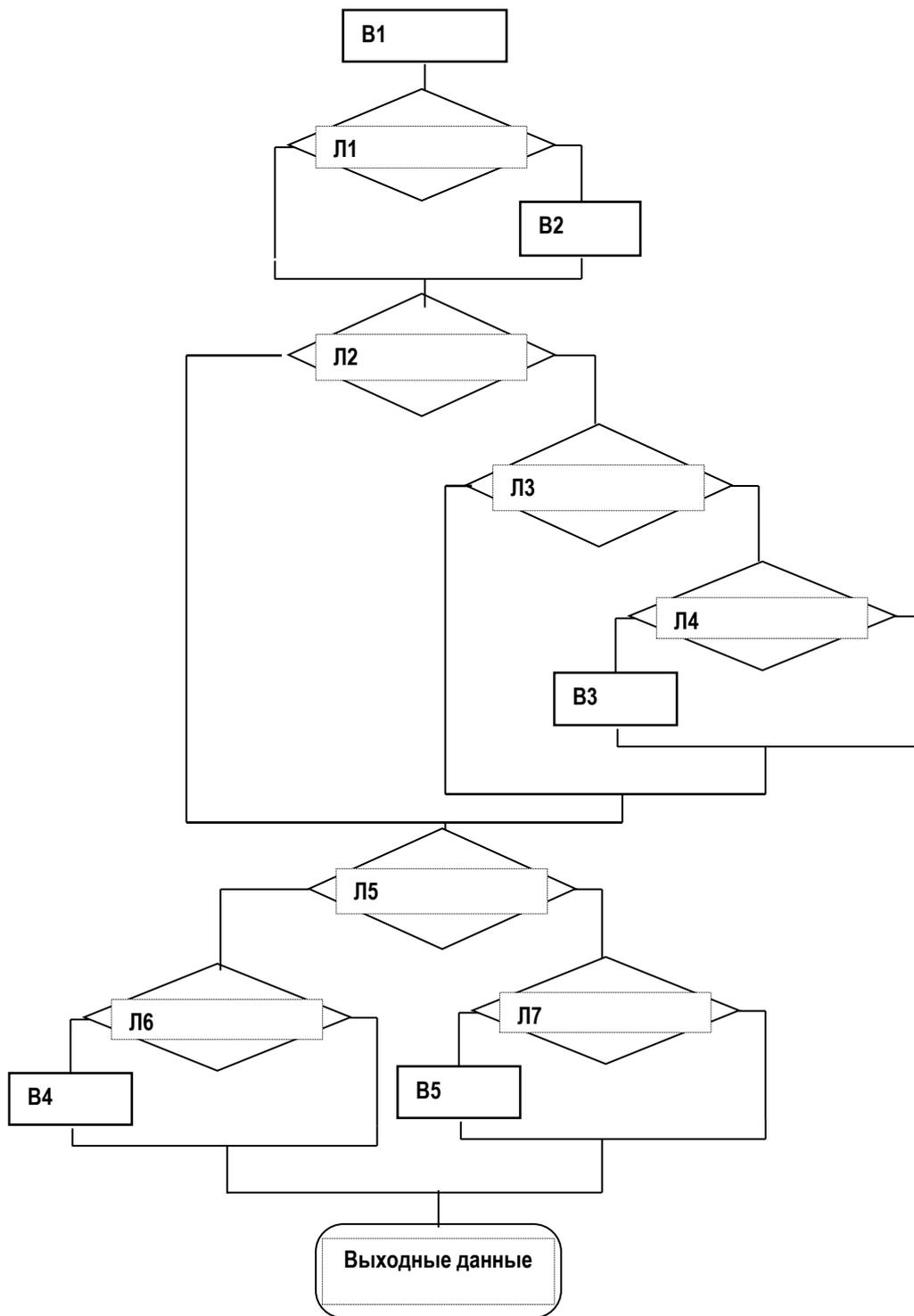
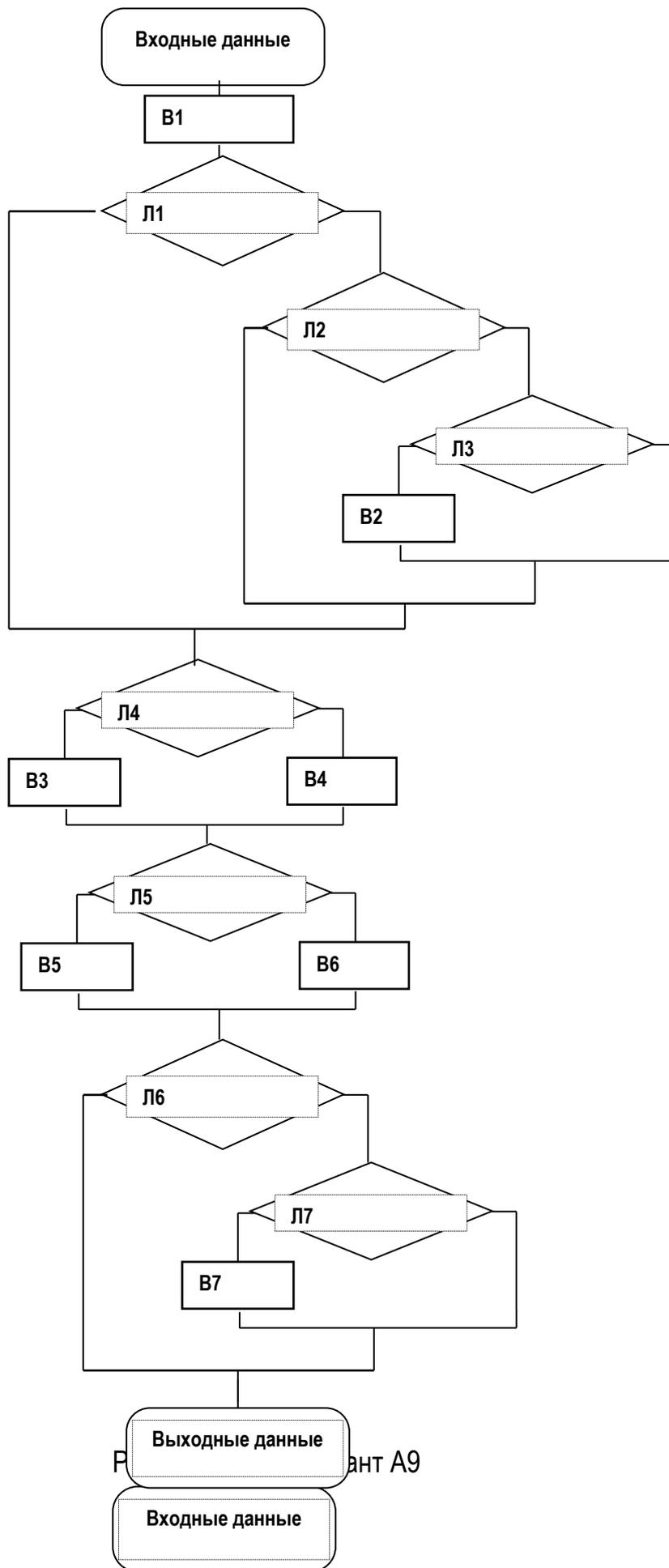


Рисунок 2.8 — Вариант А8



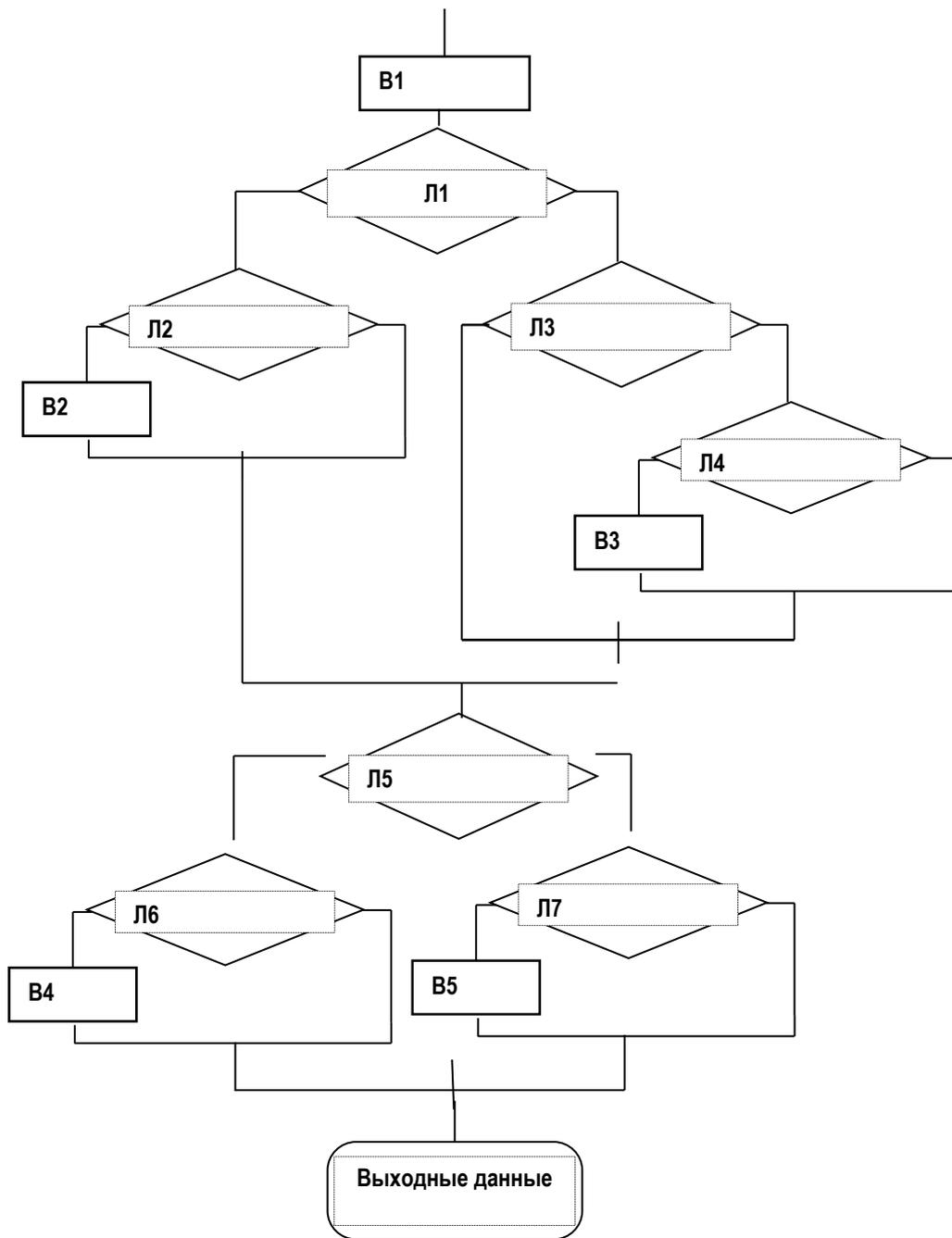


Рисунок 2.10 — Вариант А10



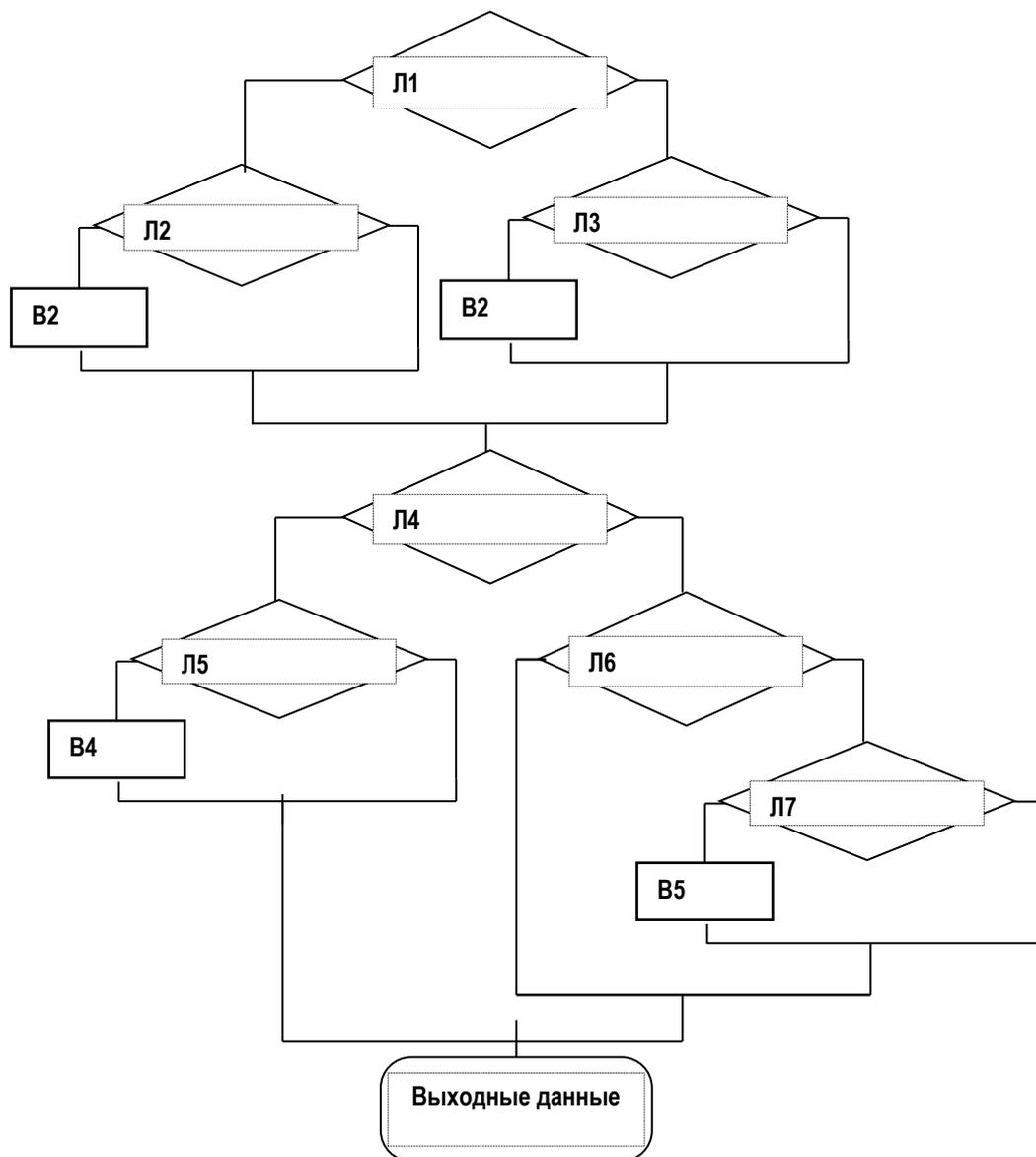


Рисунок 2.11 — Вариант А11

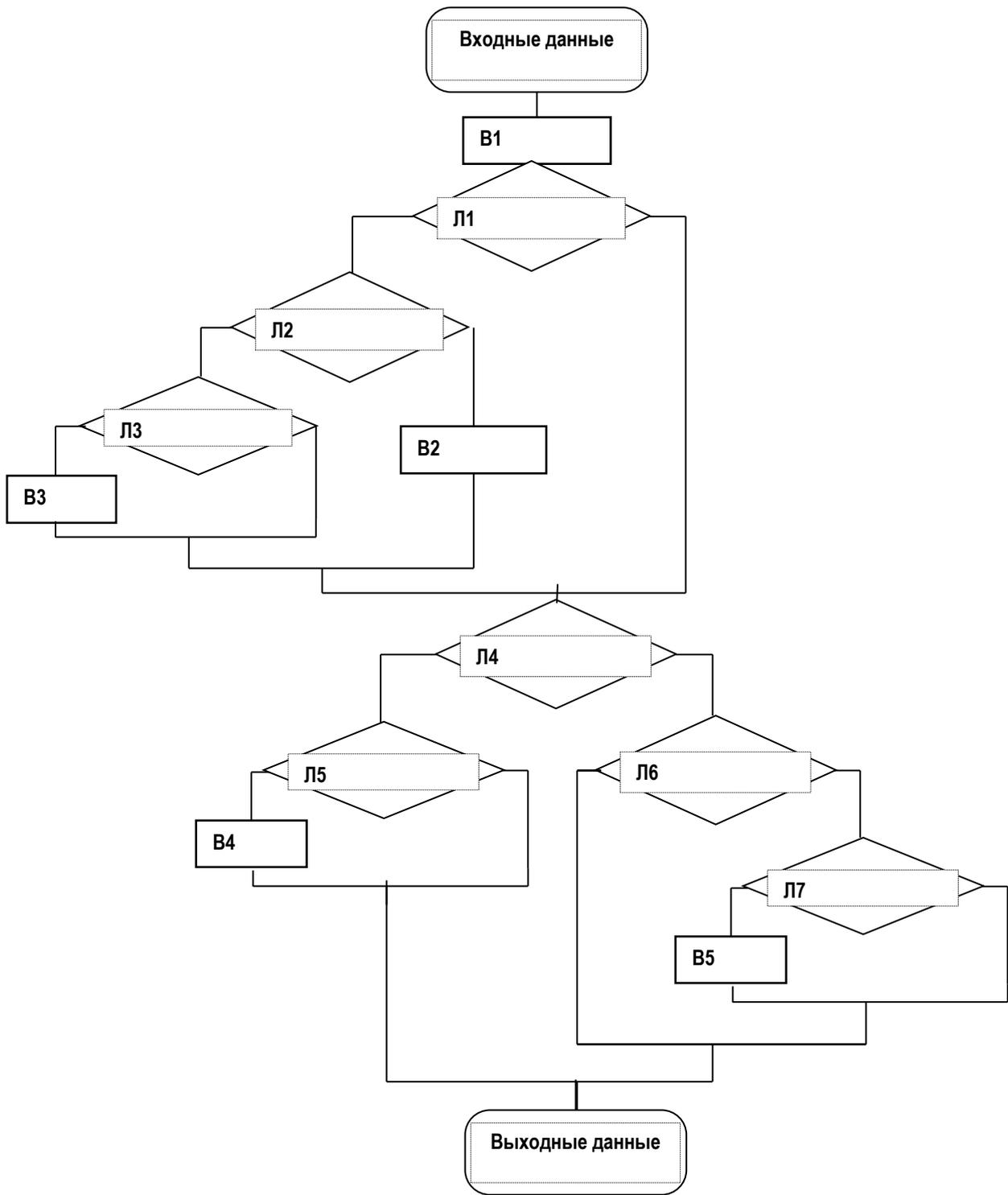


Рисунок 2.12 — Вариант А12

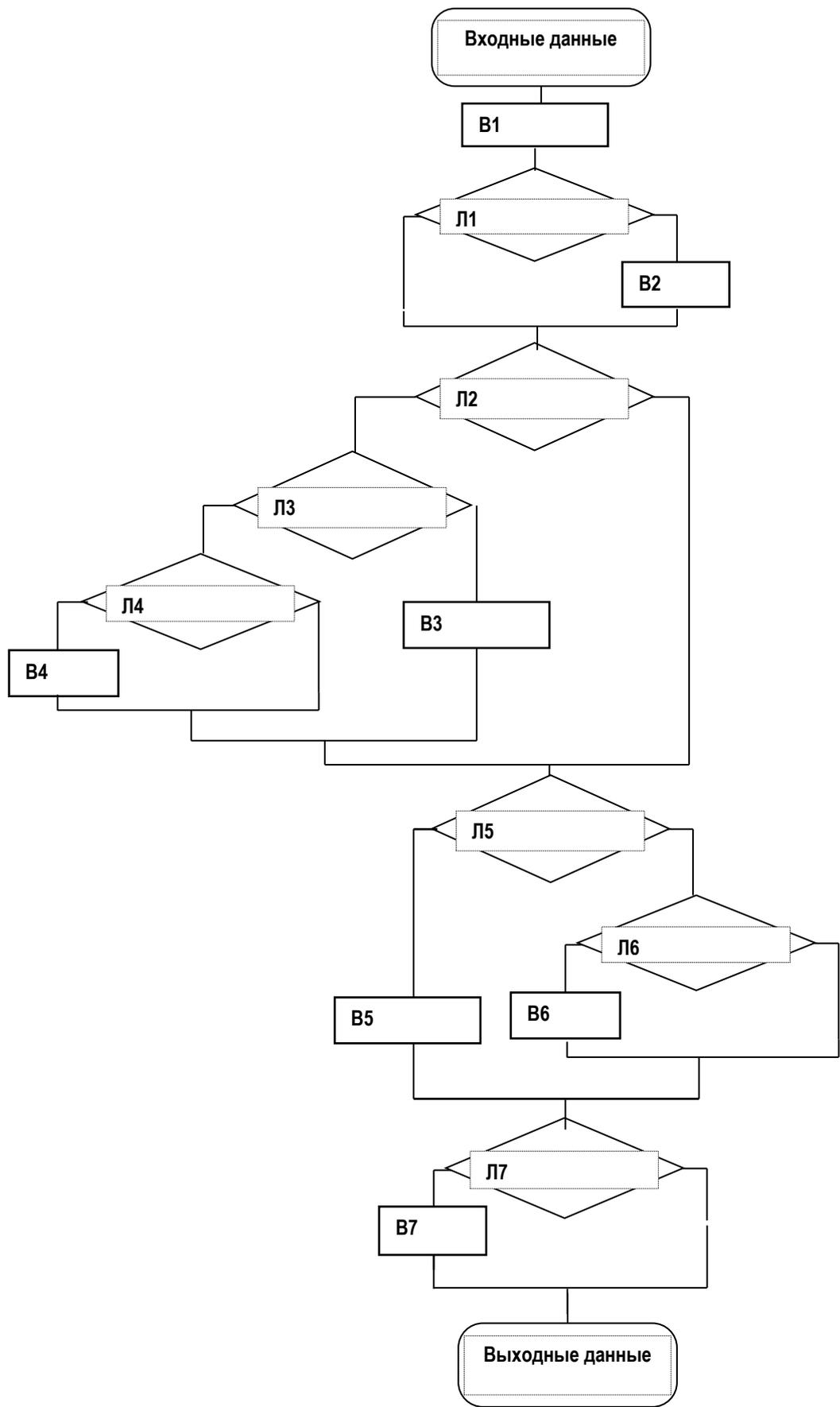


Рисунок 2.13 — Вариант А13



Рисунок 2.14 — Вариант В1

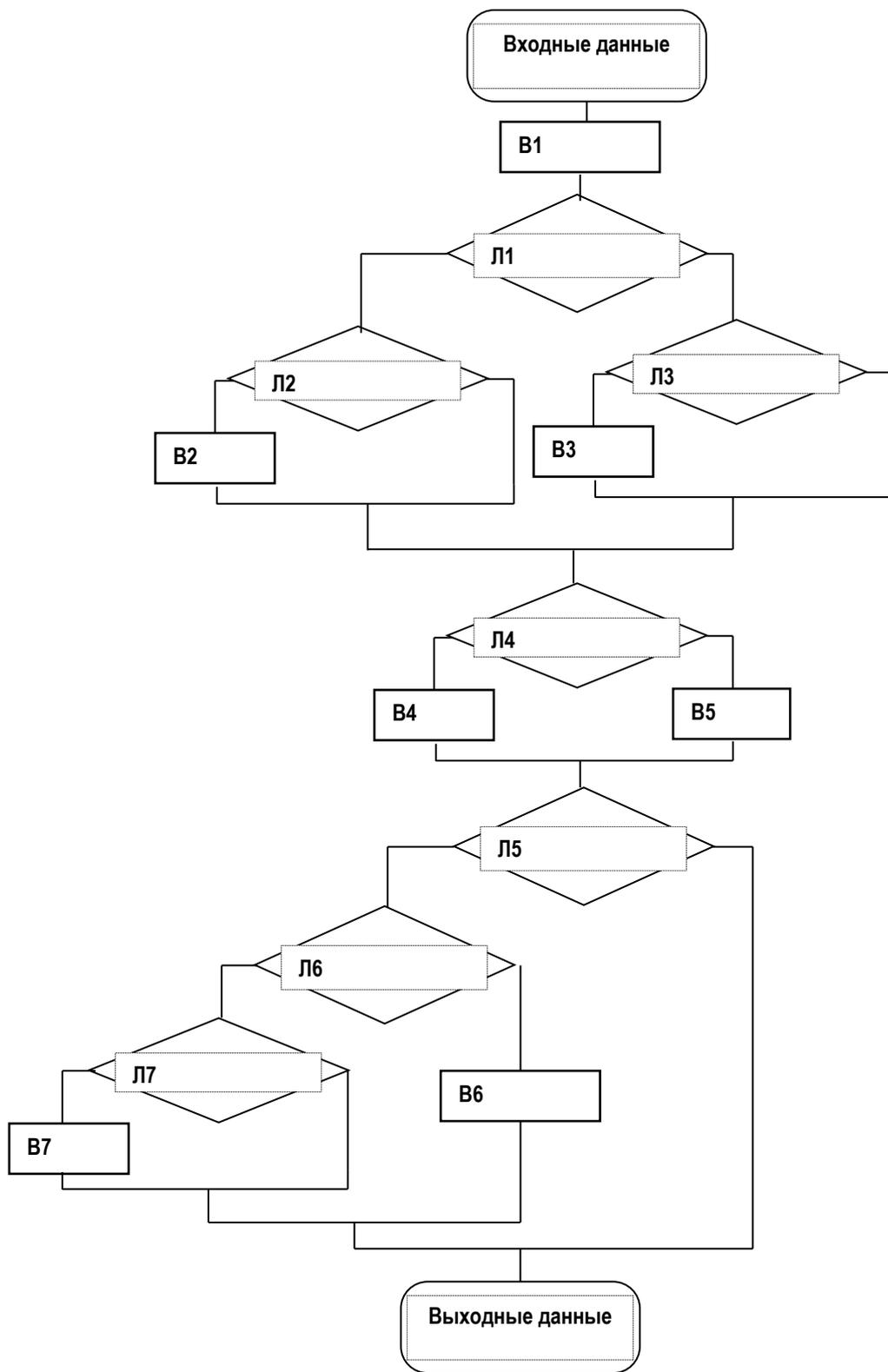


Рис 2.15 — Вариант В2

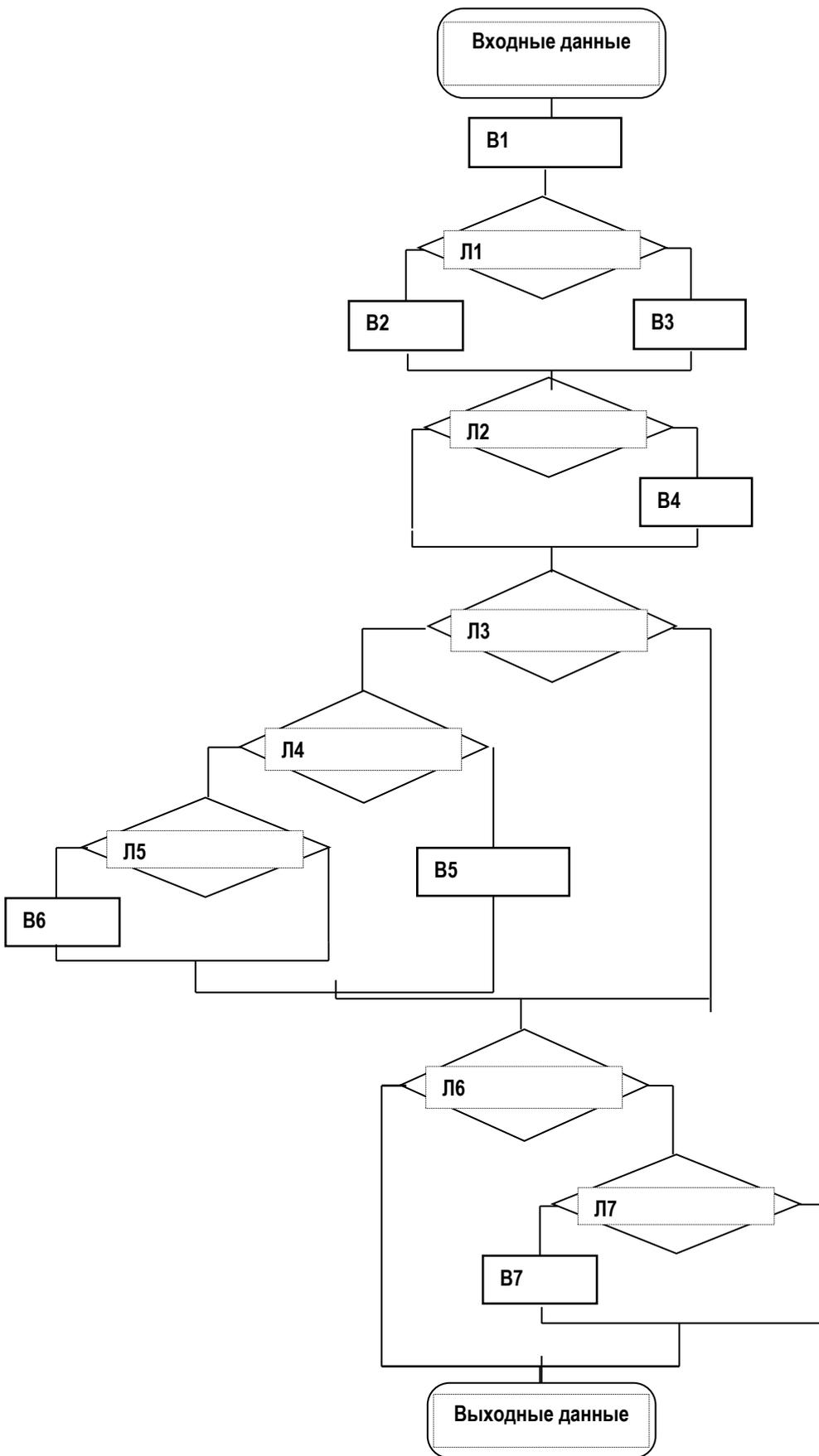


Рисунок 2.16 — Вариант В3



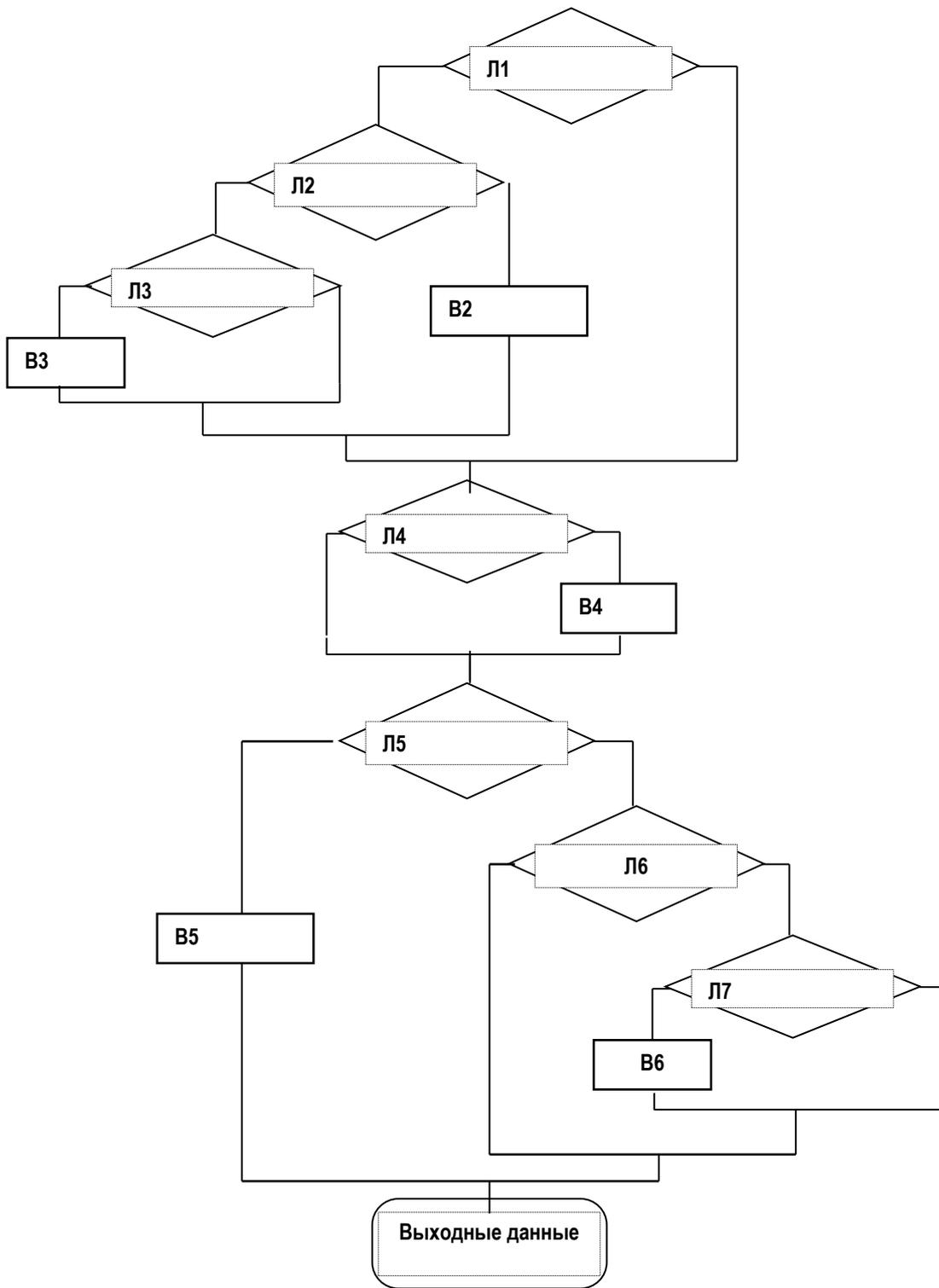


Рисунок 2.17 — Вариант В41



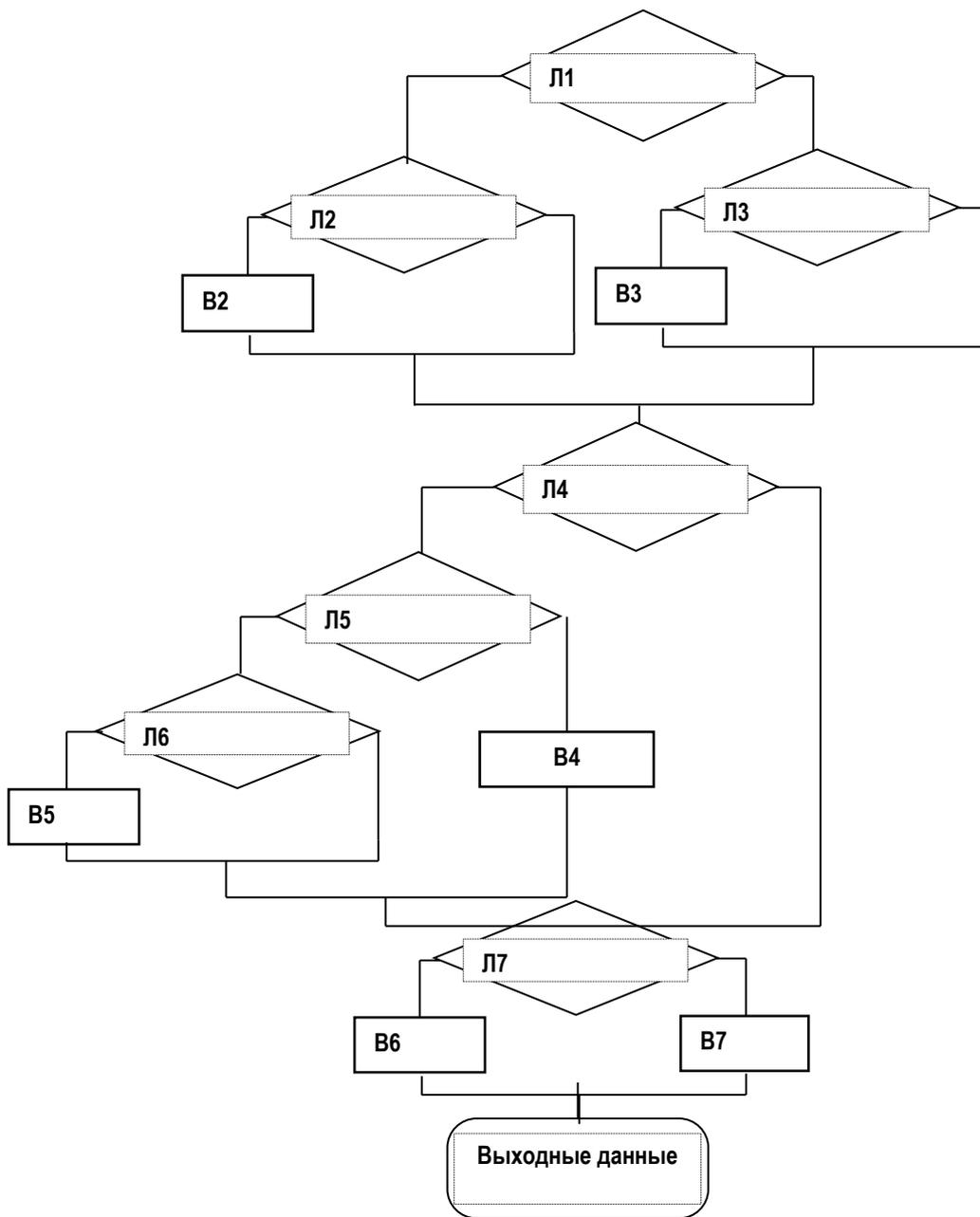


Рисунок 2.18 — Вариант В5

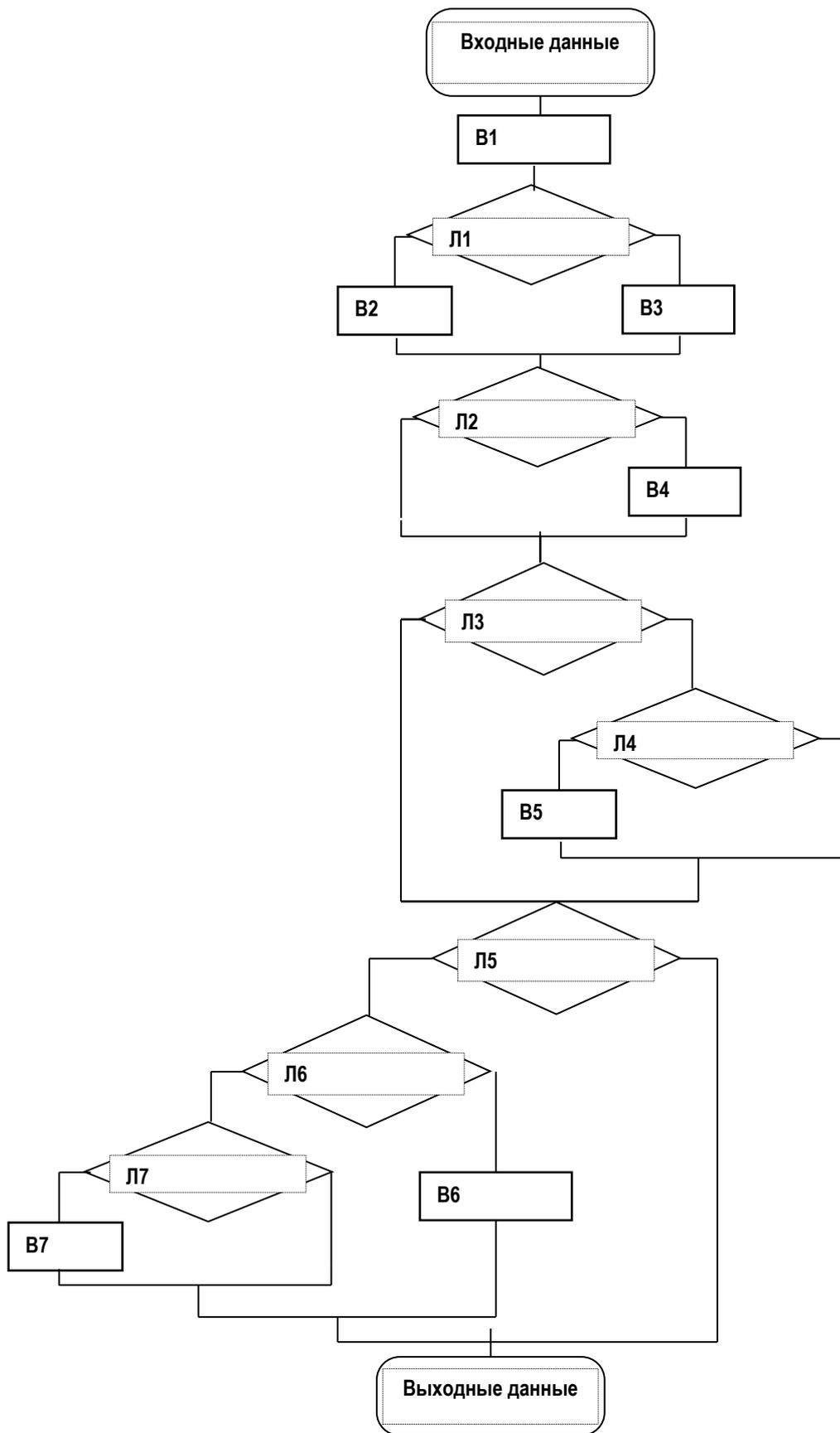


Рисунок 2.19 — Вариант В6



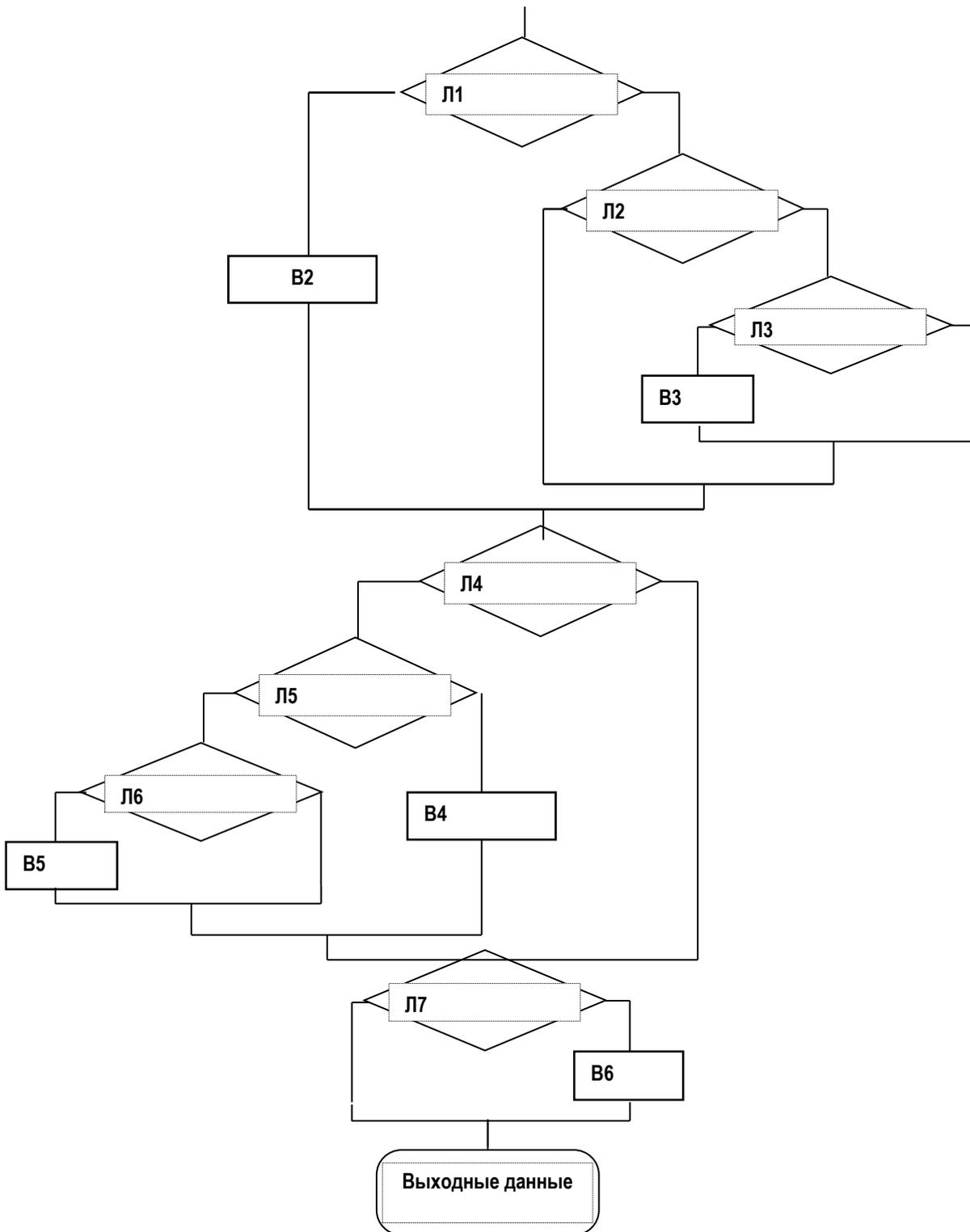


Рисунок 2.20 — Вариант В7



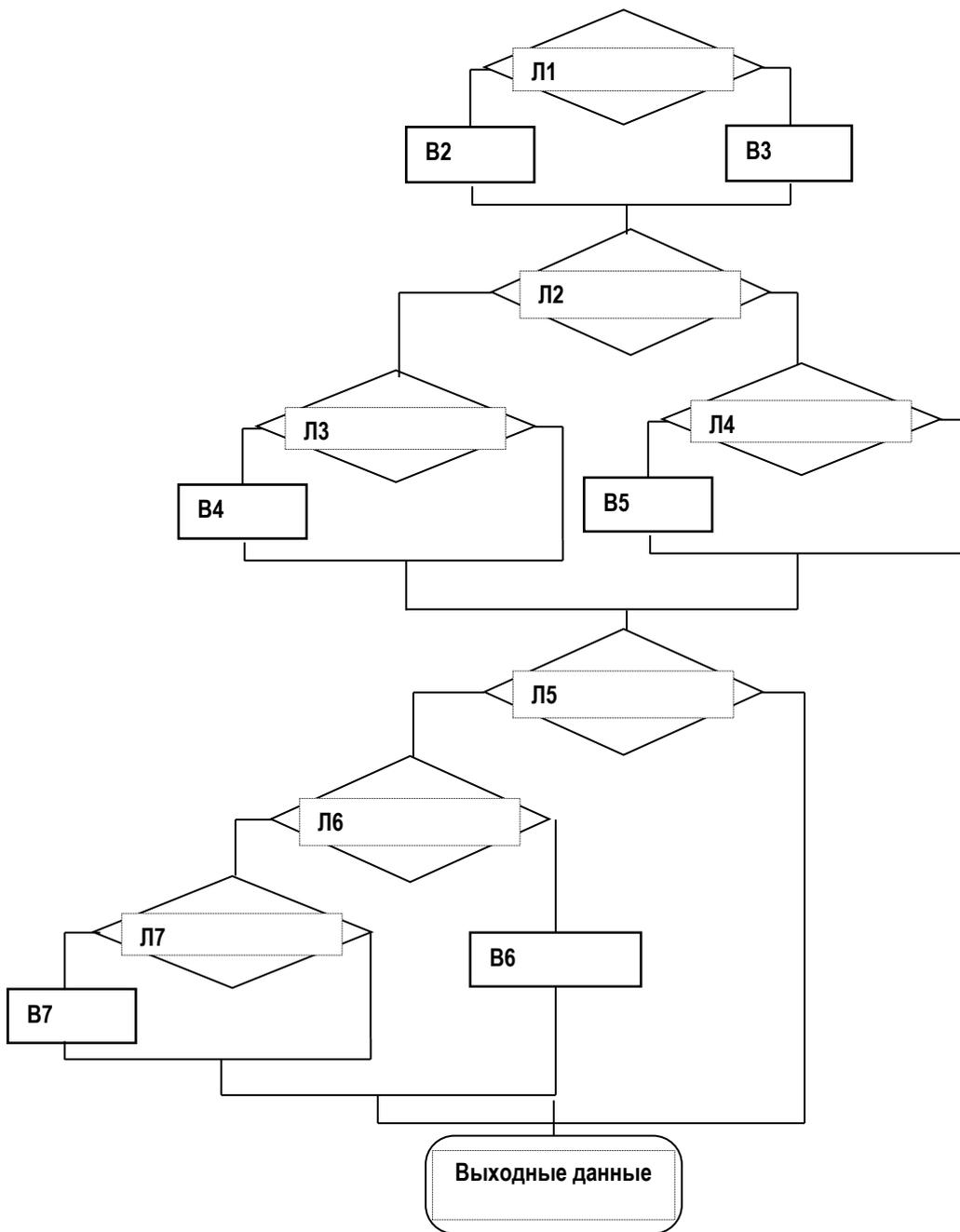


Рисунок 2.21 — Вариант В8

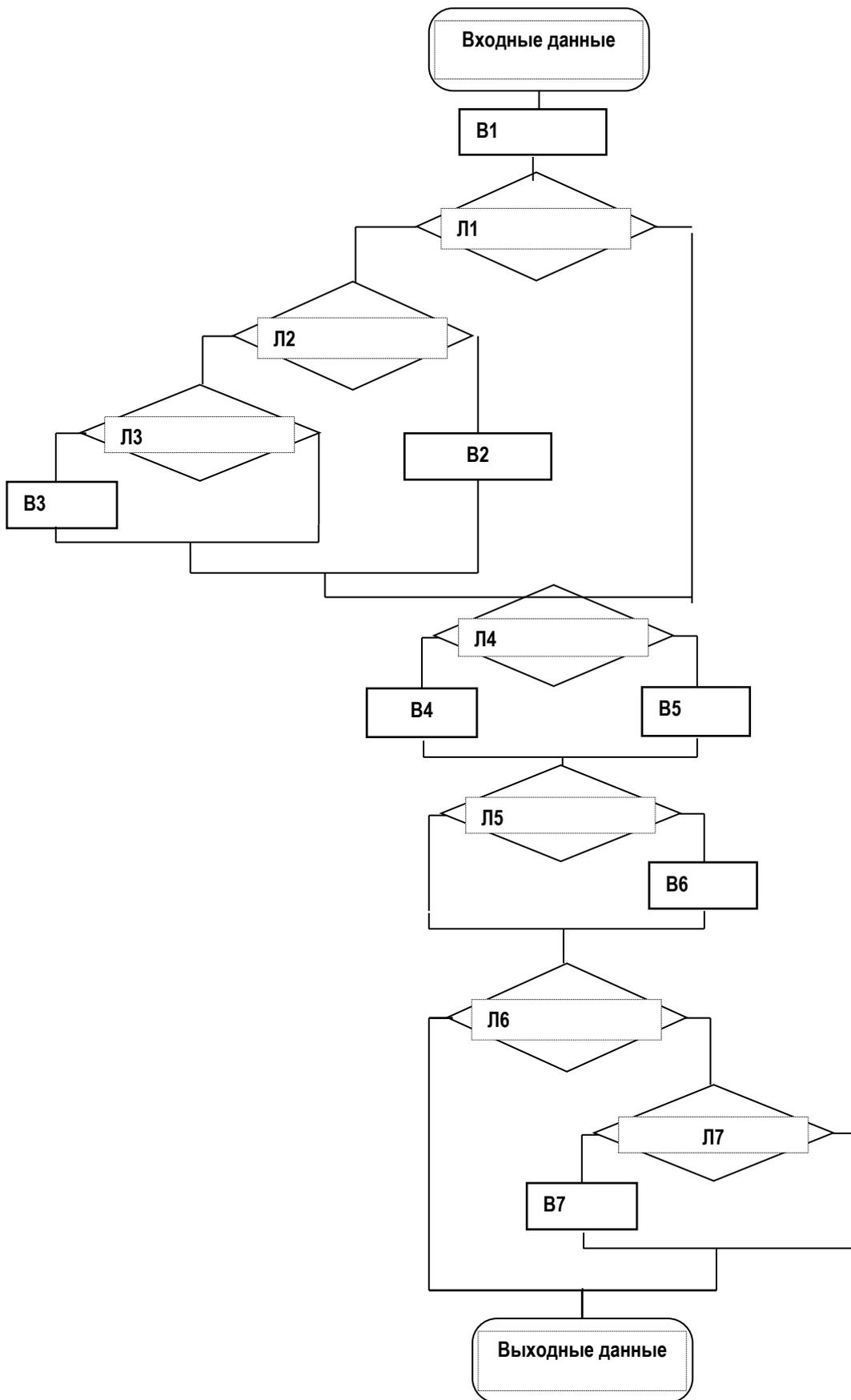


Рисунок 2.22 — Вариант В9



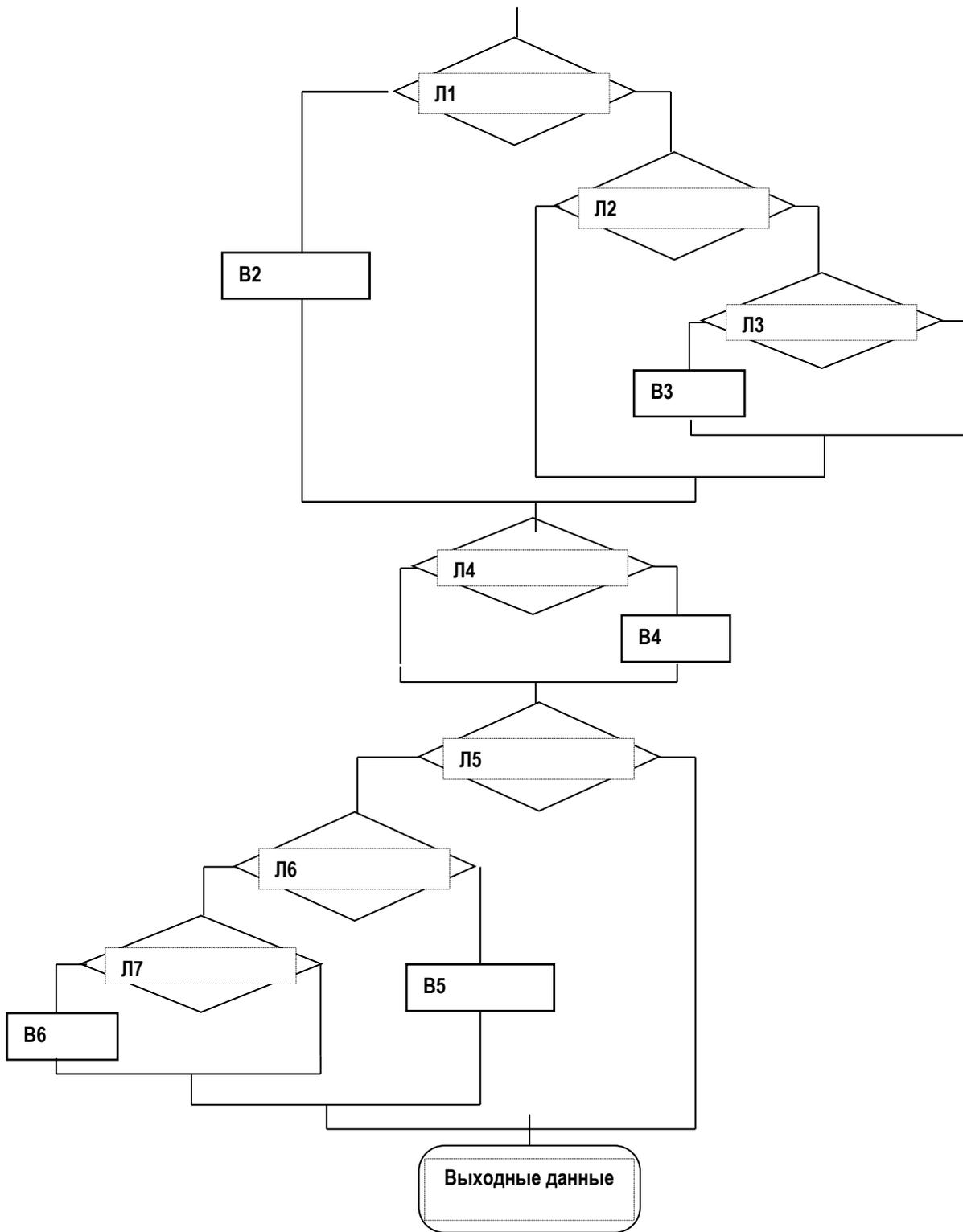


Рисунок 2.23 — Вариант В10



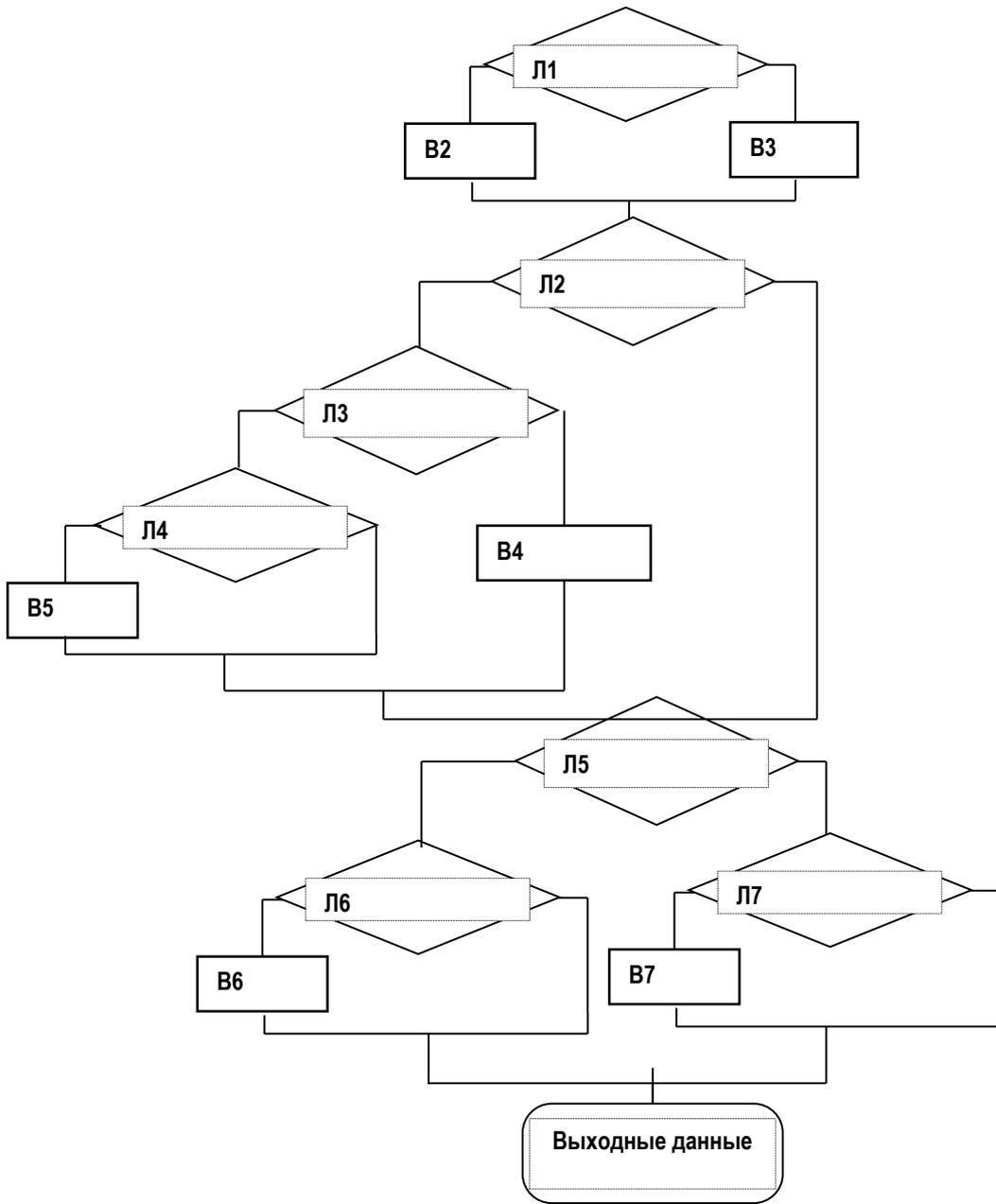


Рисунок 2.24 — Вариант В11

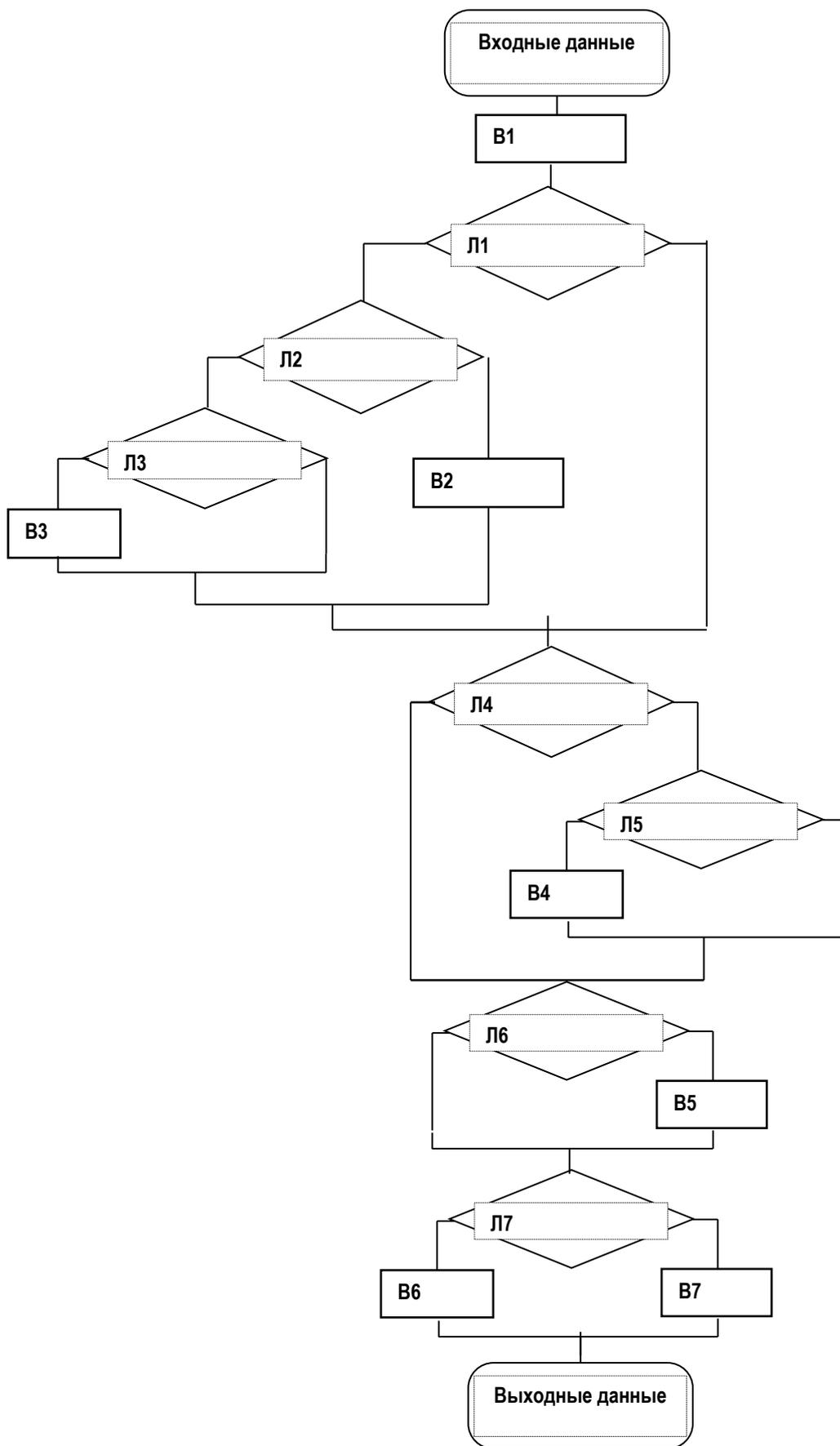
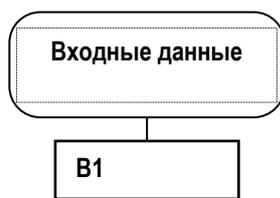


Рисунок 2.25 — Вариант В12



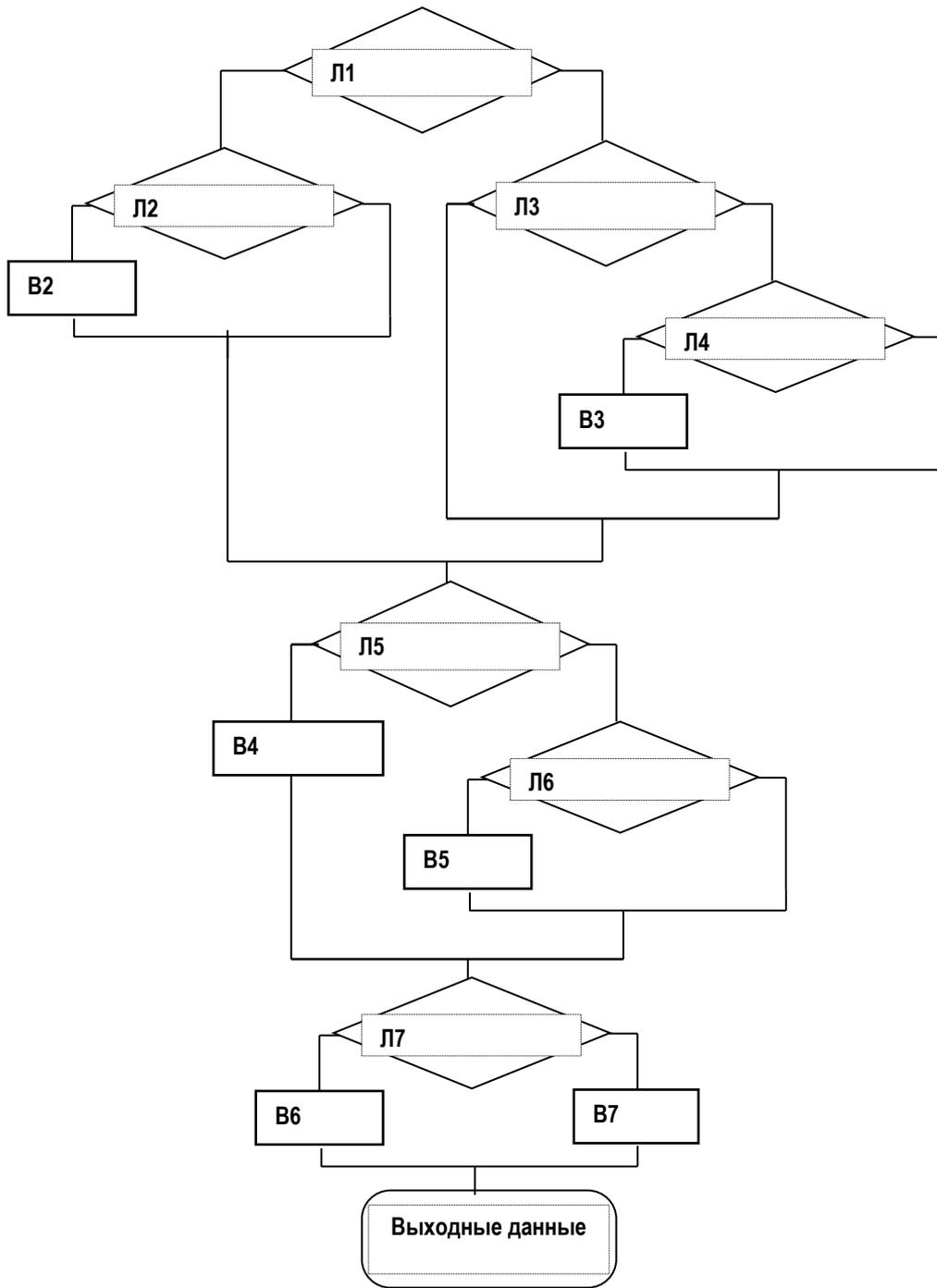


Рисунок 2.26 — Вариант В13

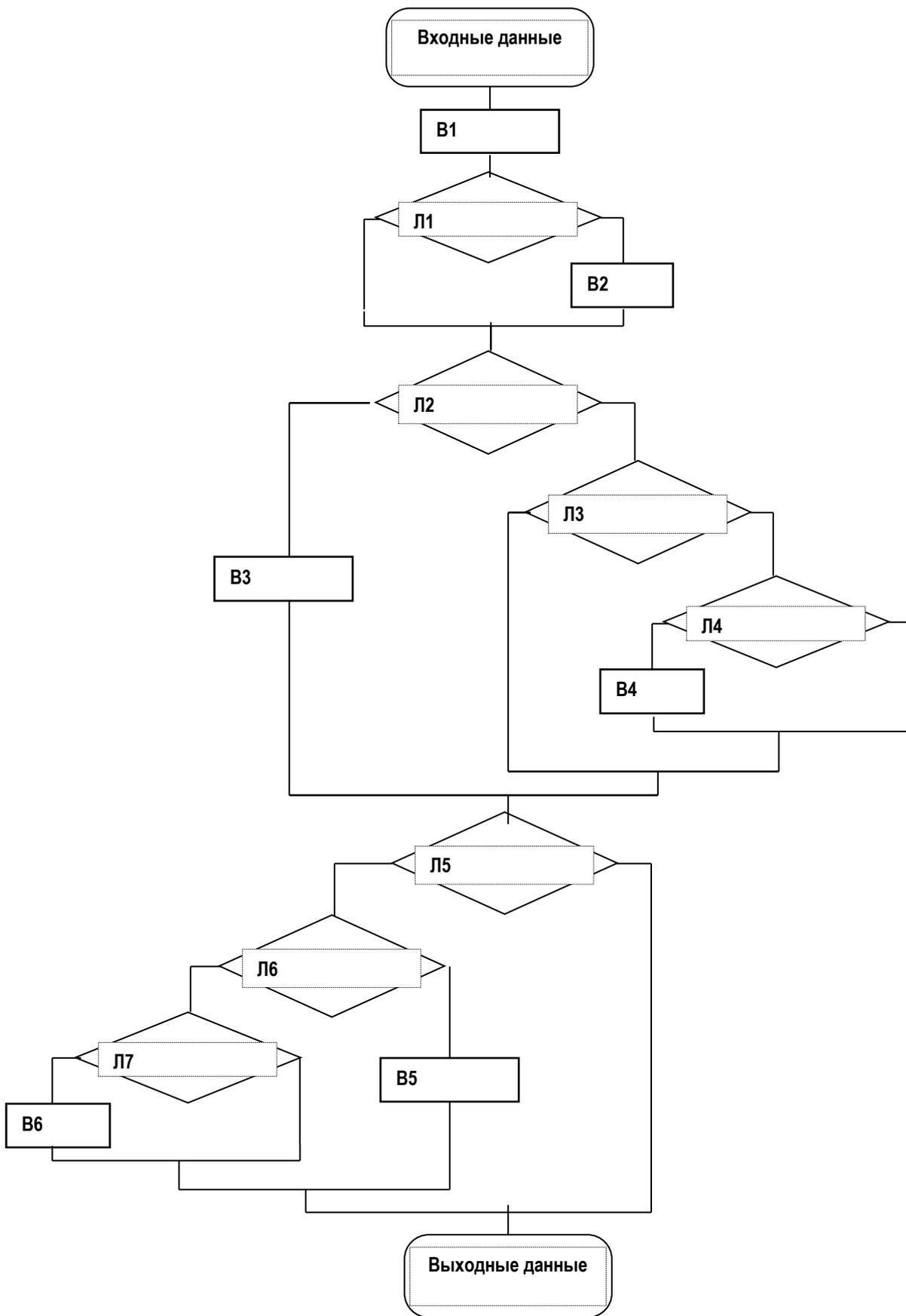
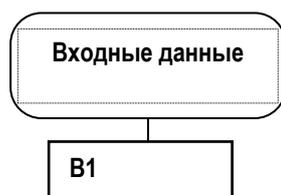


Рисунок 2.27 — Вариант С1



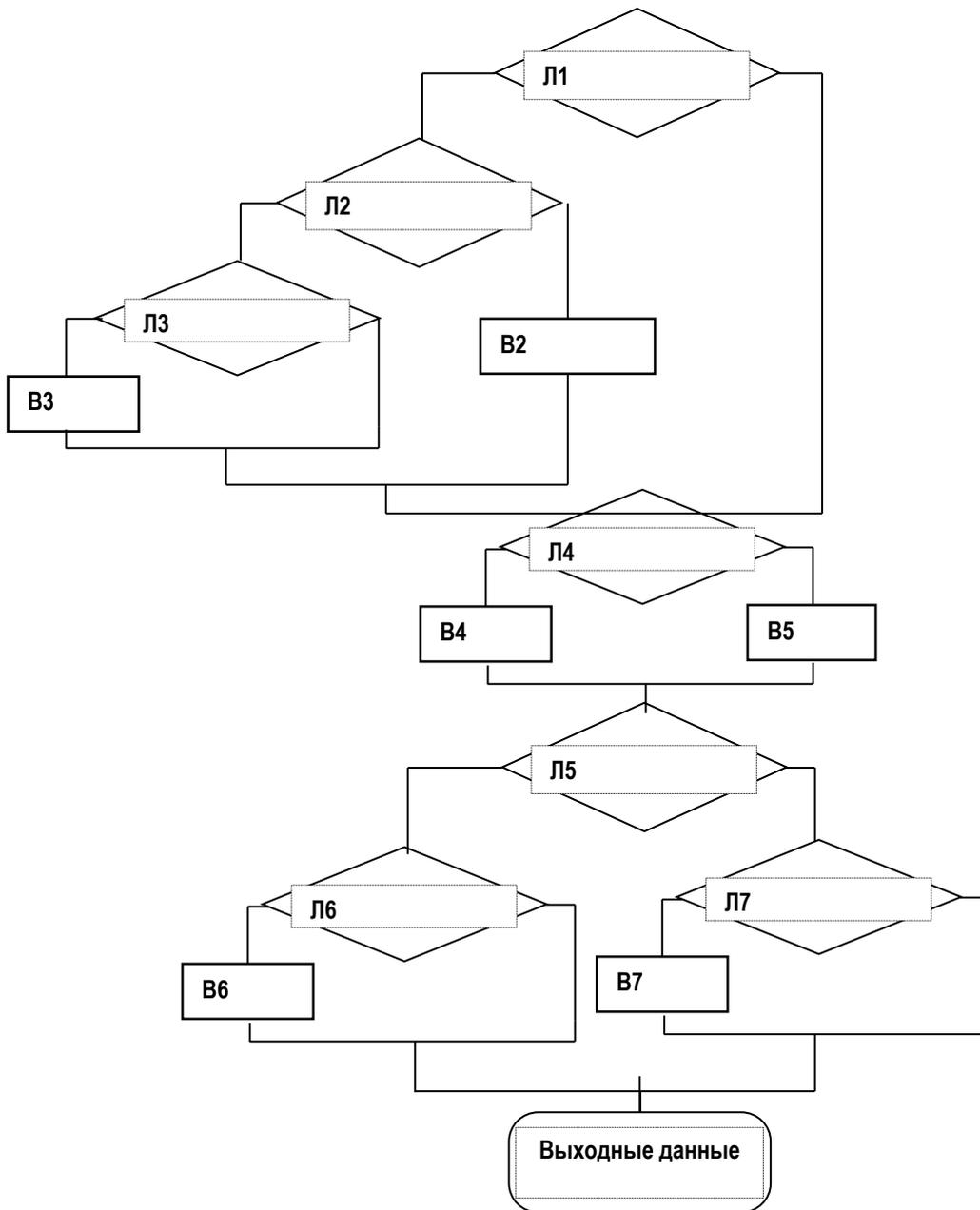


Рисунок 2.28 — Вариант С2

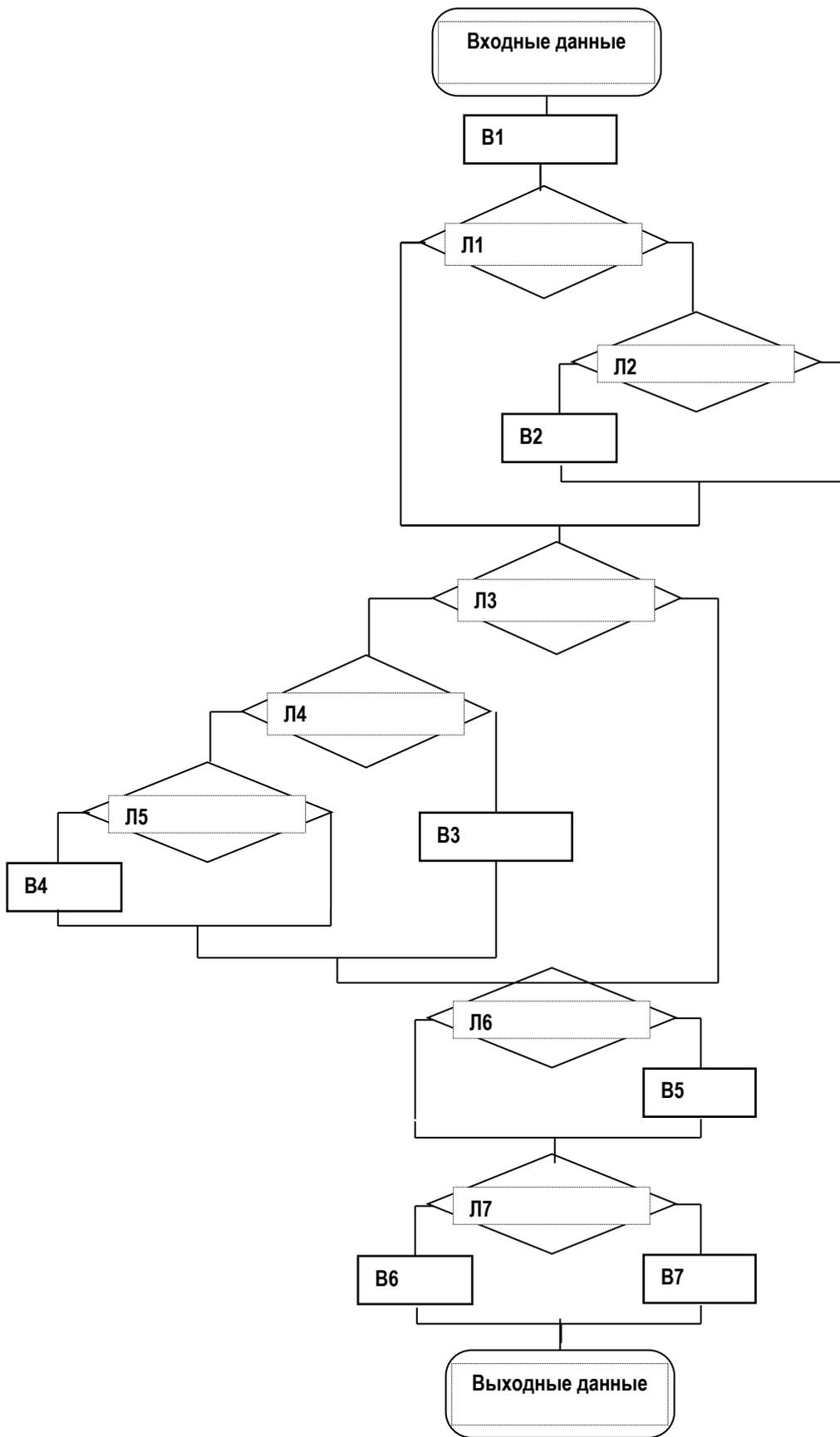


Рисунок 2.29 — Вариант С3

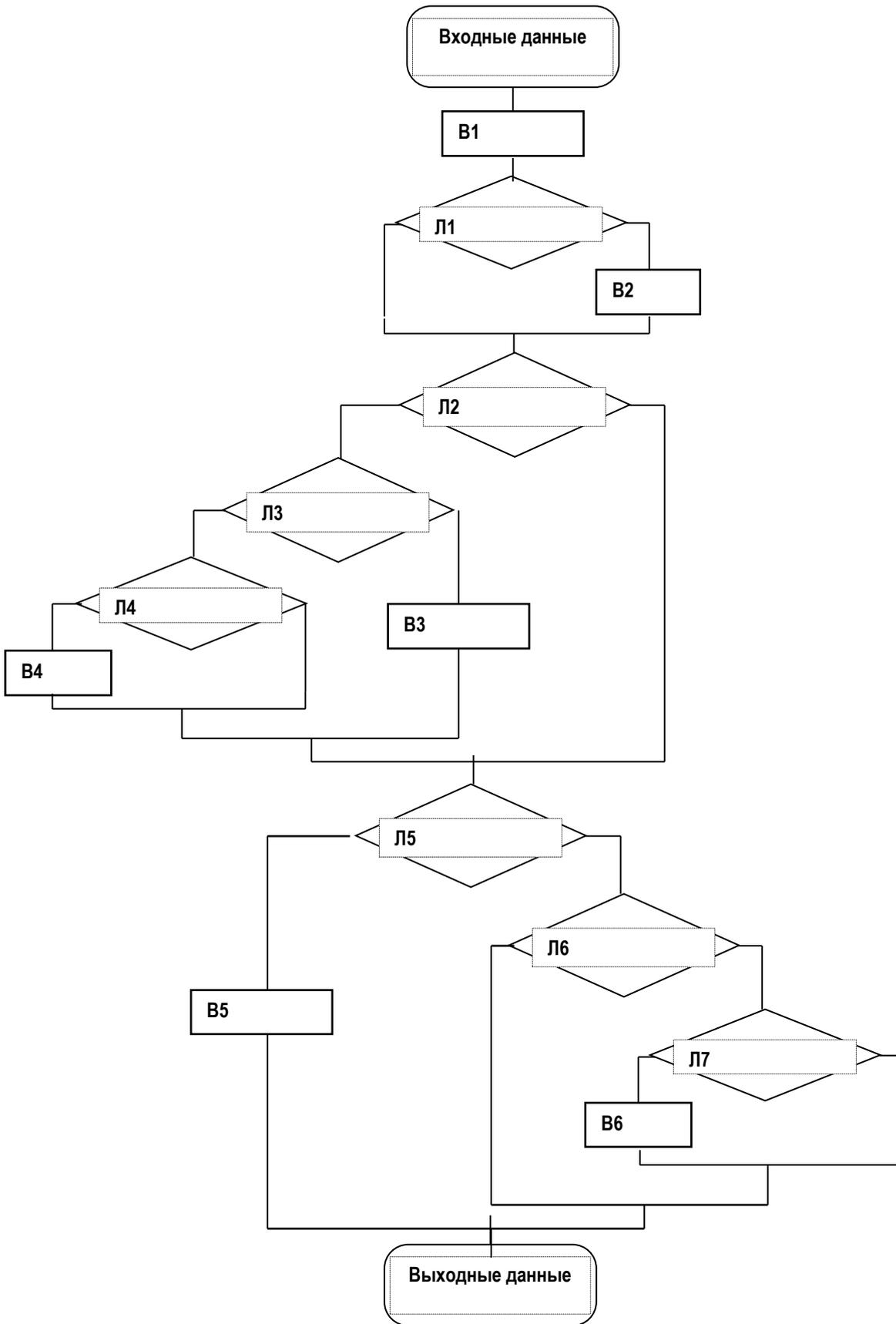


Рисунок 2.30 — Вариант С4



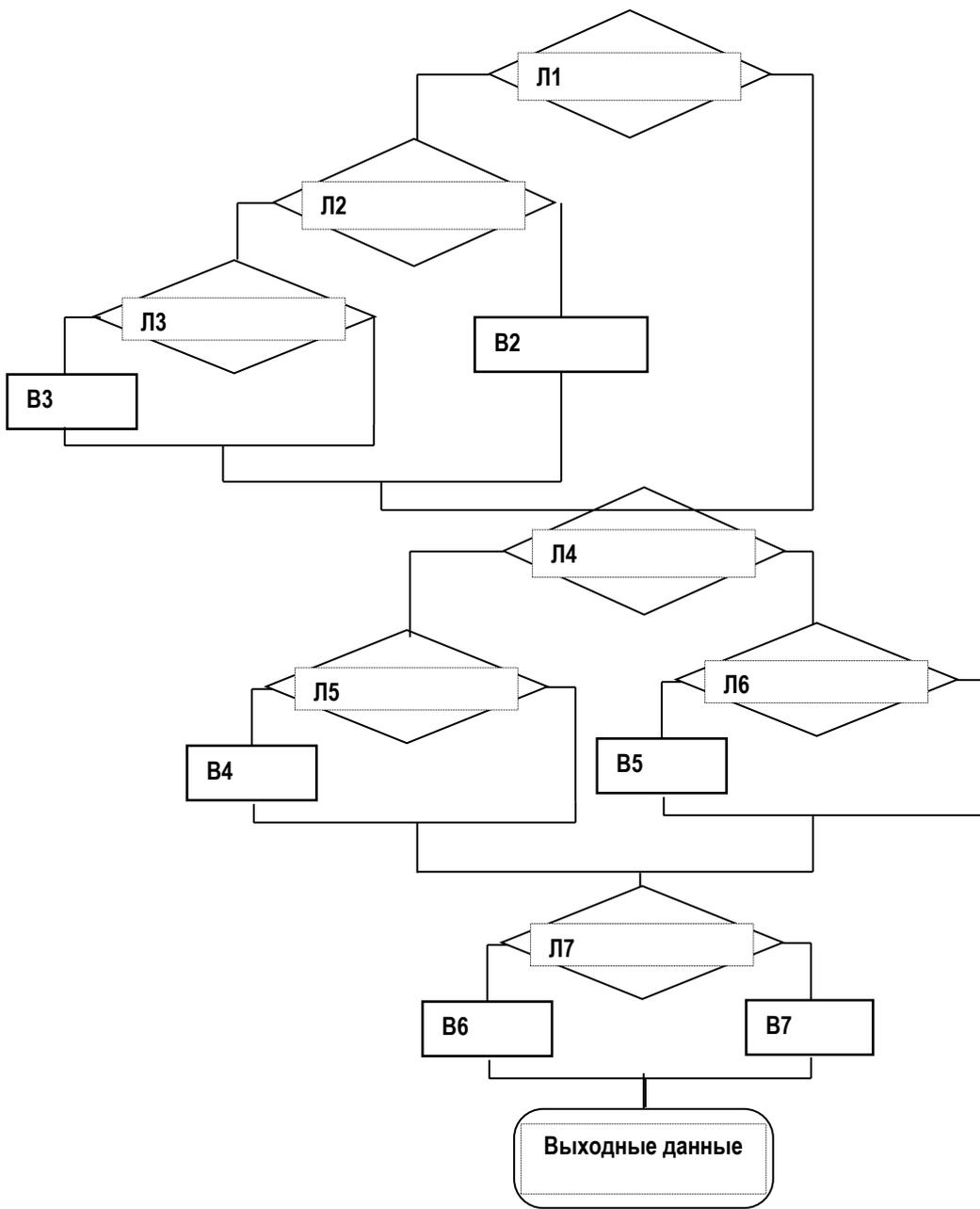


Рисунок 2.31 — Вариант С5

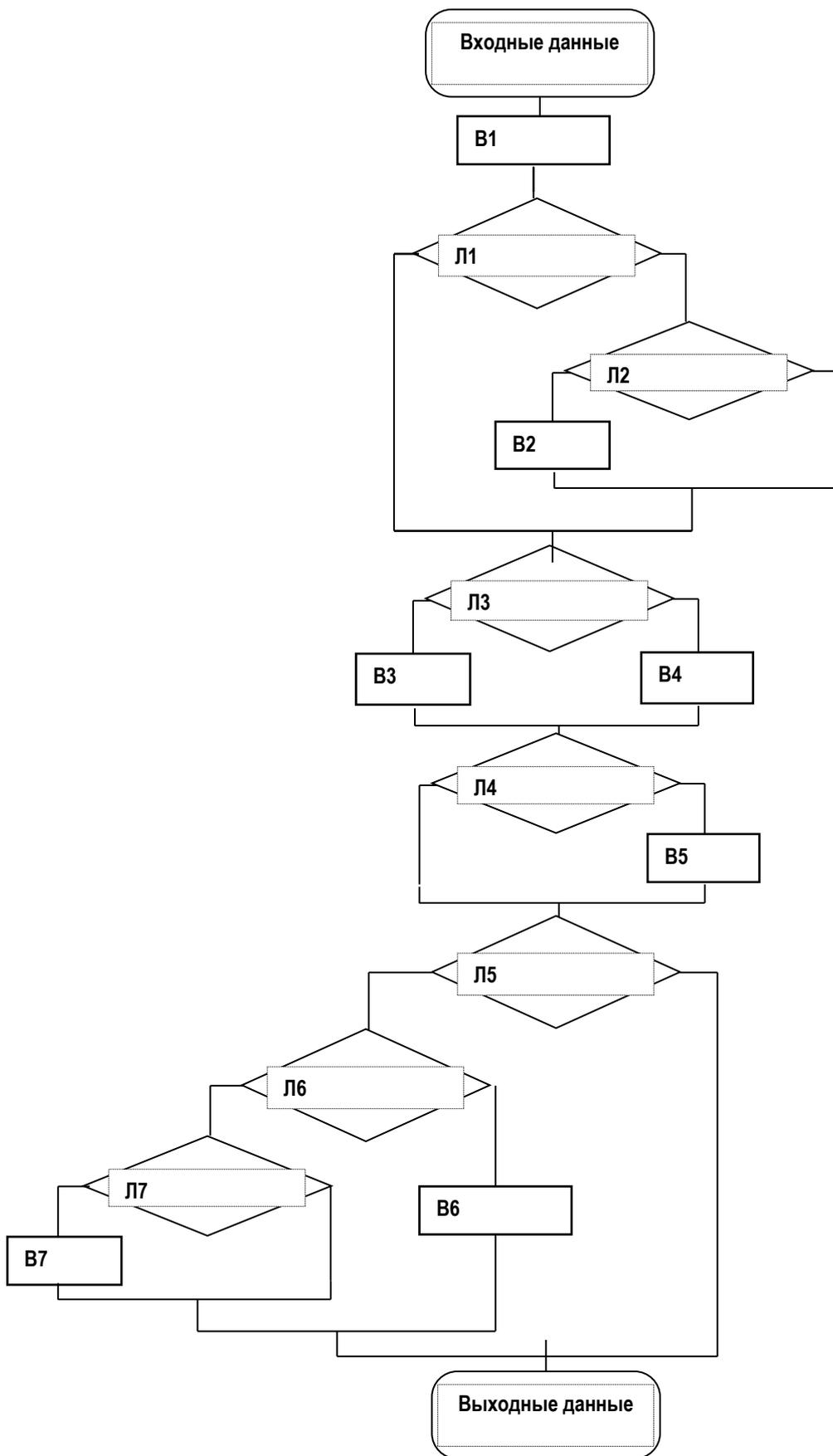
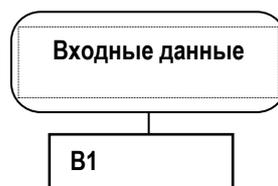


Рисунок 2.32 — Вариант С6



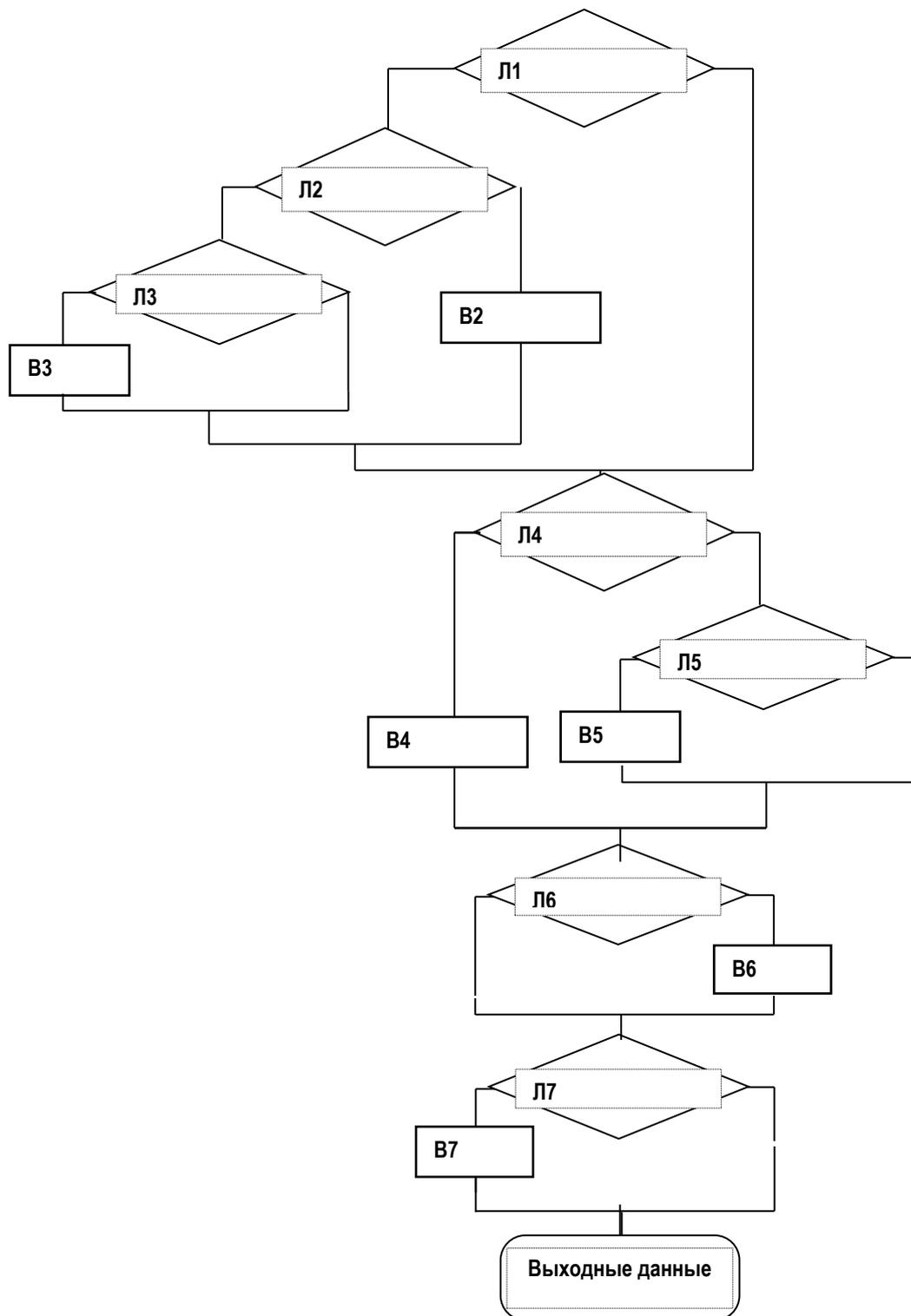


Рисунок 2.33 — Вариант С7



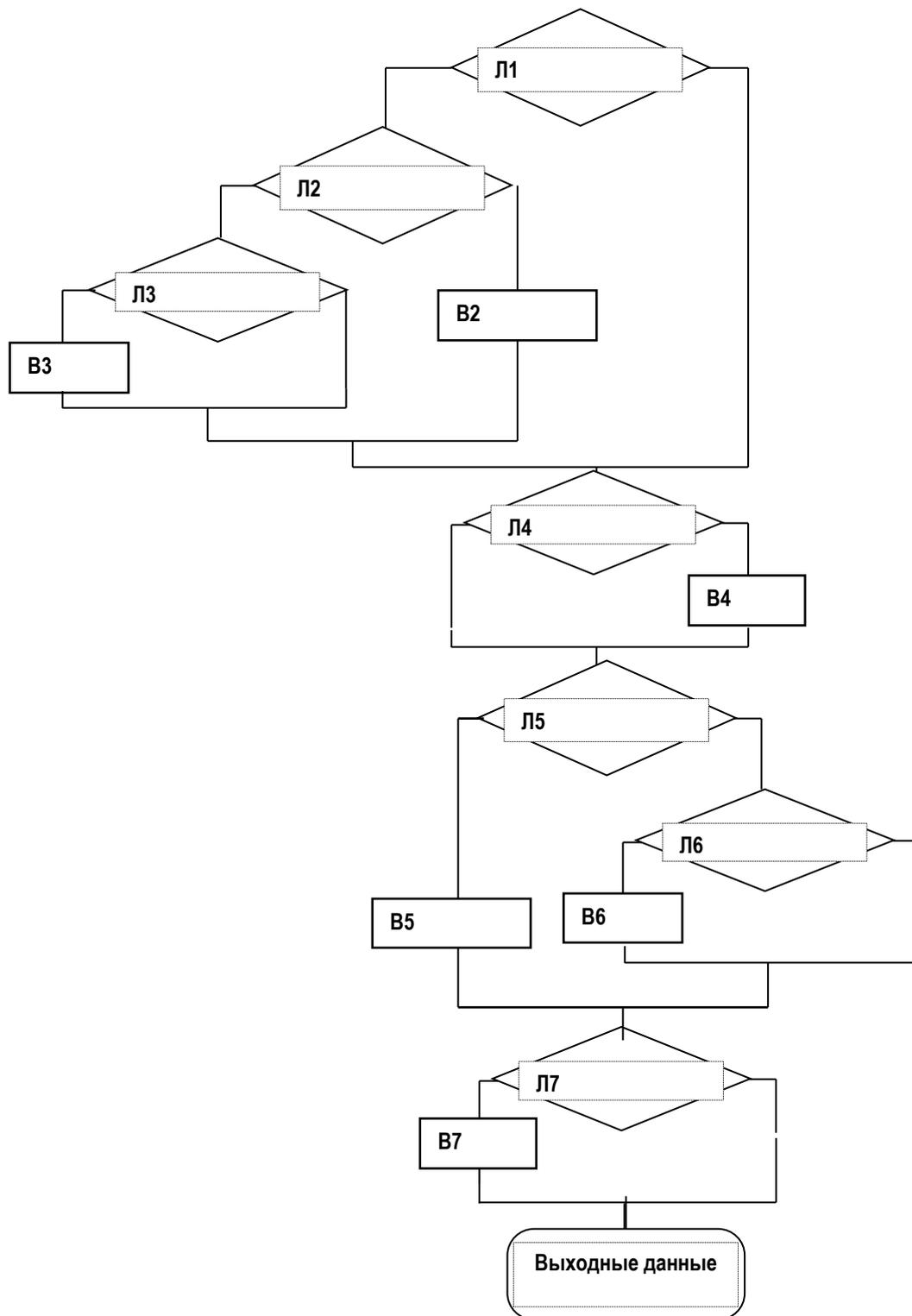


Рисунок 2.34 — Вариант С8



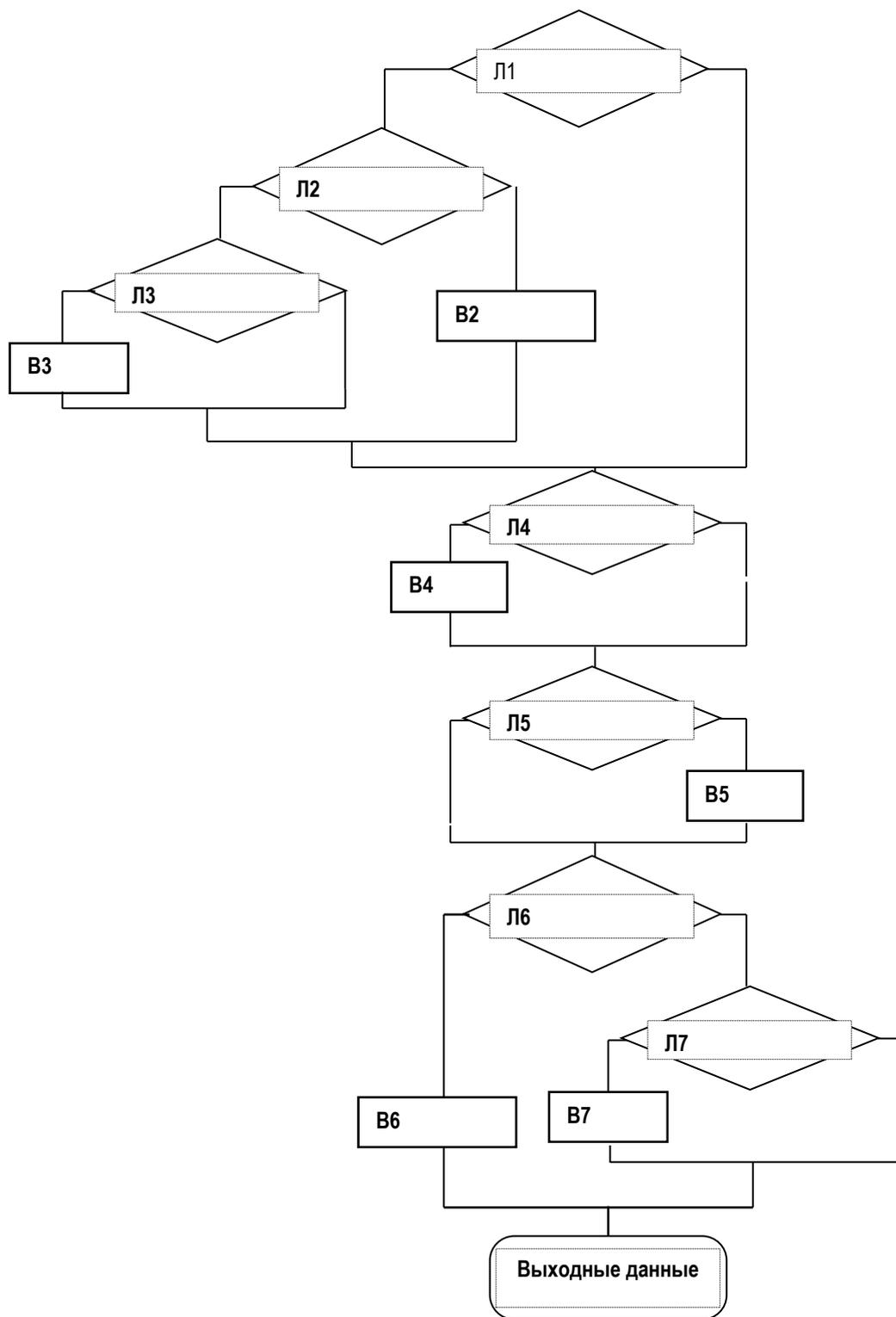


Рисунок 2.35 — Вариант С9

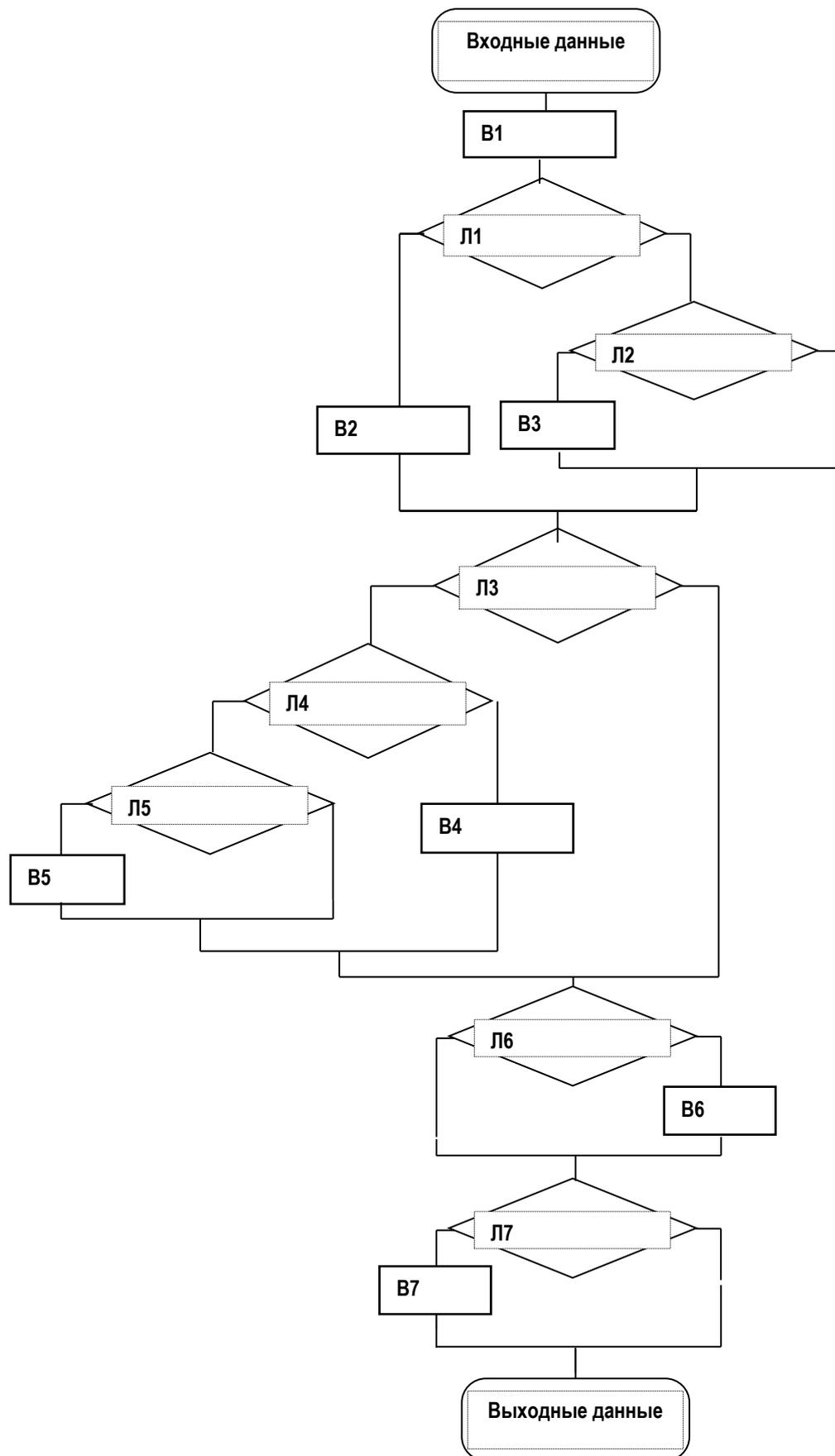
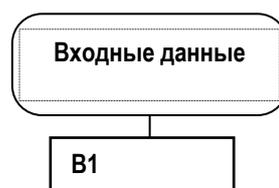


Рисунок 2.36 — Вариант С10



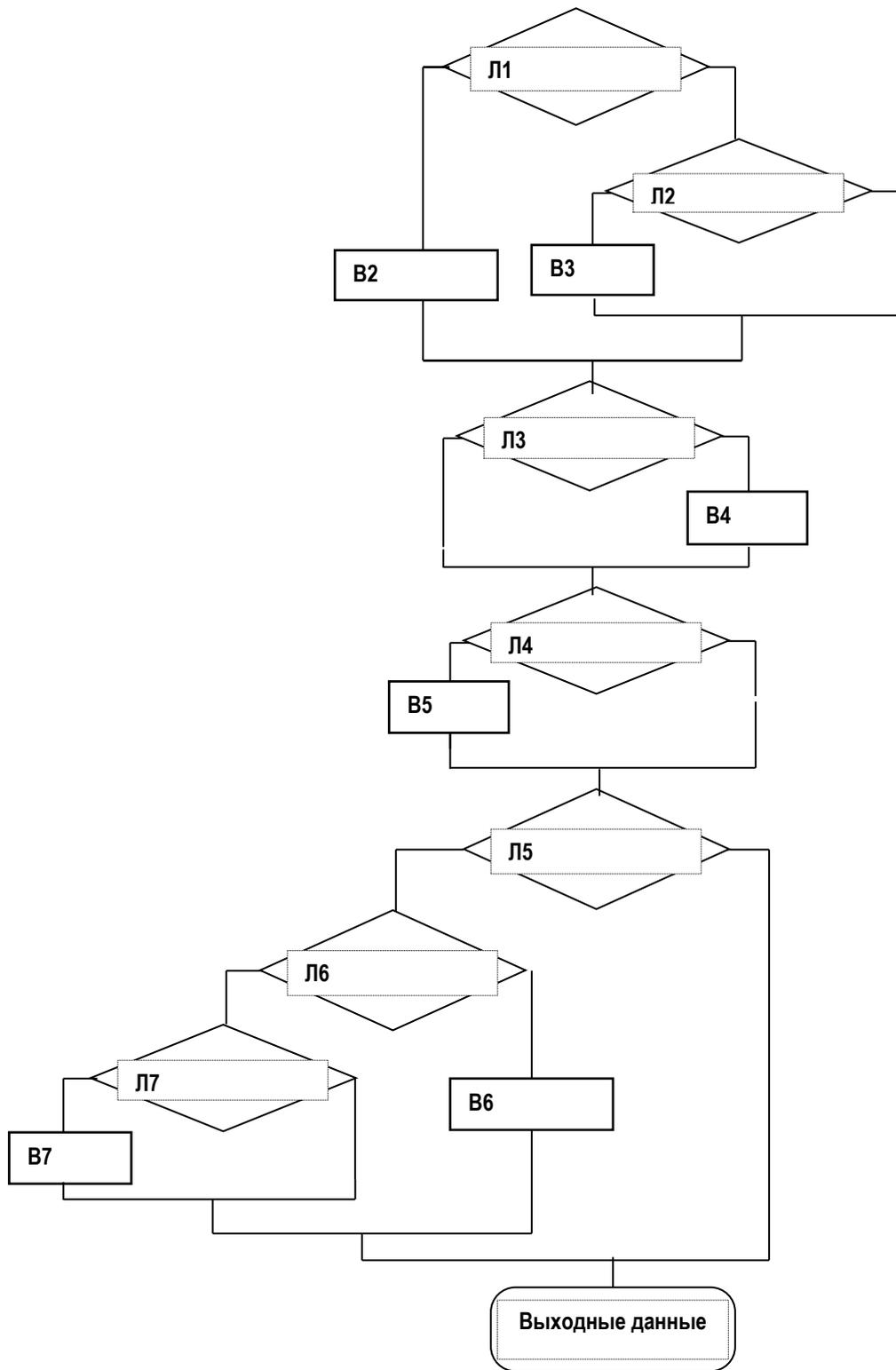


Рисунок 2.37 — Вариант С11



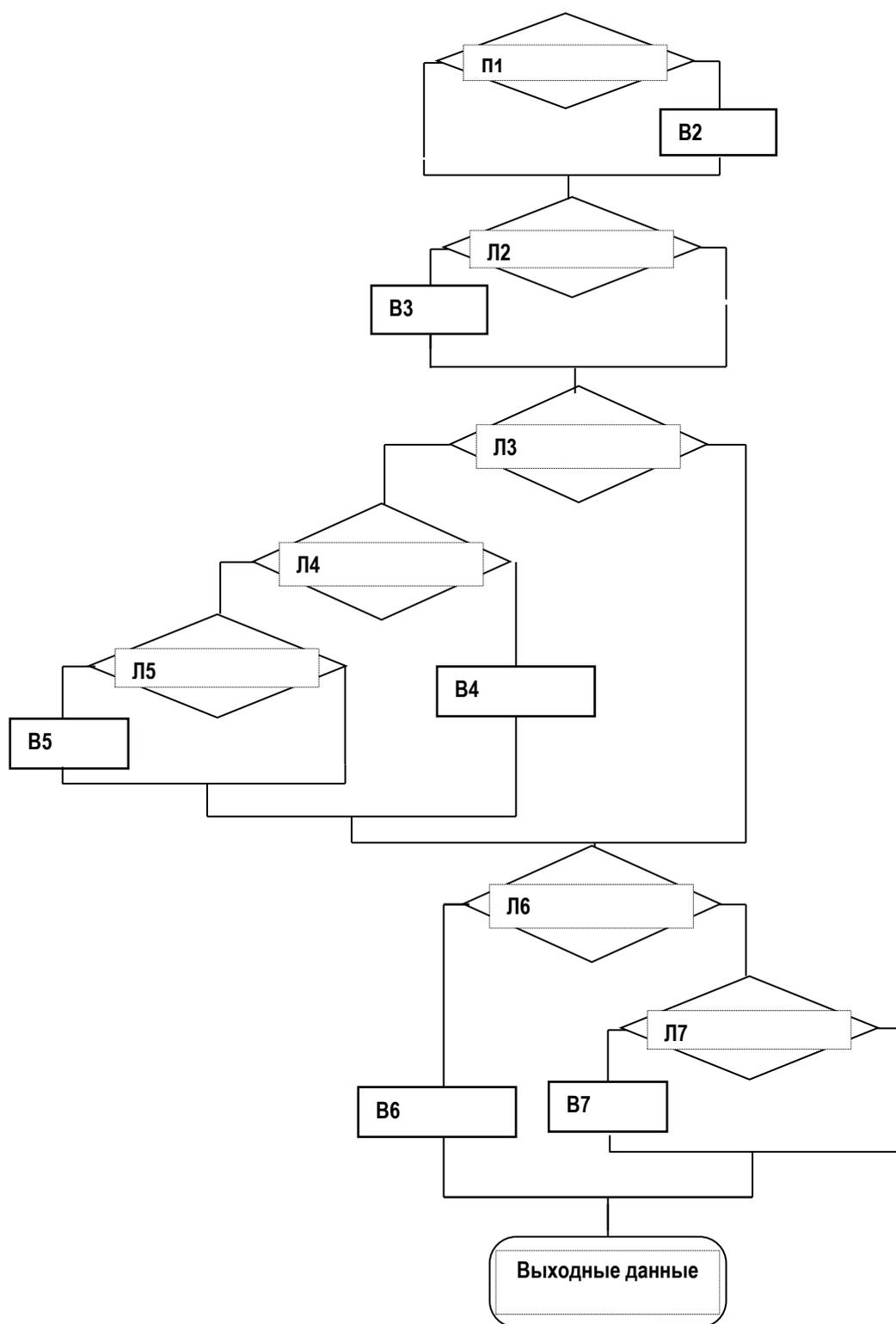


Рисунок 2.38 — Вариант С12

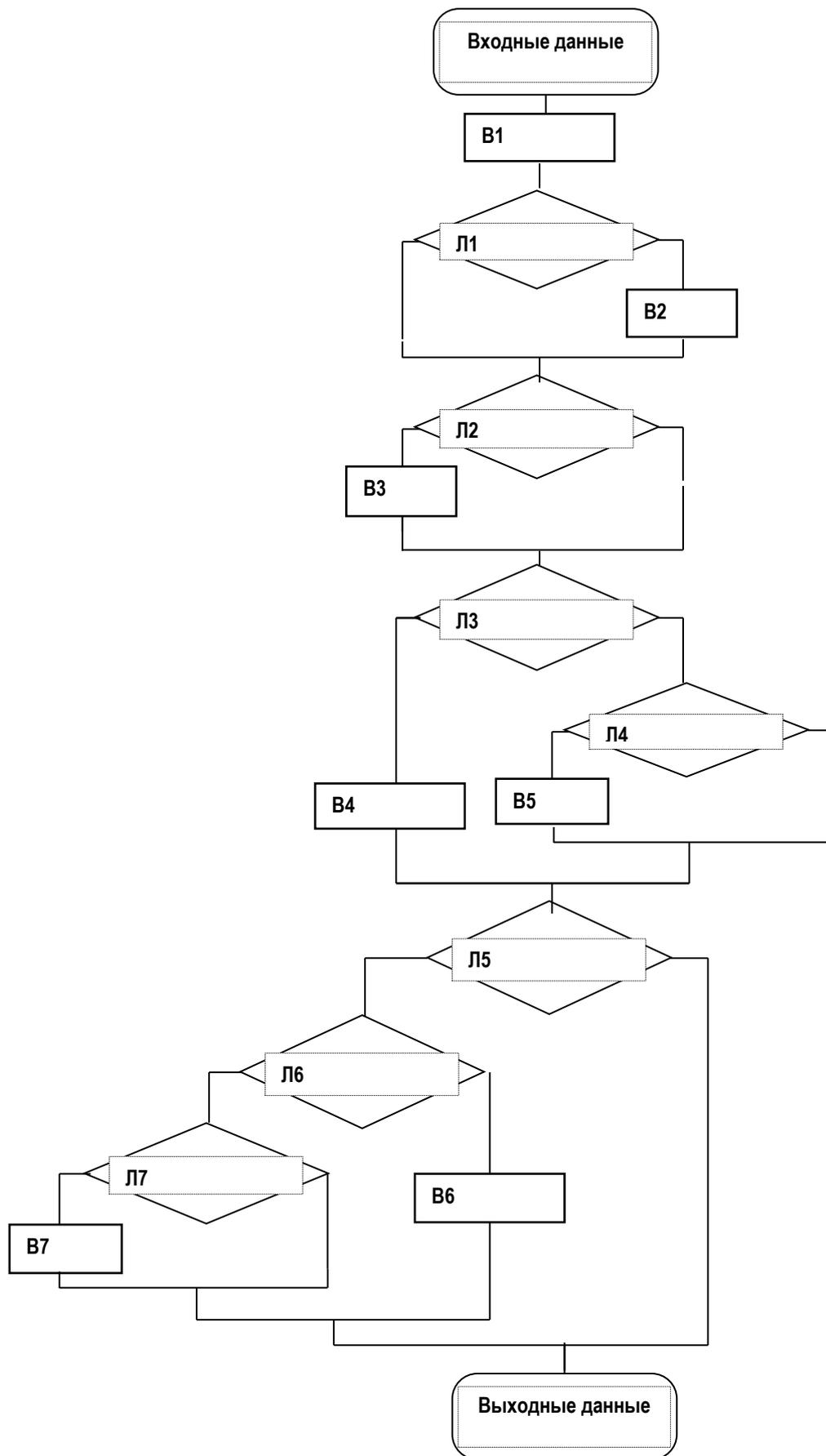
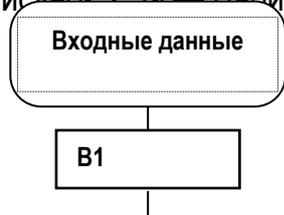


Рисунок 2.30 – Вариант С13



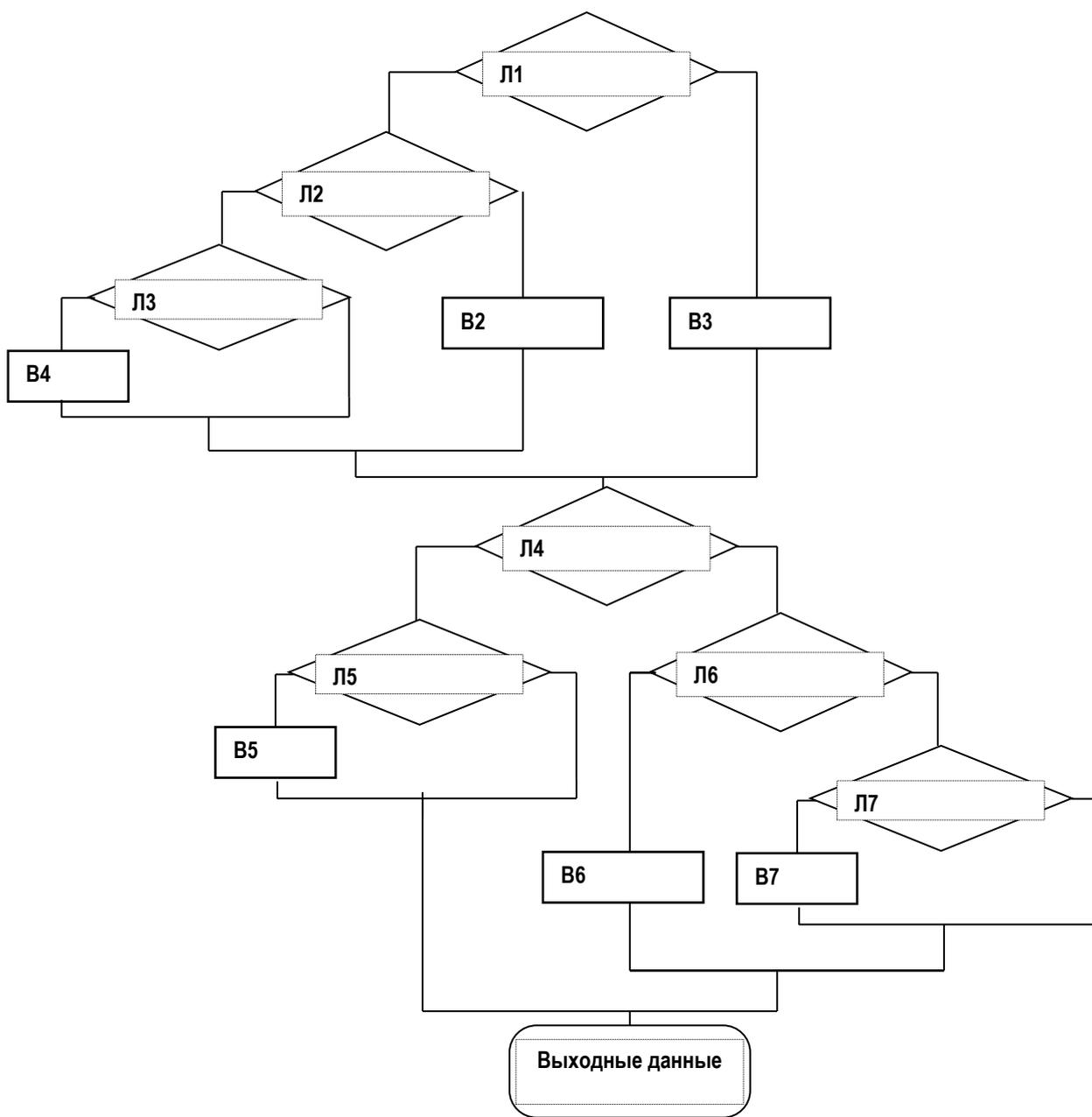


Рисунок 2.40 — Вариант D1

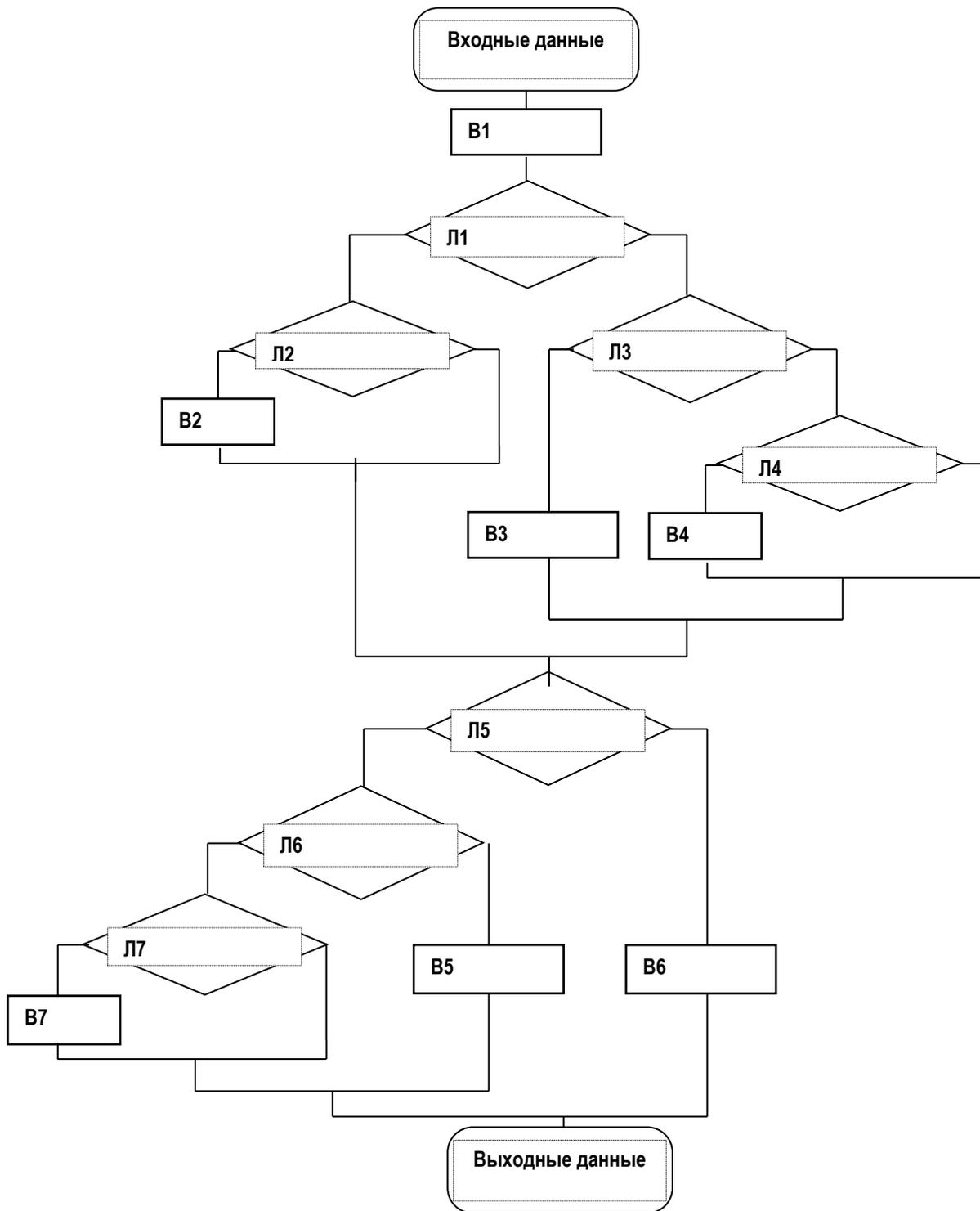


Рисунок 2.41 — Вариант D2

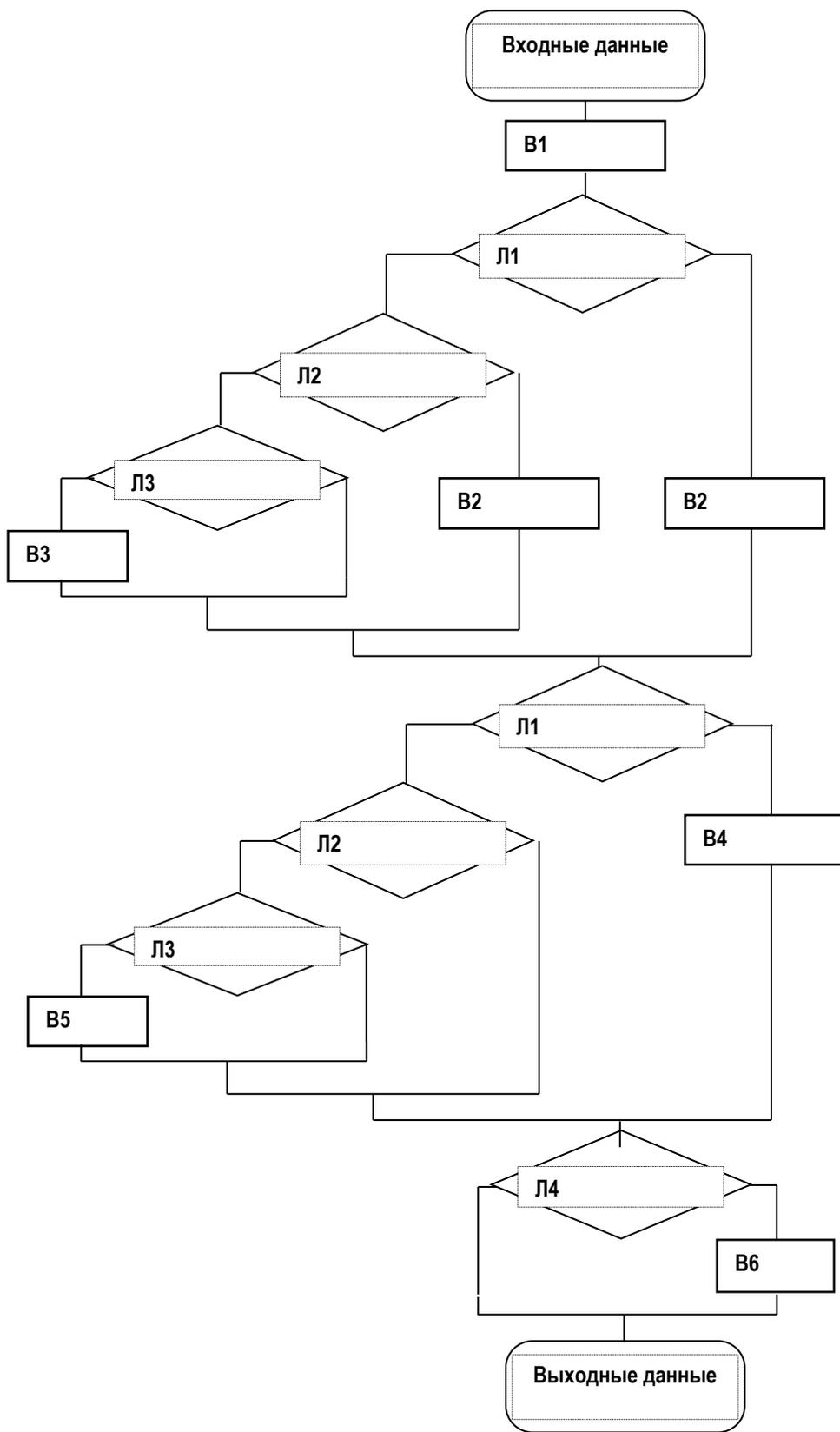


Рисунок 2.42 — ВариантD3

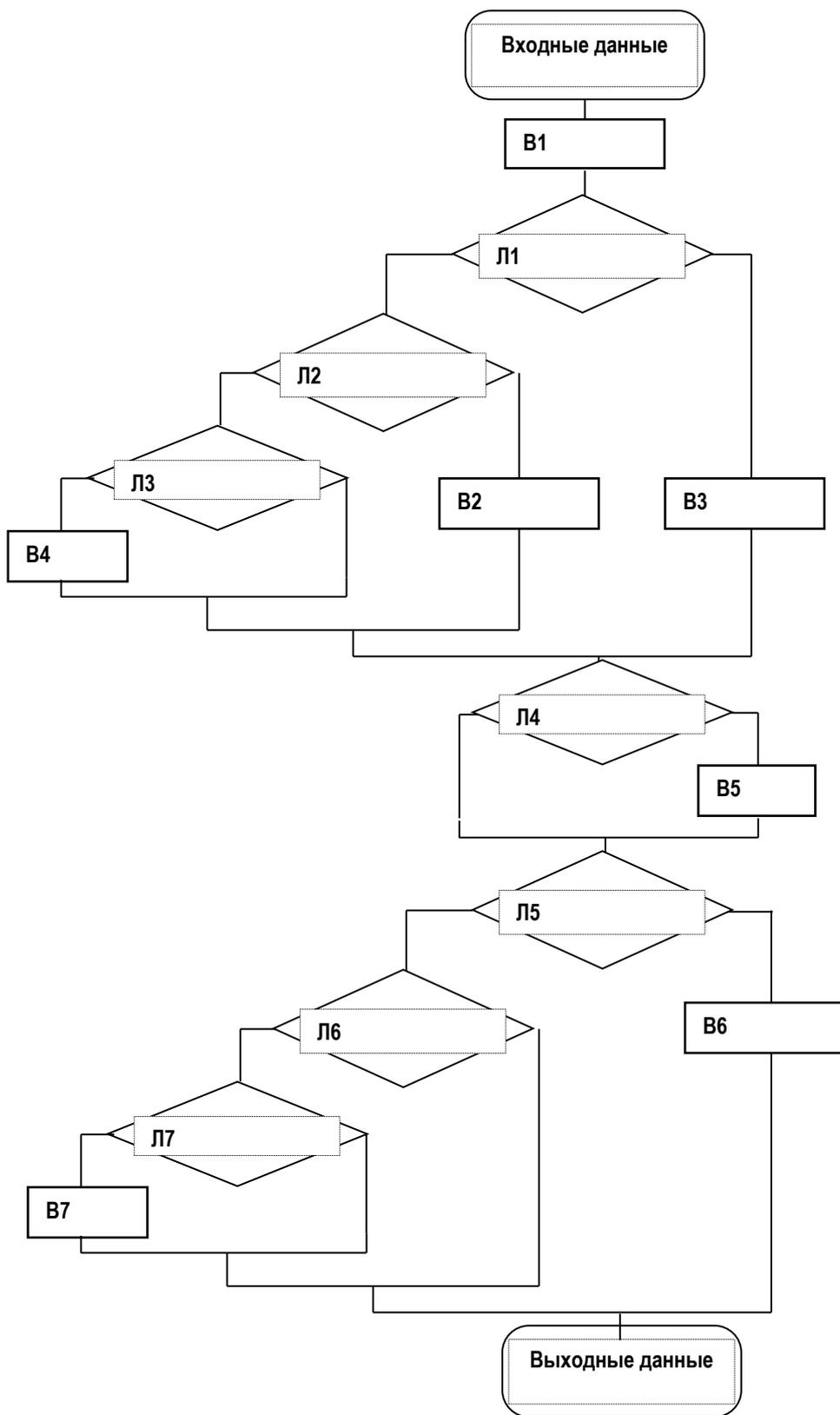
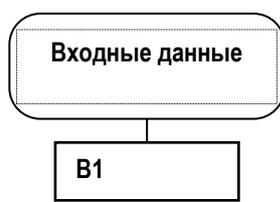


Рисунок 2.43 — Вариант D4



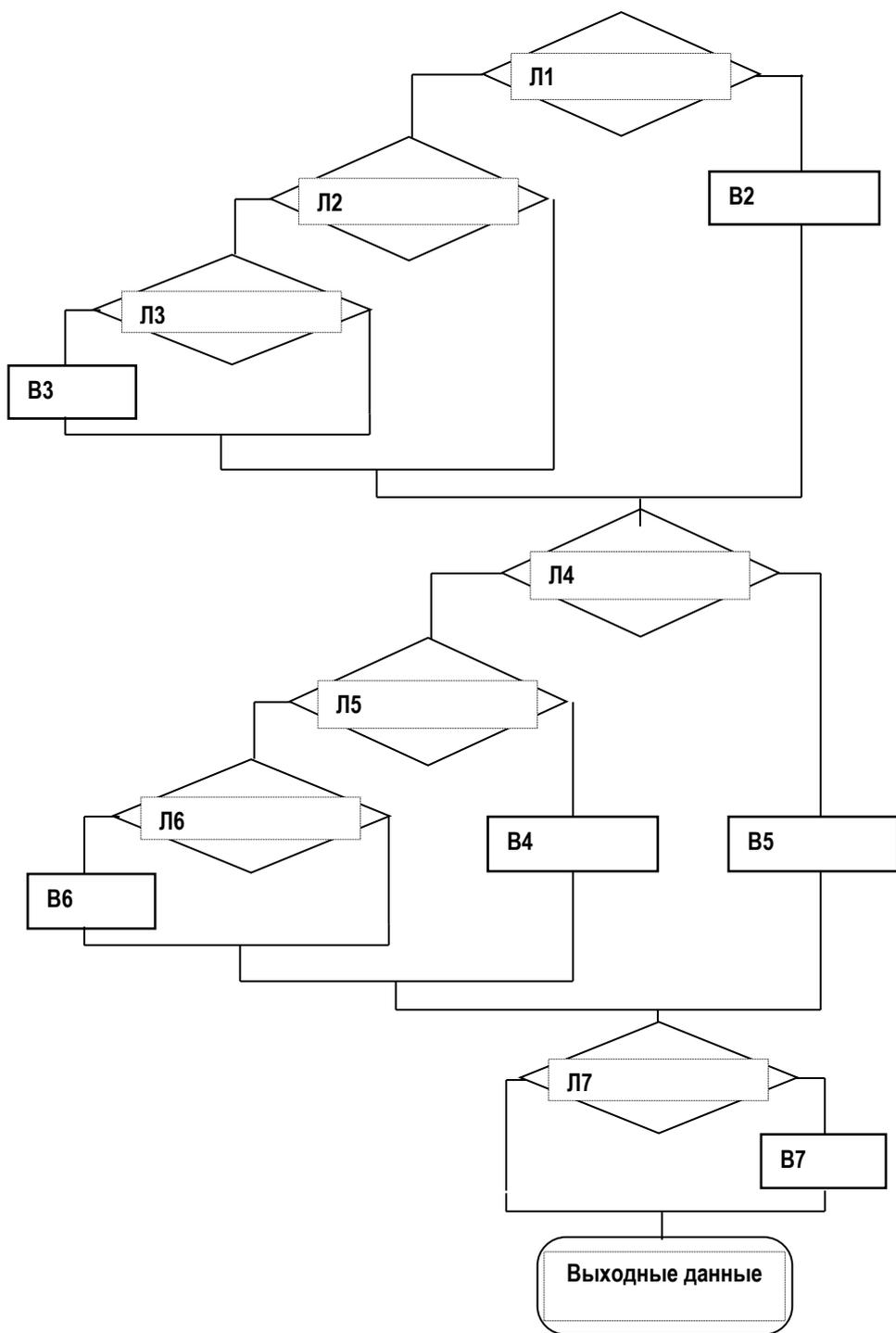


Рисунок 2.44 — Вариант D5

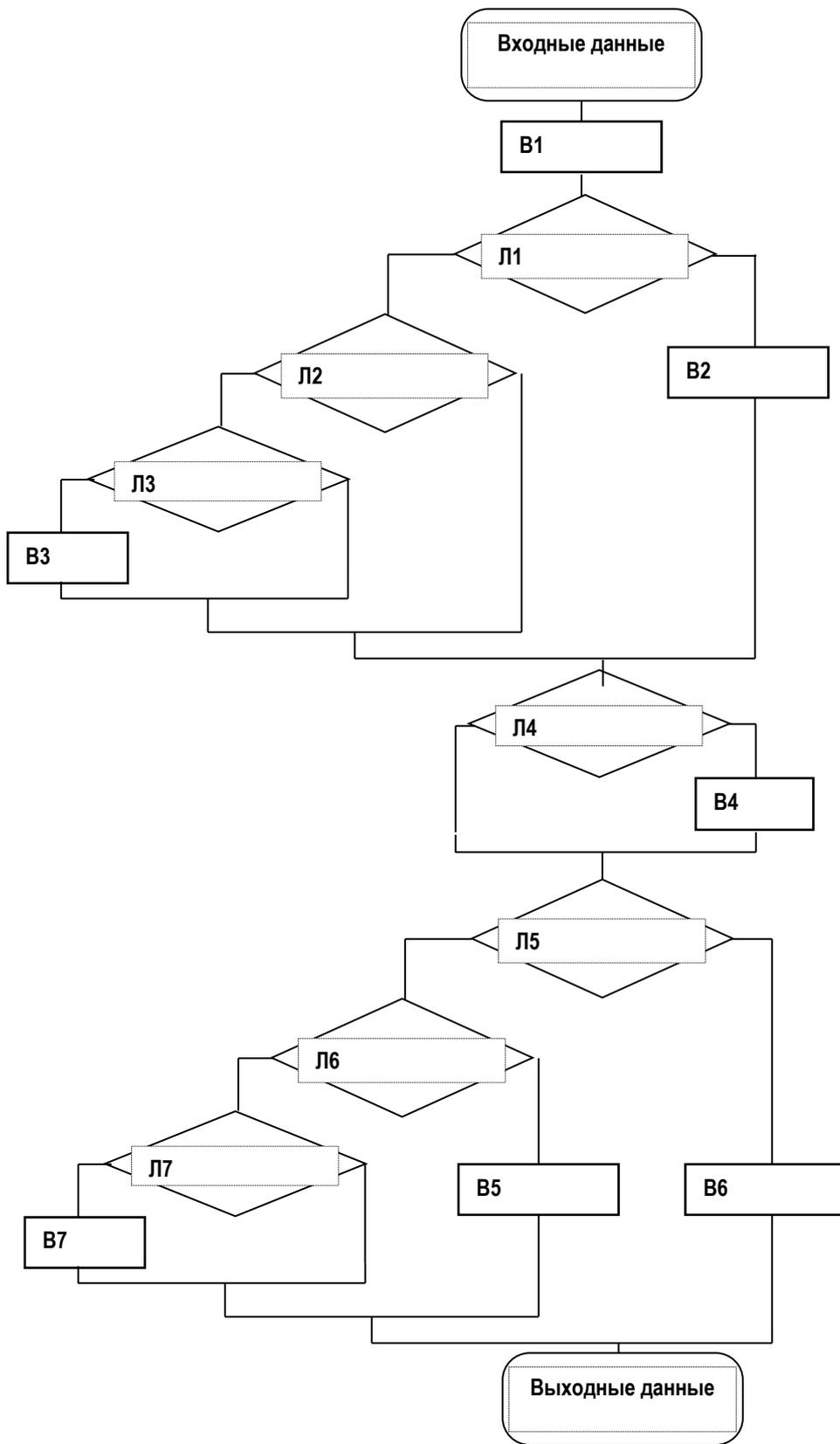


Рисунок 2.45 — Вариант D6



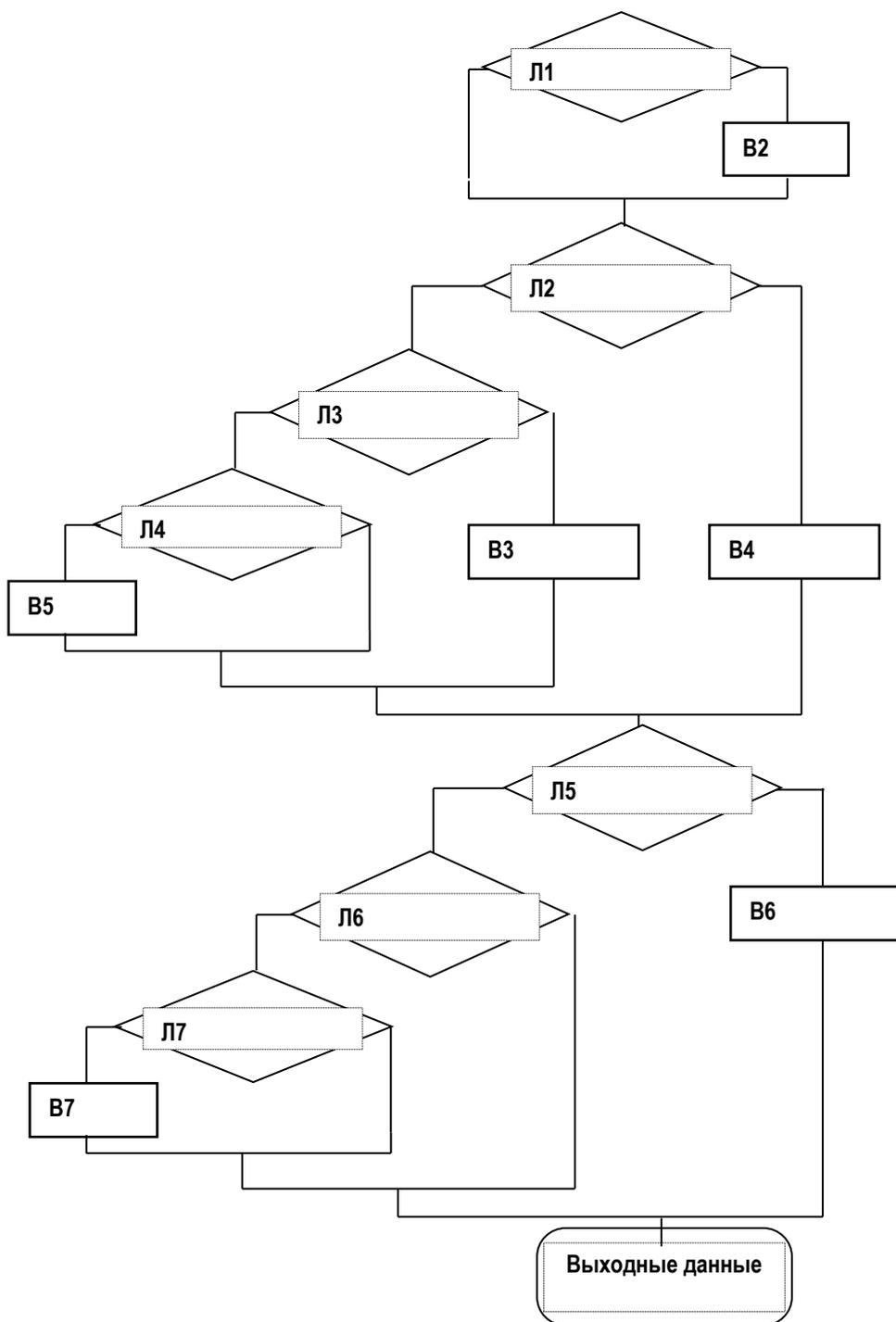


Рисунок 2.46 — Вариант D7

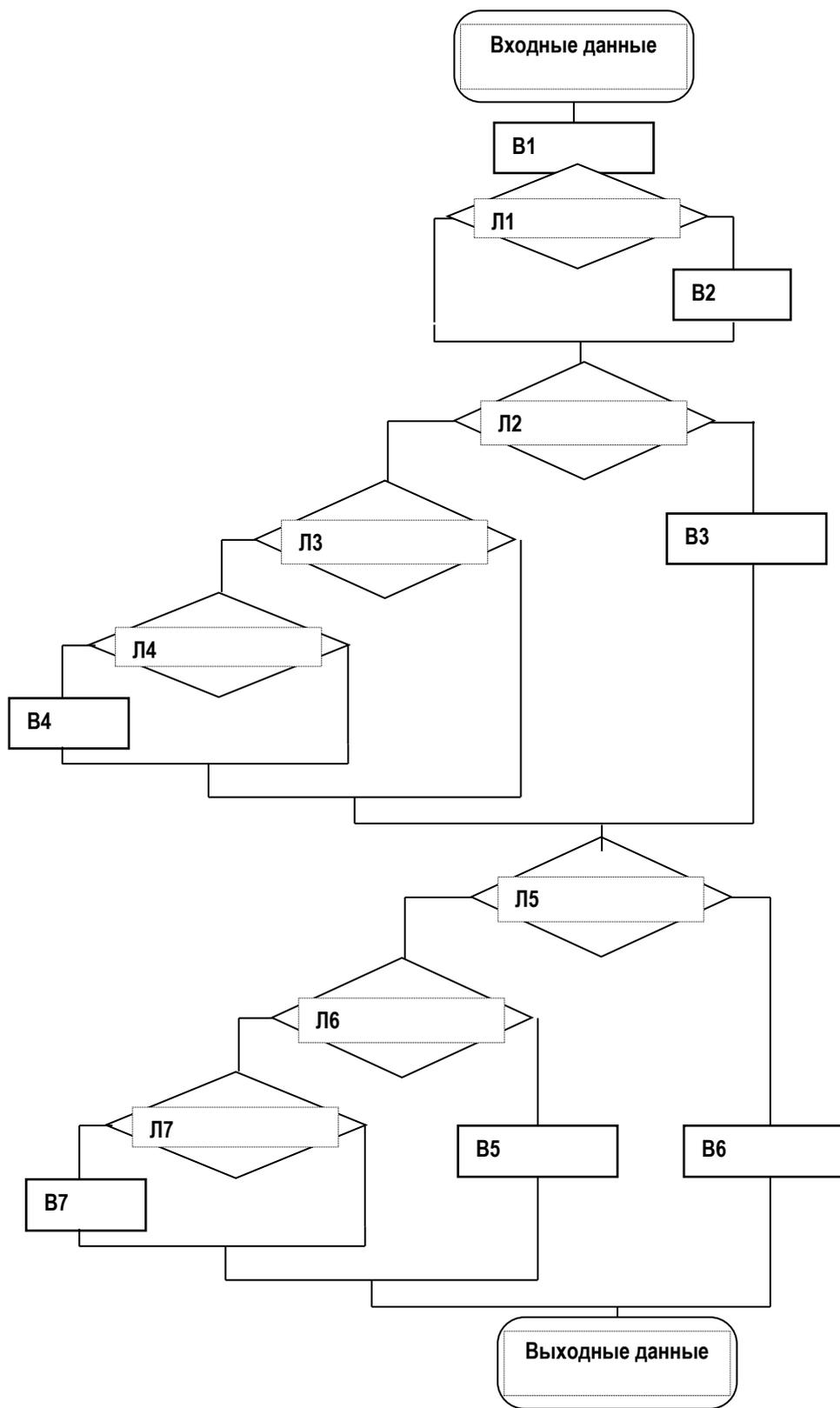
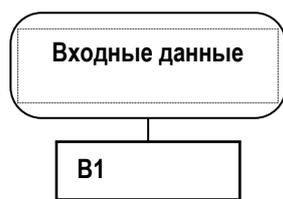


Рисунок 2.47 — Вариант D8



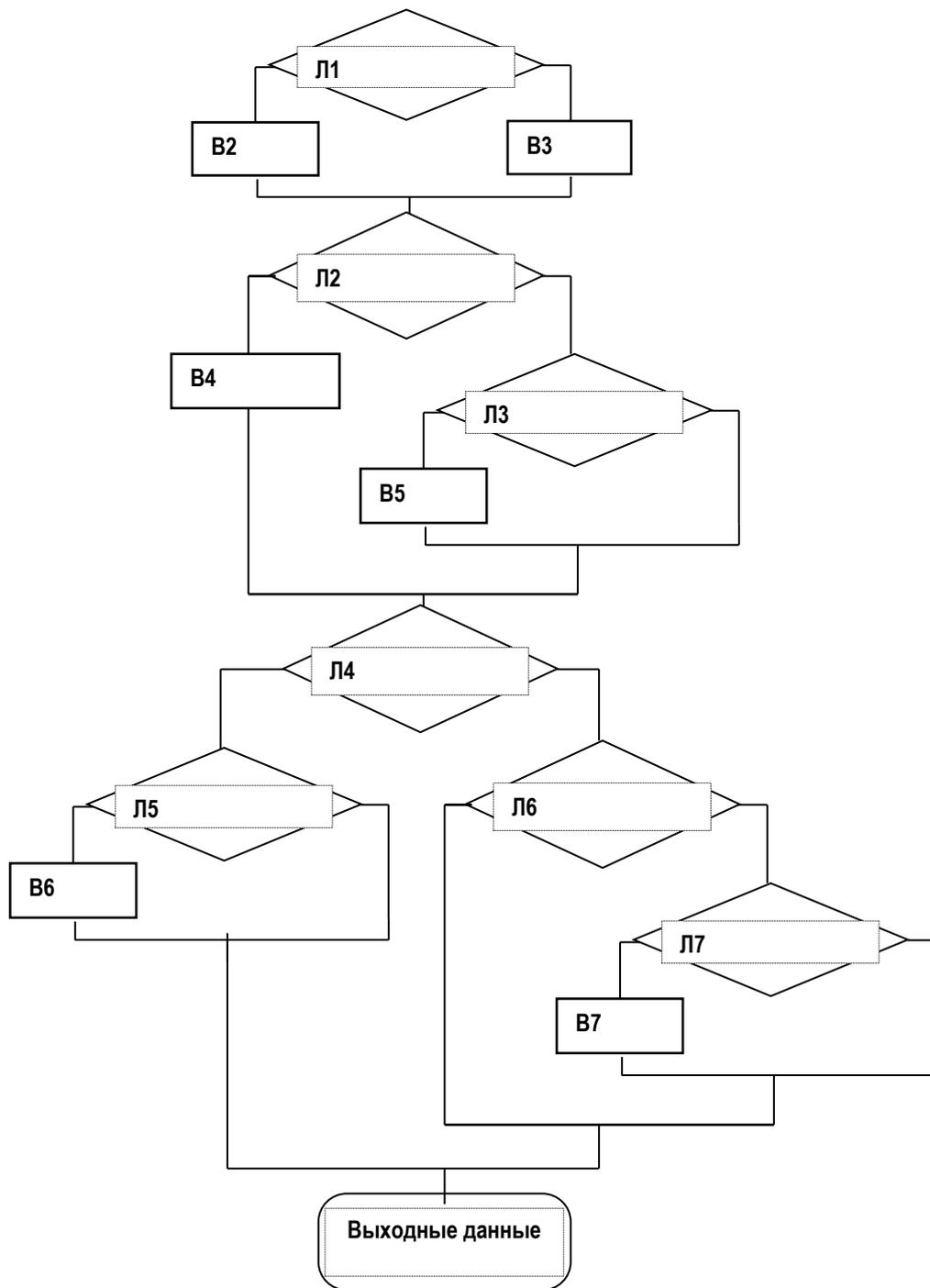


Рисунок 2.48 — Вариант D9

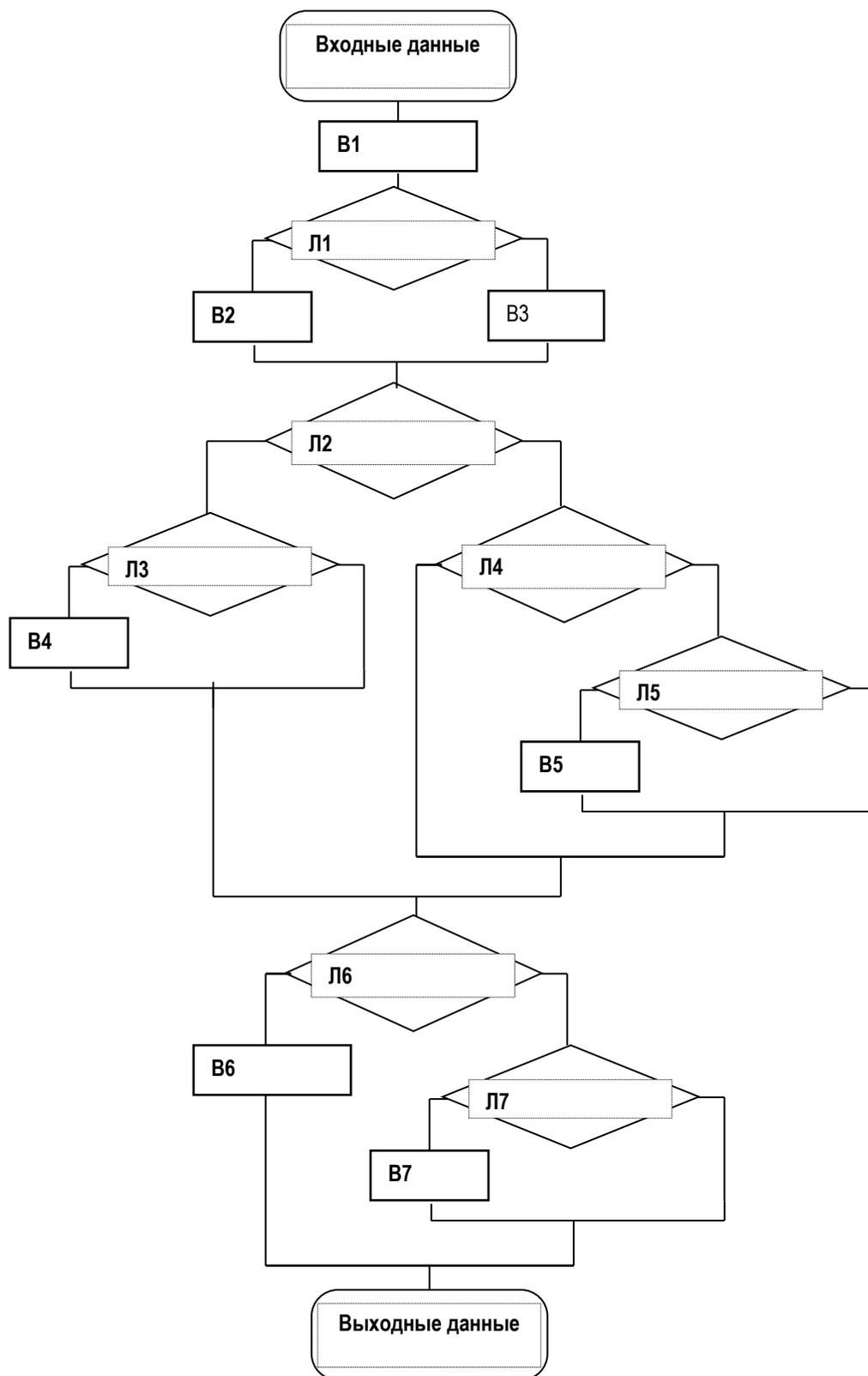


Рисунок 2.49 — Вариант D10

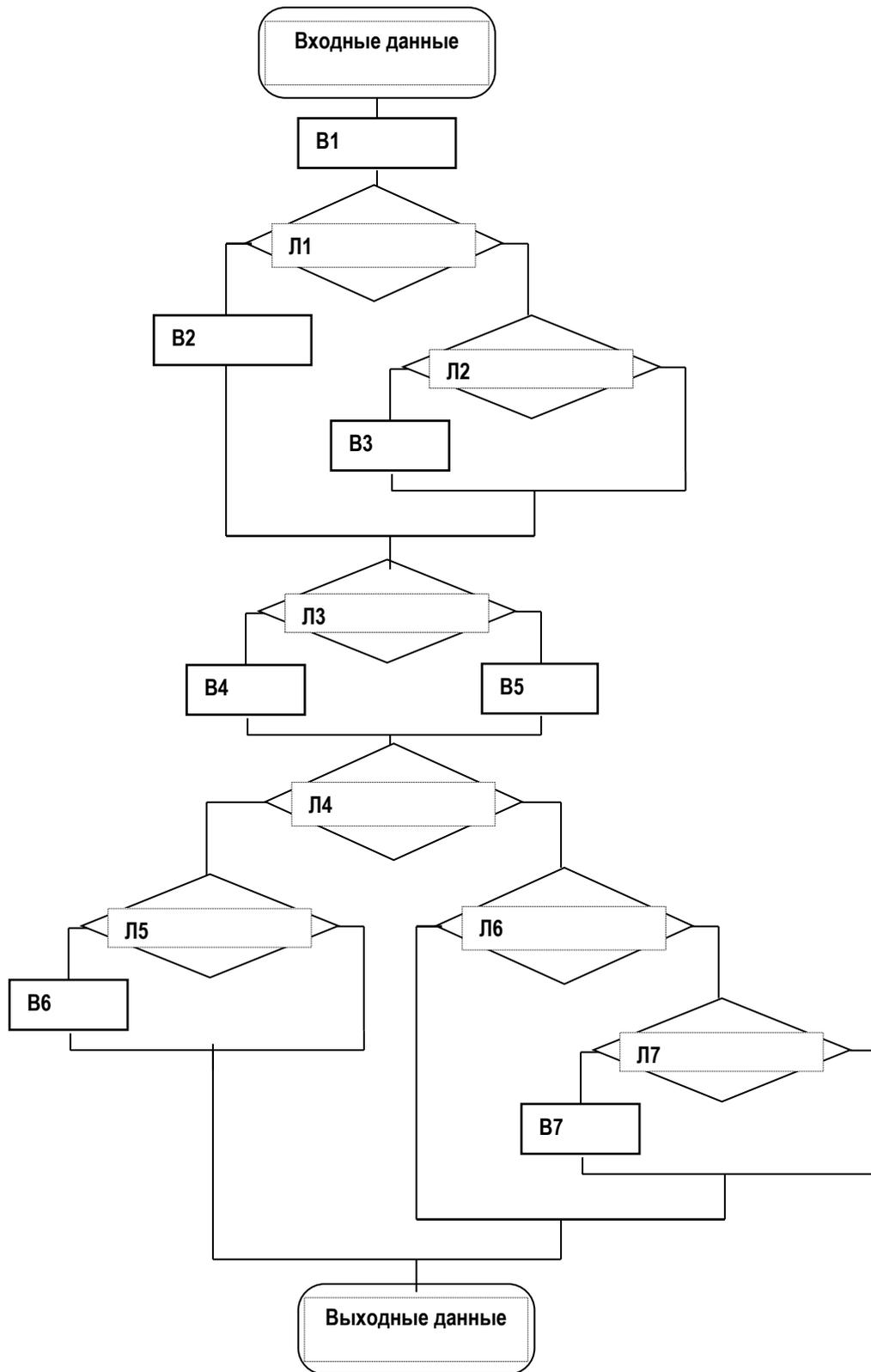


Рисунок 2.50 — Вариант D11

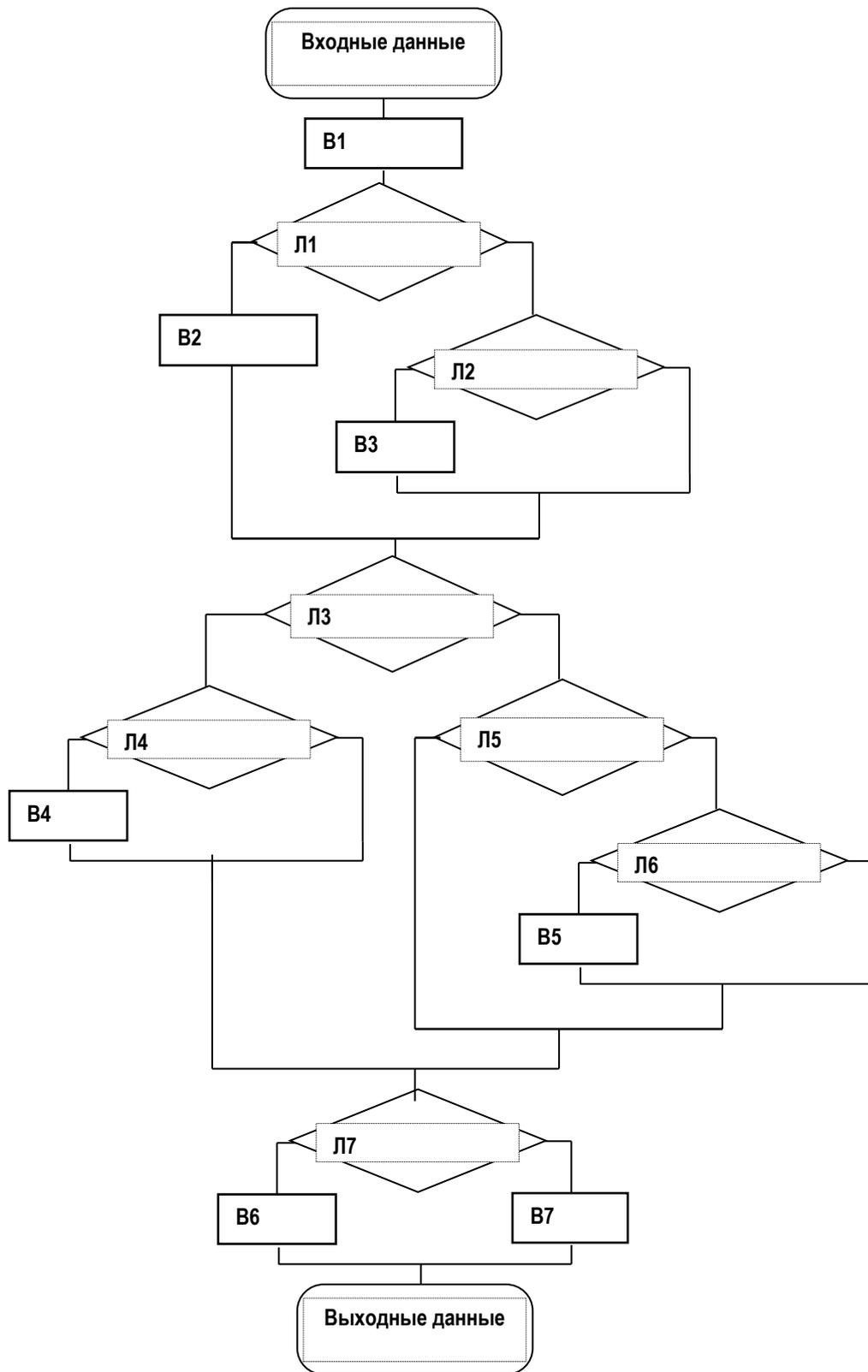


Рисунок 2.51 — Вариант D12

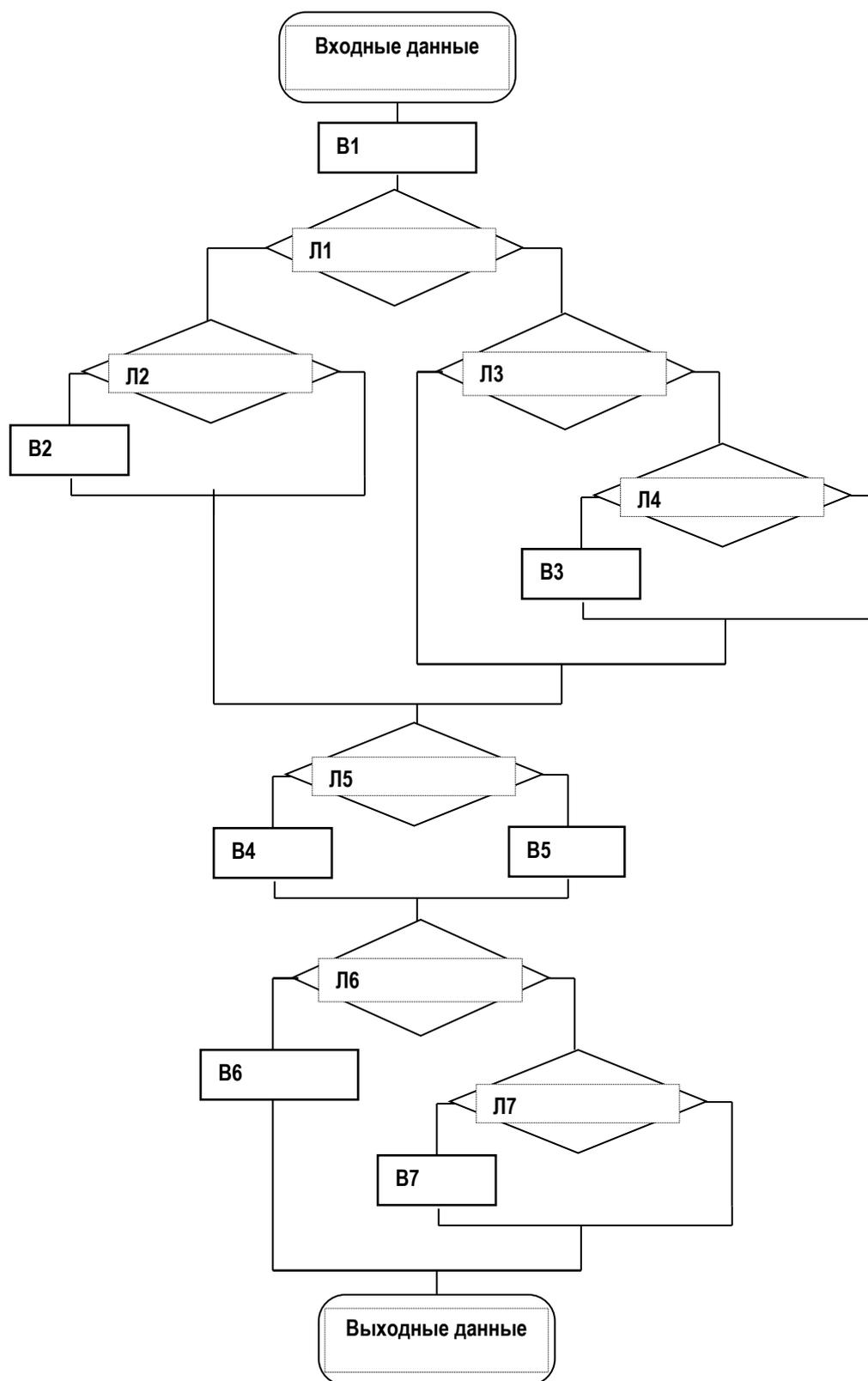


Рисунок 2.52 — Вариант D13

Учебное издание

Составители:

Хвещук Владимир Иванович
Муравьев Геннадий Леонидович
Гирель Татьяна Николаевна

**Лабораторный практикум по дисциплине
«Метрология, стандартизация и сертификация
в информационных технологиях»**

ПРОВЕРКА СТРУКТУРЫ МОДУЛЯ

для студентов специальности
«Автоматизированные системы обработки информации»

Ответственный за выпуск: Хвещук В. И.

Редактор: Винник Н. С.

Компьютерная верстка: Тюшкевич. П. Б.

Корректор: Дударук С. А.

Подписано к печати 07.10.2024. Формат 60x84 1/16. Бумага «Performer». Гарнитура «Arial».
Усл. печ. л. 3,95. Уч. изд. л. 4,25. Тираж 30 экз. Заказ № 941. Свидетельство о государственной
регистрации издателя, изготовителя, распространителя печатных изданий № 1/235 от 24.03.2014
г., № 3/1569 от 16.10.2017 г. Отпечатано на ризографе УО «Брестский государственный
технический университет». 224017, Брест, ул. Московская, 267.

